

컴퓨터구조 Hw03

1-1

Add \$E0, \$S0, \$S1

\$S0 = 0x80000000, \$S1 = 0xD0000000

$$\begin{array}{r} 1000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000 \\ + 1101\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000 \\ \hline 1\ 0101 \end{array}$$

$\therefore \$E0 = 0x50000000$

1-2

overflow

1-3

$$\begin{array}{r} 1000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000 \\ - 1101\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000 \\ \hline 1011\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000 \end{array}$$

$\therefore \$E0 = 0xB0000000$

1-4

not overflow

2. Not t_1, t_2

Sol) nor $t_1, t_2, \$0$

3. $A = C[0] < 4;$

Sol) lw $t_0, 0(\$s_0)$

slt $t_0, t_0, 4$

4. for($i=0; i < a; i++$)

for($j=0; j < b; j++$)

$D[4*j] = i+j;$

Sol) addi $t_0, \$0, 0$

beg $\$0, \$0, TEST1$

LOOP1: addi $t_1, \$0, 0$

beg $\$0, \$0, TEST2$

LOOP2: add t_3, t_0, t_1

slt $t_2, t_1, 4$

add $t_3, t_2, \$s_2$

sw $t_3, (t_2)$

addi $t_1, t_1, 1$

TEST2: slt $t_2, t_1, \$s_1$

bne $t_2, \$0, LOOP2$

addi $t_0, t_0, 1$

TEST1: slt $t_2, t_0, \$s_0$

bne $t_2, \$0, LOOP1$