

half_adder

Corso di ASE anno 18/19

Realizzato dal Gruppo 14

Contents

1	Class Index	1
1.1	Class List	1
2	File Index	3
2.1	File List	3
3	Class Documentation	5
3.1	half_adder Entity Reference	5
3.1.1	Detailed Description	5
3.2	half_adder_testbench Entity Reference	6
4	File Documentation	7
4.1	half_adder.vhd File Reference	7
4.1.1	Detailed Description	7
	Index	9

Chapter 1

Class Index

1.1 Class List

Here are the classes, structs, unions and interfaces with brief descriptions:

entity half_adder	5
entity half_adder_testbench	6

Chapter 2

File Index

2.1 File List

Here is a list of all documented files with brief descriptions:

half_adder.vhd	
Half_adder è l'implementazione di un half_adder	7

Chapter 3

Class Documentation

3.1 half_adder Entity Reference

Libraries

- [IEEE](#)

Uso la libreria standard di IEEE.

Use Clauses

- [STD_LOGIC_1164](#)

Uso gli elementi logici della libreria IEEE.

Ports

- **X in STD_LOGIC**
half_adder input : addendo
- **Y in STD_LOGIC**
half_adder input : addendo
- **C out STD_LOGIC**
half_adder output : carry
- **S out STD_LOGIC**
half_adder output : somma

3.1.1 Detailed Description

Somma i due bit in ingresso.

In uscita abbiamo il risultato della somma sul bit S e il riporto sul bit C.

The documentation for this class was generated from the following file:

- [half_adder.vhd](#)

3.2 half_adder_testbench Entity Reference

Libraries

- [IEEE](#)

Use Clauses

- [STD_LOGIC_1164](#)

The documentation for this class was generated from the following file:

- half_adder_testbench.vhd

Chapter 4

File Documentation

4.1 half_adder.vhd File Reference

half_adder è l'implementazione di un half_adder

Entities

- half_adder entity

4.1.1 Detailed Description

half_adder è l'implementazione di un half_adder

Author

Gabriele Previtera

Date

15/10/2018

Version

0.1

Dependencies:

Nothings

Index

half_adder, [5](#)
half_adder.vhd, [7](#)
half_adder_testbench, [6](#)