

esercizio_4

Corso di ASE anno 18/19

Gruppo 14

PREVITERA GABRIELE

PENNONE MIRKO

PENNA SIMONE

Contents

1	Class Index	1
1.1	Class List	1
2	Class Documentation	3
2.1	M Entity Reference	3
2.1.1	Detailed Description	4
2.1.2	Member Data Documentation	4
2.1.2.1	IEEE	4
2.1.2.2	STD_LOGIC_1164	4
	Index	5

Chapter 1

Class Index

1.1 Class List

Here are the classes, structs, unions and interfaces with brief descriptions:

entity M	3
------------------------------------	-------------------

Chapter 2

Class Documentation

2.1 M Entity Reference

Libraries

- [IEEE](#)

Use Clauses

- [STD_LOGIC_1164](#)

Ports

- **x0 in STD_LOGIC**
M input : x0.
- **x1 in STD_LOGIC**
M input : x1.
- **x2 in STD_LOGIC**
M input : x2.
- **x3 in STD_LOGIC**
M input : x3.
- **x4 in STD_LOGIC**
M input : x4.
- **x5 in STD_LOGIC**
M input : x5.
- **y0 out STD_LOGIC**
M output : y0.
- **y1 out STD_LOGIC**
M output : y1.
- **y2 out STD_LOGIC**
M output : y2.

2.1.1 Detailed Description

Descrizione Data una parola X di 6 bit in ingresso (X5X4X3X2X1X0), la macchina [M](#) restituisce una parola Y di 3 bit (Y2Y1Y0) che rappresenta la codifica binaria del numero di bit alti in X.
La macchina è stata implementata in modalità di descrizione di tipo “data-flow”.

2.1.2 Member Data Documentation

2.1.2.1 IEEE

[IEEE](#) [Library]

FEDERICO II , CORSO DI ASE 18/19, Gruppo 14 –

2.1.2.2 STD_LOGIC_1164

[STD_LOGIC_1164](#) [Package]

last changes: <21/11/2018> <15/10/2018> <log> Aggiunta doc doxygen

The documentation for this class was generated from the following file:

- M.vhd

Index

IEEE

M, [4](#)

M, [3](#)

IEEE, [4](#)

STD_LOGIC_1164, [4](#)

STD_LOGIC_1164

M, [4](#)