M113040064 李冠宏

Problem2

1. 如附檔
2. Layer 3 cache的大小並不會對CPI造成顯著的影響。而core數從1變成2使得instructions平均交給兩個cores處理，但效率卻沒有到提升兩倍，這是CPU cores的性能瓶頸。而變成2 cores後，單一core的CPI下降，miss rate上升，這是因為core數變多，使得耗能增加。
3. 如附檔