

## **Sistemas Embebidos**

### **Curso 2012 – 1er. Cuatrimestre**

#### **TP 04 – EEPROM & FLASH**

1. Modificar el TP2 (RTC) agregando la funcionalidad de no perder el estado del reloj una vez apagada la placa de desarrollo.
2. Modificar el ejercicio 2 del TP3 (Comunicación) de forma que la frecuencia de comunicación persista una vez apagada la placa de desarrollo.
3. Implemente un sistema embebido utilizando el kit de desarrollo STK500 que cuente las veces que se oprimió cada pulsador. El sistema no deberá perder la cuenta una vez apagado.

Por la interfaz RS-232 se deberá poder consultar:

- El valor de cada uno de los pulsadores de a uno por vez.
- El valor de todos de una vez.
- Establecer que contador se mostrará en los LEDS.

4. Qué formas de persistencia se pueden implementar para optimizar el tiempo de vida de los distintos tipos de memoria?
5. Bajo qué circunstancias optaría utilizar una memoria EEPROM de una Flash?  
Por qué?