

# EC200T&EC20 R2.1 & EC20-CN 兼容设计手册

**LTE Standard 模块系列**

版本：EC200T&EC20 R2.1&EC20-CN\_兼容设计手册\_V1.3

日期：2020-01-14

状态：受控文件

上海移远通信技术股份有限公司始终以为客户提供最及时、最全面的服务为宗旨。如需任何帮助，请随时联系我司上海总部，联系方式如下：

上海移远通信技术股份有限公司

上海市闵行区田林路 1016 号科技绿洲 3 期（B 区）5 号楼 邮编：200233

电话：+86 21 51086236 邮箱：[info@quectel.com](mailto:info@quectel.com)

或联系我司当地办事处，详情请登录：

<http://www.quectel.com/cn/support/sales.htm>

如需技术支持或反馈我司技术文档中的问题，可随时登陆如下网址：

<http://www.quectel.com/cn/support/technical.htm>

或发送邮件至：[support@quectel.com](mailto:support@quectel.com)

## 前言

上海移远通信技术股份有限公司提供该文档内容用以支持其客户的产品设计。客户须按照文档中提供的规范、参数来设计其产品。由于客户操作不当而造成的人身伤害或财产损失，本公司不承担任何责任。在未声明前，上海移远通信技术股份有限公司有权对该文档进行更新。

## 版权申明

本文档版权属于上海移远通信技术股份有限公司，任何人未经我司允许而复制转载该文档将承担法律责任。

版权所有 ©上海移远通信技术股份有限公司 2020，保留一切权利。

**Copyright © Quectel Wireless Solutions Co., Ltd. 2020.**

# 文档历史

## 修订记录

| 版本  | 日期         | 作者                | 变更描述   |
|-----|------------|-------------------|--|
| 1.0 | 2019-01-24 | 桑伟/<br>吴清         | 初始版本   |
| 1.1 | 2019-01-31 | 桑伟/<br>吴疆         | <ol style="list-style-type: none"> <li>1. 更新了备注 2 中关于紧急呼叫功能的描述，EC200T-CN 不支持紧急呼叫（2.2 章节）</li> <li>2. 更新 EC200T-CN 的 23 脚(SD_INS_DET)的电压域为 1.8V/2.8V（表 4）</li> <li>3. 删除了关于 EC200T-CN (U)SIM 卡热插拔功能的备注（4.4 章节）</li> </ol>   |
| 1.2 | 2019-05-24 | 杨家准               | <ol style="list-style-type: none"> <li>1. 新增 EC200T-CN 休眠耗流数据（表 2）</li> <li>2. 更新 EC200T-CN ADC 接口的电压范围（表 2，3，7）</li> <li>3. 新开放 113，114，116，141，142 脚，修改 18 脚名称 RESERVED 为 NC（图 1，表 2）</li> <li>4. 更新 EC200T-CN 和 EC20 R2.1 的 USB_VBUS 脚的电压域（表 4）</li> </ol>  |
| 1.3 | 2020-01-14 | 桑伟/<br>杨家准/<br>吴疆 | <ol style="list-style-type: none"> <li>1. 新增兼容模块 EC20-CN 及相关信息</li> <li>2. 更新 EC200T-CN 工作电压范围（表 2 和 5）</li> <li>3. 新增开关机时序图表（图 7 和 8、表 6 和 7）</li> <li>4. 新增按键复位参考电路（图 10）</li> <li>5. 新增复位时序图表（图 11、表 8）</li> <li>6. 更新 EC200T-CN 引脚名称（图 1、表 4、章节 4.11、图 12、15、16、17 和 20）</li> <li>7. 更新术语缩写（表 14）</li> <li>8. 新增 FORCE_USB_BOOT/USB_BOOT 强制下载时序（图 20、21、表 12）</li> </ol> |

## 目录

|  |           |
|--|-----------|
| 文档历史 .....                             | 2         |
| 目录 .....                               | 3         |
| 表格索引 .....                             | 4         |
| 图片索引 .....                             | 5         |
| <b>1 引言 .....</b>                      | <b>6</b>  |
| <b>2 综述 .....</b>                      | <b>7</b>  |
| 2.1. 产品简介 .....                        | 7         |
| 2.2. 功能概述 .....                        | 8         |
| 2.3. 引脚分配 .....                        | 11        |
| <b>3 引脚描述 .....</b>                    | <b>12</b> |
| <b>4 硬件参考设计 .....</b>                  | <b>20</b> |
| 4.1. 供电电源 .....                        | 20        |
| 4.1.1. 模块工作电压 .....                    | 20        |
| 4.1.2. 供电电源设计 .....                    | 21        |
| 4.2. 开关机 .....                         | 22        |
| 4.2.1. 开关机电路 .....                     | 22        |
| 4.2.2. AT 命令关机 .....                   | 24        |
| 4.3. 复位 .....                          | 25        |
| 4.4. (U)SIM 接口 .....                   | 26        |
| 4.5. USB 接口 .....                      | 27        |
| 4.6. 串口 .....                          | 28        |
| 4.7. PCM 和 I2C 接口 .....                | 30        |
| 4.8. ADC 接口 .....                      | 31        |
| 4.9. 网络状态指示 .....                      | 31        |
| 4.10. STATUS .....                     | 32        |
| 4.11. FORCE_USB_BOOT/USB_BOOT 接口 ..... | 33        |
| 4.12. RF 接口 .....                      | 35        |
| <b>5 物理尺寸 .....</b>                    | <b>36</b> |
| 5.1. 推荐兼容封装 .....                      | 36        |
| 5.2. 安装示意图 .....                       | 38        |
| <b>6 附录 A 参考文档和术语缩写 .....</b>          | <b>39</b> |

## 表格索引

|  |    |
|--|----|
| 表 1: 模块基本信息对比 .....                                  | 7  |
| 表 2: 主要性能参数对比 .....                                  | 8  |
| 表 3: I/O 参数定义 .....                                  | 12 |
| 表 4: 引脚对比 .....                                      | 13 |
| 表 5: 模块工作电压范围对比 .....                                | 20 |
| 表 6: EC200T-CN&EC20 R2.1&EC20-CN 开机时序相关时间 .....      | 23 |
| 表 7: EC200T-CN&EC20 R2.1&EC20-CN 关机时序相关时间 .....      | 24 |
| 表 8: EC200T-CN&EC20 R2.1&EC20-CN 复位时序相关时间 .....      | 26 |
| 表 9: PCM 接口对比 .....                                  | 30 |
| 表 10: ADC 接口对比 .....                                 | 31 |
| 表 11: 网络指示引脚的工作状态 .....                              | 31 |
| 表 12: EC200T-CN&EC20 R2.1&EC20-CN 进入强制下载时序相关时间 ..... | 34 |
| 表 13: 参考文档 .....                                     | 39 |
| 表 14: 术语缩写 .....                                     | 39 |

## 图片索引

|  |    |
|--|----|
| 图 1: EC200T-CN&EC20 R2.1&EC20-CN 引脚分配.....       | 11 |
| 图 2: 突发传输电源要求.....                               | 20 |
| 图 3: 模块供电电路.....                                 | 21 |
| 图 4: 供电输入参考设计.....                               | 21 |
| 图 5: 开集驱动开关机参考电路.....                            | 22 |
| 图 6: PWRKEY 按键开关机参考电路.....                       | 22 |
| 图 7: EC200T-CN&EC20 R2.1&EC20-CN 开机时序图.....      | 23 |
| 图 8: EC200T-CN&EC20 R2.1&EC20-CN 关机时序图.....      | 24 |
| 图 9: 开集驱动复位参考电路.....                             | 25 |
| 图 10: RESET_N 按键复位参考电路.....                      | 25 |
| 图 11: EC200T-CN&EC20 R2.1&EC20-CN 复位时序图.....     | 26 |
| 图 12: 8-PIN (U)SIM 接口参考电路.....                   | 27 |
| 图 13: 6-PIN (U)SIM 接口参考电路.....                   | 27 |
| 图 14: USB 接口参考设计.....                            | 28 |
| 图 15: 电平转换芯片参考电路.....                            | 29 |
| 图 16: 三极管电平转换参考电路.....                           | 29 |
| 图 17: PCM 和 I2C 接口电路参考设计.....                    | 30 |
| 图 18: 网络指示参考电路.....                              | 32 |
| 图 19: STATUS 参考电路.....                           | 32 |
| 图 20: FORCE_USB_BOOT/USB_BOOT 接口参考电路设计.....      | 33 |
| 图 21: EC200T-CN&EC20 R2.1&EC20-CN 进入强制下载时序图..... | 33 |
| 图 22: 射频参考电路.....                                | 35 |
| 图 23: EC200T-CN&EC20 R2.1&EC20-CN 底视图.....       | 36 |
| 图 24: EC200T-CN&EC20 R2.1&EC20-CN 推荐封装.....      | 37 |
| 图 25: 安装效果图.....                                 | 38 |

# 1 引言




移远通信的 LTE 模块 EC200T（EC200T-CN）、EC20 R2.1 和 EC20-CN 相互兼容。本文档主要描述了这三个模块之间的兼容设计。

## 2 综述

### 2.1. 产品简介

EC200T-CN 是一款带分集接收功能的 LTE-FDD/LTE-TDD/WCDMA/GSM 无线通信模块。EC20 R2.1 是一款带分集接收功能的 LTE-FDD/LTE-TDD/WCDMA/TD-SCDMA/EVDO/CDMA/GSM 无线通信模块。EC20-CN 是一款带分集接收功能的 LTE-FDD/LTE-TDD/WCDMA/GSM 无线通信模块。EC200T-CN、EC20 R2.1 和 EC20-CN 采用兼容设计，用户可根据需求选择合适的产品作为终端应用。

表 1：模块基本信息对比

| 模块        | 外观  | 封装                         | 尺寸 (mm)           | 描述         |
|-----------|---|----------------------------|-------------------|------------|
| EC200T-CN |  | 80 个 LCC 引脚<br>64 个 LGA 引脚 | 29.0 × 32.0 × 2.4 | 多频段 LTE 模块 |
| EC20 R2.1 |  | 80 个 LCC 引脚<br>64 个 LGA 引脚 | 29.0 × 32.0 × 2.4 | 多频段 LTE 模块 |
| EC20-CN   |  | 80 个 LCC 引脚<br>64 个 LGA 引脚 | 29.0 × 32.0 × 2.4 | 多频段 LTE 模块 |



## 2.2. 功能概述

下表对比了 EC200T-CN、EC20 R2.1 和 EC20-CN 的主要性能参数。

表 2：主要性能参数对比

| 功能   | EC200T-CN   | EC20 R2.1   | EC20-CN  |
|------|---|---|--|
| 供电   | 供电电压：3.4V~4.5V<br>典型值：3.8V  | 供电电压：3.3V~4.3V<br>典型值：3.8V  | 供电电压：3.3V~4.3V<br>典型值：3.8V   |
| 峰值电流 | VBAT 最大电流：2.0A  | VBAT 最大电流：2.0A  | VBAT 最大电流：2.0A   |
| 休眠耗流 | 1.67mA @ AT+CFUN=0（USB 断开）  | 1.11mA @ AT+CFUN=0（USB 断开）  | 1.0mA @ AT+CFUN=0（USB 断开）  |
| 频段   | LTE-FDD: B1/B3/B5/B8<br>LTE-FDD: B1/B3/B5/B8<br>LTE-TDD: B34/B38/B39/B40/B41<br>WCDMA: B1/B5/B8<br>GSM: 900/1800MHz | LTE-FDD: B1/B3/B5/B8<br>LTE-TDD: B34/B38/B39/B40/B41<br>WCDMA: B1/B8<br>TD-SCDMA: B34/B39<br>EVDO/CDMA: BC0<br>GSM: 900/1800MHz | LTE-FDD: B1/B3/B5/B8<br>LTE-TDD: B34/B38/B39/B40/B41<br>WCDMA: B1/B8<br>GSM: 900/1800MHz       |
| GNSS | 不支持   | GPS, GLONASS, BeiDou (Compass), Galileo, QZSS   | 不支持  |
| 温度范围 | 正常工作温度：-35°C ~ +75°C <sup>1)</sup><br>扩展工作温度：-40°C ~ +85°C <sup>2)</sup><br>存储温度：-40°C ~ +90°C                      | 正常工作温度：-35°C ~ +75°C <sup>1)</sup><br>扩展工作温度：-40°C ~ +85°C <sup>2)</sup><br>存储温度：-40°C ~ +90°C                                  | 正常工作温度：-35°C ~ +75°C <sup>1)</sup><br>扩展工作温度：-40°C ~ +85°C <sup>2)</sup><br>存储温度：-40°C ~ +90°C |

|            |  |  |  |
|------------|--|--|--|
| UART 接口    | 主串口： <ul style="list-style-type: none"> <li>● 用于 AT 命令传送和数据传输</li> <li>● 波特率最大为 1Mbps，默认为 115200bps</li> <li>● 支持 RTS 和 CTS 硬件流控</li> </ul> 调试串口： <ul style="list-style-type: none"> <li>● 用于部分日志输出</li> <li>● 波特率为 115200bps</li> </ul> | 主串口： <ul style="list-style-type: none"> <li>● 用于 AT 命令传送和数据传输</li> <li>● 波特率最大为 921600bps，默认为 115200bps</li> <li>● 支持 RTS 和 CTS 硬件流控</li> </ul> 调试串口： <ul style="list-style-type: none"> <li>● 用于 Linux 控制，日志输出</li> <li>● 波特率为 115200bps</li> </ul> | 主串口： <ul style="list-style-type: none"> <li>● 用于 AT 命令传送和数据传输</li> <li>● 波特率最大为 921600bps，默认为 115200bps</li> <li>● 支持 RTS 和 CTS 硬件流控</li> </ul> 调试串口： <ul style="list-style-type: none"> <li>● 用于 Linux 控制，日志输出</li> <li>● 波特率为 115200bps</li> </ul> |
| (U)SIM 接口  | 支持(U)SIM 卡：1.8V/3.0V   | 支持(U)SIM 卡：1.8V/3.0V   | 支持(U)SIM 卡：1.8V/3.0V   |
| PCM 接口     | <ul style="list-style-type: none"> <li>● 用于音频使用，需要外接 Codec 芯片</li> <li>● 支持 16 位线性编码格式</li> <li>● 支持短帧模式</li> <li>● 支持主模式和从模式</li> </ul>   | <ul style="list-style-type: none"> <li>● 用于音频使用，需要外接 Codec 芯片</li> <li>● 支持 16 位线性编码格式</li> <li>● 支持长帧和短帧模式</li> <li>● 支持主模式和从模式，但是在长帧下只可以用作主模式</li> </ul>   | <ul style="list-style-type: none"> <li>● 用于音频使用，需要外接 Codec 芯片</li> <li>● 支持 16 位线性编码格式</li> <li>● 支持长帧和短帧模式</li> <li>● 支持主模式和从模式，但是在长帧下只可以用作主模式</li> </ul>   |
| USB 接口     | 兼容 USB 2.0（只支持从模式），数据传输速率最大到 480Mbps   | 兼容 USB 2.0（只支持从模式），数据传输速率最大到 480Mbps   | 兼容 USB 2.0（只支持从模式），数据传输速率最大到 480Mbps   |
| SD 卡接口     | 功能开发中  | 符合 SD 3.0 协议   | 符合 SD 3.0 协议   |
| SGMII 接口   | 不支持  | 支持 10M/100M/1000M 以太网工作模式  | 支持 10M/100M/1000M 以太网工作模式  |
| WLAN/BT 接口 | 不支持  | 支持低功耗 SDIO 3.0 WLAN 和 UART&PCM 蓝牙接口 <sup>3)</sup>  | 不支持  |
| ADC 接口     | 提供两路模数转换接口<br>电压范围：0~VBAT_BB<br>分辨率：12 bits  | 提供两路模数转换接口<br>电压范围：0.3V~VBAT_BB<br>分辨率：15 bits   | 提供两路模数转换接口<br>电压范围：0.3V~VBAT_BB<br>分辨率：15 bits   |
| 网络指示       | NET_MODE 和 NET_STATUS 两个引脚指示网络状态   | NET_MODE 和 NET_STATUS 两个引脚指示网络状态   | NET_MODE 和 NET_STATUS 两个引脚指示网络状态   |

|          |  |  |  |
|----------|--|--|--|
| 分集接收天线接口 | 支持 LTE 分集接收                              | 支持 LTE/WCDMA 分集接收  | 支持 LTE/WCDMA 分集接收                        |
| 天线接口     | 包括主天线接口 (ANT_MAIN)<br>分集接收天线接口 (ANT_DIV) | 包括主天线接口 (ANT_MAIN)<br>分集接收天线接口 (ANT_DIV)<br>GNSS 天线接口 (ANT_GNSS) | 包括主天线接口 (ANT_MAIN)<br>分集接收天线接口 (ANT_DIV) |
| 软件升级     | 可通过 USB 接口或 FOTA 升级                      | 可通过 USB 接口或 DFOTA 升级   | 可通过 USB 接口或 DFOTA 升级                     |

备注

1.

<sup>1)</sup> 表示当模块工作在此温度范围时，模块的相关性能满足 3GPP 标准要求。
2.

<sup>2)</sup> 表示当模块工作在此温度范围时，模块仍能保持正常工作状态，具备语音、短信、数据传输和紧急呼叫（EC20 R2.1 和 EC20-CN 的紧急呼叫功能正在开发中，EC200T-CN 不支持紧急呼叫）等功能，不会出现不可恢复的故障；射频频谱、网络基本不受影响，仅个别指标如输出功率等参数的值可能会超出 3GPP 标准的范围。当温度返回至正常工作温度范围时，模块的各项指标仍符合 3GPP 标准。
3.

<sup>3)</sup> EC20 R2.1 的蓝牙功能正在开发中。

## 2.3. 引脚分配

EC200T-CN、EC20 R2.1 和 EC20-CN 模块的引脚分配图如下：

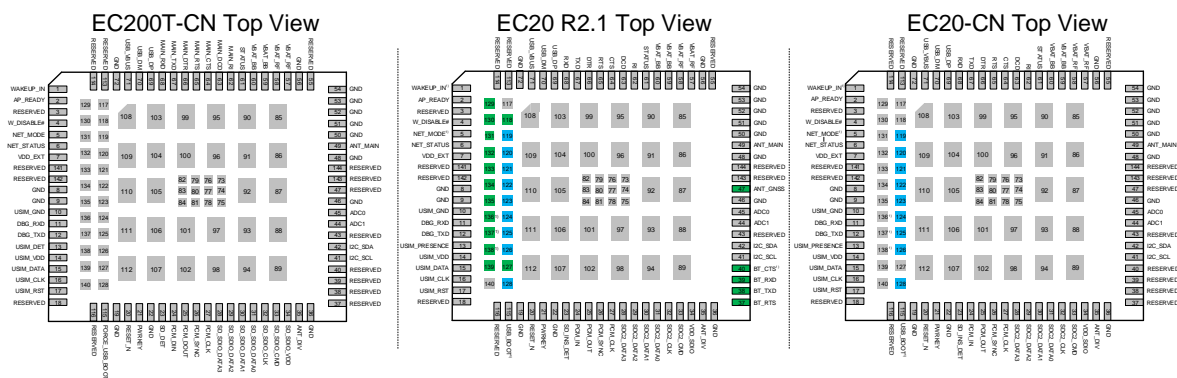


图 1：EC200T-CN&EC20 R2.1&EC20-CN 引脚分配

### 备注

1. 蓝色标示的是 EC20 R2.1&EC20-CN 比 EC200T-CN 多出的功能的引脚名称。
2. 绿色标示的是 EC20 R2.1 比 EC20-CN&EC200T-CN 多出的功能的引脚名称。
3. <sup>1)</sup> 表示 EC20 R2.1 的引脚 WAKEUP\_IN、NET\_MODE、WLAN\_EN、COEX\_UART\_RX、COEX\_UART\_TX、USB\_BOOT、BT\_CTS 和 EC20-CN 的引脚 WAKEUP\_IN、NET\_MODE、USB\_BOOT、引脚 40 和 136~138 在模块开机成功前禁止上拉到高电平。EC200T-CN 除 FORCE\_USB\_BOOT 引脚在模块开机成功前不能上拉外，其他均没有限制。

# 3 引脚描述

本章节描述了 EC200T-CN、EC20 R2.1 和 EC20-CN 的引脚定义及比较。

表 3: I/O 参数定义

| 类型 | 描述   |
|----|------|
| AI | 模拟输入 |
| AO | 模拟输出 |
| DI | 数字输入 |
| DO | 数字输出 |
| IO | 双向端口 |
| OD | 漏极开路 |
| PI | 电源输入 |
| PO | 电源输出 |

下表描述了 EC200T-CN、EC20 R2.1 和 EC20-CN 的引脚功能及电气特性对比：

表 4：引脚对比

| EC200T-CN |            |     |      | EC20 R2.1 |               |     |      | EC20-CN |               |     |      |
|-----------|------------|-----|------|-----------|---------------|-----|------|---------|---------------|-----|------|
| 引脚号       | 引脚名        | I/O | 电压域  | 引脚号       | 引脚名           | I/O | 电压域  | 引脚号     | 引脚名           | I/O | 电压域  |
| 1         | WAKEUP_IN  | DI  | 1.8V | 1         | WAKEUP_IN     | DI  | 1.8V | 1       | WAKEUP_IN     | DI  | 1.8V |
| 2         | AP_READY   | DI  | 1.8V | 2         | AP_READY      | DI  | 1.8V | 2       | AP_READY      | DI  | 1.8V |
| 4         | W_DISABLE# | DI  | 1.8V | 4         | W_DISABLE#    | DI  | 1.8V | 4       | W_DISABLE#    | DI  | 1.8V |
| 5         | NET_MODE   | DO  | 1.8V | 5         | NET_MODE      | DO  | 1.8V | 5       | NET_MODE      | DO  | 1.8V |
| 6         | NET_STATUS | DO  | 1.8V | 6         | NET_STATUS    | DO  | 1.8V | 6       | NET_STATUS    | DO  | 1.8V |
| 7         | VDD_EXT    | PO  | 1.8V | 7         | VDD_EXT       | PO  | 1.8V | 7       | VDD_EXT       | PO  | 1.8V |
| 8         | GND        | -   | 地    | 8         | GND           | -   | 地    | 8       | GND           | -   | 地    |
| 9         | GND        | -   | 地    | 9         | GND           | -   | 地    | 9       | GND           | -   | 地    |
| 10        | USIM_GND   | -   | 地    | 10        | USIM_GND      | -   | 地    | 10      | USIM_GND      | -   | 地    |
| 11        | DBG_RXD    | DI  | 1.8V | 11        | DBG_RXD       | DI  | 1.8V | 11      | DBG_RXD       | DI  | 1.8V |
| 12        | DBG_TXD    | DO  | 1.8V | 12        | DBG_TXD       | DO  | 1.8V | 12      | DBG_TXD       | DO  | 1.8V |
| 13        | USIM_DET   | DI  | 1.8V | 13        | USIM_PRESENCE | DI  | 1.8V | 13      | USIM_PRESENCE | DI  | 1.8V |

|    |                   |    |               |    |            |    |                            |    |            |    |                           |
|----|-------------------|----|---------------|----|------------|----|----------------------------|----|------------|----|---------------------------|
| 14 | USIM_VDD          | PO | 1.8V/<br>3.0V | 14 | USIM_VDD   | PO | 1.8V/3.0V                  | 14 | USIM_VDD   | PO | 1.8V/3.0V                 |
| 15 | USIM_DATA         | IO | 1.8V/<br>3.0V | 15 | USIM_DATA  | IO | 1.8V/3.0V                  | 15 | USIM_DATA  | IO | 1.8V/3.0V                 |
| 16 | USIM_CLK          | DO | 1.8V/<br>3.0V | 16 | USIM_CLK   | DO | 1.8V/3.0V                  | 16 | USIM_CLK   | DO | 1.8V/3.0V                 |
| 17 | USIM_RST          | DO | 1.8V/<br>3.0V | 17 | USIM_RST   | DO | 1.8V/3.0V                  | 17 | USIM_RST   | DO | 1.8V/3.0V                 |
| 19 | GND               | -  | 地             | 19 | GND        | -  | 地                          | 19 | GND        | -  | 地                         |
| 20 | RESET_N           | DI | 1.8V          | 20 | RESET_N    | DI | 1.8V                       | 20 | RESET_N    | DI | 1.8V                      |
| 21 | PWRKEY            | DI | VBAT<br>电压域   | 21 | PWRKEY     | DI | 模块上电后<br>该引脚输出<br>电压为 0.8V | 21 | PWRKEY     | DI | 模块上电后该引<br>脚输出电压为<br>0.8V |
| 22 | GND               | -  | 地             | 22 | GND        | -  | 地                          | 22 | GND        | -  | 地                         |
| 23 | SD_DET            | DI | 1.8V/<br>2.8V | 23 | SD_INS_DET | DI | 1.8V                       | 23 | SD_INS_DET | DI | 1.8V                      |
| 24 | PCM_DIN           | DI | 1.8V          | 24 | PCM_IN     | DI | 1.8V                       | 24 | PCM_IN     | DI | 1.8V                      |
| 25 | PCM_DOUT          | DO | 1.8V          | 25 | PCM_OUT    | DO | 1.8V                       | 25 | PCM_OUT    | DO | 1.8V                      |
| 26 | PCM_SYNC          | IO | 1.8V          | 26 | PCM_SYNC   | IO | 1.8V                       | 26 | PCM_SYNC   | IO | 1.8V                      |
| 27 | PCM_CLK           | IO | 1.8V          | 27 | PCM_CLK    | IO | 1.8V                       | 27 | PCM_CLK    | IO | 1.8V                      |
| 28 | SD_SDIO_<br>DATA3 | IO | 1.8V/<br>2.8V | 28 | SDC2_DATA3 | IO | 1.8V/2.85V                 | 28 | SDC2_DATA3 | IO | 1.8V/2.85V                |
| 29 | SD_SDIO_          | IO | 1.8V/         | 29 | SDC2_DATA2 | IO | 1.8V/2.85V                 | 29 | SDC2_DATA2 | IO | 1.8V/2.85V                |

|    |               |    |             |    |            |    |              |    |            |    |              |
|----|---------------|----|-------------|----|------------|----|--------------|----|------------|----|--------------|
|    | DATA2         |    | 2.8V        |    |            |    |              |    |            |    |              |
| 30 | SD_SDIO_DATA1 | IO | 1.8V/2.8V   | 30 | SDC2_DATA1 | IO | 1.8V/2.85V   | 30 | SDC2_DATA1 | IO | 1.8V/2.85V   |
| 31 | SD_SDIO_DATA0 | IO | 1.8V/2.8V   | 31 | SDC2_DATA0 | IO | 1.8V/2.85V   | 31 | SDC2_DATA0 | IO | 1.8V/2.85V   |
| 32 | SD_SDIO_CLK   | DO | 1.8V/2.8V   | 32 | SDC2_CLK   | DO | 1.8V/2.85V   | 32 | SDC2_CLK   | DO | 1.8V/2.85V   |
| 33 | SD_SDIO_CMD   | IO | 1.8V/2.8V   | 33 | SDC2_CMD   | IO | 1.8V/2.85V   | 33 | SDC2_CMD   | IO | 1.8V/2.85V   |
| 34 | SD_SDIO_VDD   | PO | 1.8V/2.8V   | 34 | VDD_SDIO   | PO | 1.8V/2.85V   | 34 | VDD_SDIO   | PO | 1.8V/2.85V   |
| 35 | ANT_DIV       | AI | -           | 35 | ANT_DIV    | AI | -            | 35 | ANT_DIV    | AI | -            |
| 36 | GND           | -  | 地           | 36 | GND        | -  | 地            | 36 | GND        | -  | 地            |
| 37 | RESERVED      | -  | -           | 37 | BT_RTS     | DI | 1.8V         | 37 | RESERVED   | -  | -            |
| 38 | RESERVED      | -  | -           | 38 | BT_TXD     | DO | 1.8V         | 38 | RESERVED   | -  | -            |
| 39 | RESERVED      | -  | -           | 39 | BT_RXD     | DI | 1.8V         | 39 | RESERVED   | -  | -            |
| 40 | RESERVED      | -  | -           | 40 | BT_CTS     | DO | 1.8V         | 40 | RESERVED   | -  | -            |
| 41 | I2C_SCL       | OD | 外部需 1.8V 上拉 | 41 | I2C_SCL    | OD | 外部需 1.8V 上拉  | 41 | I2C_SCL    | OD | 外部需 1.8V 上拉  |
| 42 | I2C_SDA       | OD | 外部需 1.8V 上拉 | 42 | I2C_SDA    | OD | 外部需 1.8V 上拉  | 42 | I2C_SDA    | OD | 外部需 1.8V 上拉  |
| 44 | ADC1          | AI | 0V~VBAT_BB  | 44 | ADC1       | AI | 0.3V~VBAT_BB | 44 | ADC1       | AI | 0.3V~VBAT_BB |



|       |          |    |                |       |          |    |                  |       |          |    |                  |
|-------|----------|----|----------------|-------|----------|----|------------------|-------|----------|----|------------------|
| 45    | ADC0     | AI | 0V~<br>VBAT_BB | 45    | ADC0     | AI | 0.3V~<br>VBAT_BB | 45    | ADC0     | AI | 0.3V~<br>VBAT_BB |
| 46    | GND      | -  | 地              | 46    | GND      | -  | 地                | 46    | GND      | -  | 46               |
| 47    | RESERVED | -  | -              | 47    | ANT_GNSS | AI | -                | 47    | RESERVED | -  | -                |
| 48    | GND      | -  | 地              | 48    | GND      | -  | 地                | 48    | GND      | -  | 地                |
| 49    | ANT_MAIN | IO | -              | 49    | ANT_MAIN | IO | -                | 49    | ANT_MAIN | IO | -                |
| 50~54 | GND      | -  | 地              | 50~54 | GND      | -  | 地                | 50~54 | GND      | -  | 地                |
| 56    | GND      | -  | 地              | 56    | GND      | -  | 地                | 56    | GND      | -  | 地                |
| 57    | VBAT_RF  | PI | 3.4V~4.5V      | 57    | VBAT_RF  | PI | 3.3V~4.3V        | 57    | VBAT_RF  | PI | 3.3V~4.3V        |
| 58    | VBAT_RF  | PI | 3.4V~4.5V      | 58    | VBAT_RF  | PI | 3.3V~4.3V        | 58    | VBAT_RF  | PI | 3.3V~4.3V        |
| 59    | VBAT_BB  | PI | 3.4V~4.5V      | 59    | VBAT_BB  | PI | 3.3V~4.3V        | 59    | VBAT_BB  | PI | 3.3V~4.3V        |
| 60    | VBAT_BB  | PI | 3.4V~4.5V      | 60    | VBAT_BB  | PI | 3.3V~4.3V        | 60    | VBAT_BB  | PI | 3.3V~4.3V        |
| 61    | STATUS   | OD | -              | 61    | STATUS   | OD | -                | 61    | STATUS   | OD | -                |
| 62    | MAIN_RI  | DO | 1.8V           | 62    | RI       | DO | 1.8V             | 62    | RI       | DO | 1.8V             |
| 63    | MAIN_DCD | DO | 1.8V           | 63    | DCD      | DO | 1.8V             | 63    | DCD      | DO | 1.8V             |
| 64    | MAIN_CTS | DO | 1.8V           | 64    | CTS      | DO | 1.8V             | 64    | CTS      | DO | 1.8V             |
| 65    | MAIN_RTS | DI | 1.8V           | 65    | RTS      | DI | 1.8V             | 65    | RTS      | DI | 1.8V             |
| 66    | MAIN_DTR | DI | 1.8V           | 66    | DTR      | DI | 1.8V             | 66    | DTR      | DI | 1.8V             |

|        |                |    |            |        |              |    |            |        |             |    |            |
|--------|----------------|----|------------|--------|--------------|----|------------|--------|-------------|----|------------|
| 67     | MAIN_TXD       | DO | 1.8V       | 67     | TXD          | DO | 1.8V       | 67     | TXD         | DO | 1.8V       |
| 68     | MAIN_RXD       | DI | 1.8V       | 68     | RXD          | DI | 1.8V       | 68     | RXD         | DI | 1.8V       |
| 69     | USB_DP         | IO | -          | 69     | USB_DP       | IO | -          | 69     | USB_DP      | IO | -          |
| 70     | USB_DM         | IO | -          | 70     | USB_DM       | IO | -          | 70     | USB_DM      | IO | -          |
| 71     | USB_VBUS       | AI | 3.0V~5.25V | 71     | USB_VBUS     | AI | 3.0V~5.25V | 71     | USB_VBUS    | AI | 3.0V~5.25V |
| 72     | GND            | -  | 地          | 72     | GND          | -  | 地          | 72     | GND         | -  | 地          |
| 85~112 | GND            | -  | 地          | 85~112 | GND          | -  | 地          | 85~112 | GND         | -  | 地          |
| 115    | FORCE_USB_BOOT | DI | 1.8V       | 115    | USB_BOOT     | DI | 1.8V       | 115    | USB_BOOT    | DI | 1.8V       |
| 118    | RESERVED       | -  | -          | 118    | WLAN_SLP_CLK | DO | -          | 118    | RESERVED    | -  | -          |
| 119    | RESERVED       | -  | -          | 119    | EPHY_RST_N   | DO | 1.8V/2.85V | 119    | EPHY_RST_N  | DO | 1.8V/2.85V |
| 120    | RESERVED       | -  | -          | 120    | EPHY_INT_N   | DI | 1.8V       | 120    | EPHY_INT_N  | DI | 1.8V       |
| 121    | RESERVED       | -  | -          | 121    | SGMII_MDATA  | IO | 1.8V/2.85V | 121    | SGMII_MDATA | IO | 1.8V/2.85V |
| 122    | RESERVED       | -  | -          | 122    | SGMII_MCLK   | DO | 1.8V/2.85V | 122    | SGMII_MCLK  | DO | 1.8V/2.85V |
| 123    | RESERVED       | -  | -          | 123    | SGMII_TX_M   | AO | -          | 123    | SGMII_TX_M  | AO | -          |
| 124    | RESERVED       | -  | -          | 124    | SGMII_TX_P   | AO | -          | 124    | SGMII_TX_P  | AO | -          |
| 125    | RESERVED       | -  | -          | 125    | SGMII_RX_P   | AI | -          | 125    | SGMII_RX_P  | AI | -          |

|                                     |          |   |   |                                     |                  |    |            |                               |            |    |            |
|-------------------------------------|----------|---|---|-------------------------------------|------------------|----|------------|-------------------------------|------------|----|------------|
| 126                                 | RESERVED | - | - | 126                                 | SGMII_RX_M       | AI | -          | 126                           | SGMII_RX_M | AI | -          |
| 127                                 | RESERVED | - | - | 127                                 | PM_ENABLE        | DO | 1.8V       | 127                           | RESERVED   | -  | -          |
| 128                                 | RESERVED | - | - | 128                                 | USIM2_VDD        | PO | 1.8V/2.85V | 128                           | USIM2_VDD  | PO | 1.8V/2.85V |
| 129                                 | RESERVED | - | - | 129                                 | SDC1_DATA3       | IO | 1.8V       | 129                           | RESERVED   | -  | -          |
| 130                                 | RESERVED | - | - | 130                                 | SDC1_DATA2       | IO | 1.8V       | 130                           | RESERVED   | -  | -          |
| 131                                 | RESERVED | - | - | 131                                 | SDC1_DATA1       | IO | 1.8V       | 131                           | RESERVED   | -  | -          |
| 132                                 | RESERVED | - | - | 132                                 | SDC1_DATA0       | IO | 1.8V       | 132                           | RESERVED   | -  | -          |
| 133                                 | RESERVED | - | - | 133                                 | SDC1_CLK         | DO | 1.8V       | 133                           | RESERVED   | -  | -          |
| 134                                 | RESERVED | - | - | 134                                 | SDC1_CMD         | DO | 1.8V       | 134                           | RESERVED   | -  | -          |
| 135                                 | RESERVED | - | - | 135                                 | WAKE_ON_WIRELESS | DI | 1.8V       | 135                           | RESERVED   | -  | -          |
| 136                                 | RESERVED | - | - | 136                                 | WLAN_EN          | DO | 1.8V       | 136                           | RESERVED   | -  | -          |
| 137                                 | RESERVED | - | - | 137                                 | COEX_UART_RX     | DI | 1.8V       | 137                           | RESERVED   | -  | -          |
| 138                                 | RESERVED | - | - | 138                                 | COEX_UART_TX     | DO | 1.8V       | 138                           | RESERVED   | -  | -          |
| 139                                 | RESERVED | - | - | 139                                 | BT_EN            | DO | 1.8V       | 139                           | RESERVED   | -  | -          |
| 3, 18,<br>43, 55,<br>73~84,<br>113, | RESERVED | - | - | 3, 18,<br>43, 55,<br>73~84,<br>113, | RESERVED         | -  | -          | 3, 18,<br>43,<br>55,<br>73~84 | RESERVED   |    |            |

|      |      |        |
|------|------|--------|
| 114, | 114, | , 113, |
| 116, | 116, | 114,   |
| 117, | 117, | 116,   |
| 140~ | 140~ | 117,   |
| 144  | 144  | 140~   |
|      |      | 144    |

备注

1.

红色字体标示的引脚表示封装兼容但功能或电压域不同。
2.

黑色字体标示的引脚表示封装兼容且功能相同。
3.

预留的引脚和不用的引脚请悬空。
4.

模块的引脚描述详细信息请参考 EC200T、EC20 R2.1 和 EC20-CN 各自的硬件设计手册文档。

## 4 硬件参考设计

本章节描述了 EC200T-CN、EC20 R2.1 和 EC20-CN 主要功能的兼容设计。

### 4.1. 供电电源

#### 4.1.1. 模块工作电压

下表为 EC200T-CN、EC20 R2.1 和 EC20-CN 模块的工作电压范围：

表 5：模块工作电压范围对比

| 模块        | 电源引脚              | 条件                  | 最小值 | 典型值 | 最大值 | 单位 |
|-----------|-------------------|---------------------|-----|-----|-----|----|
| EC200T-CN | VBAT_BB & VBAT_RF | 实际输入电压必须在最小、最大值范围内。 | 3.4 | 3.8 | 4.5 | V  |
| EC20 R2.1 | VBAT_BB & VBAT_RF |                     | 3.3 | 3.8 | 4.3 | V  |
| EC20-CN   | VBAT_BB & VBAT_RF |                     | 3.3 | 3.8 | 4.3 | V  |

考虑模块之间的兼容设计时，请确保模块输入电压最小不低于 3.4V，最大不超过 4.3V。下图是在 2G 网络下突发传输时电压跌落情况，3G 和 4G 网络下电压跌落比 2G 网络下小。

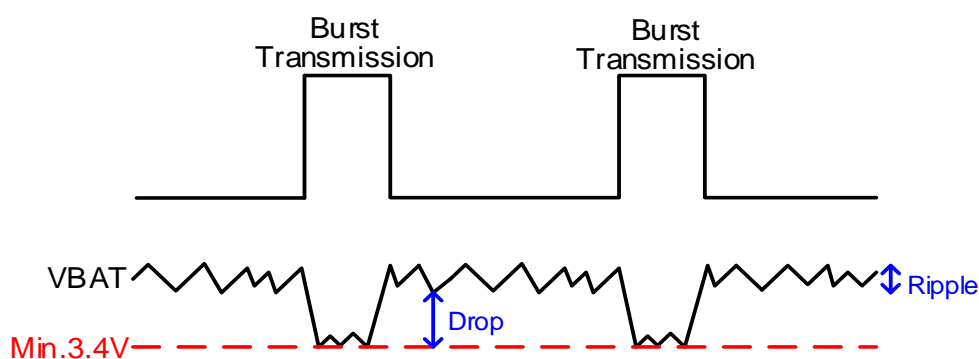


图 2：突发传输电源要求

为了减少电压跌落，需要使用低 ESR ( $ESR=0.7\Omega$ ) 的  $100\mu\text{F}$  滤波电容。同时建议分别给 VBAT\_BB 和 VBAT\_RF 预留 3 个 ( $100\text{nF}$ 、 $33\text{pF}$ 、 $10\text{pF}$ ) 具有最佳 ESR 性能的片式多层陶瓷电容 (MLCC)，且电容靠近 VBAT 引脚放置。外部供电电源连接模块时，VBAT\_BB 和 VBAT\_RF 需要采用星型走线。VBAT\_BB 走线宽度应不小于  $1\text{mm}$ ，VBAT\_RF 走线宽度应不小于  $2\text{mm}$ 。原则上，VBAT 走线越长，线宽越宽。

另外，为了保证电源稳定，建议在电源前端加  $V_{\text{RWM}}=4.7\text{V}$ ， $P_{\text{PP}}=2550\text{W}$  的 WS4.5D3HV TVS 管。参考电路如下：

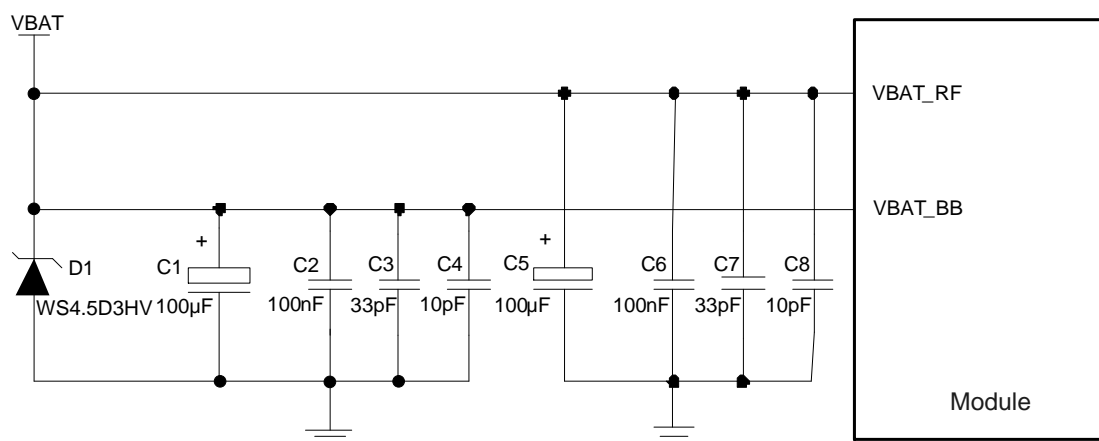


图 3：模块供电电路

#### 4.1.2. 供电电源设计

模块的电源设计对其性能至关重要。EC200T-CN、EC20 R2.1 和 EC20-CN 必须选择至少能够提供 2A 电流能力的电源。若输入电压与模块供电电压之间的电压差不是很大，则建议选择 LDO 作为供电电源。若输入与输出电压之间存在比较大的电压差，则建议使用开关电源转换器。

下图是+5V 供电电路的参考设计。

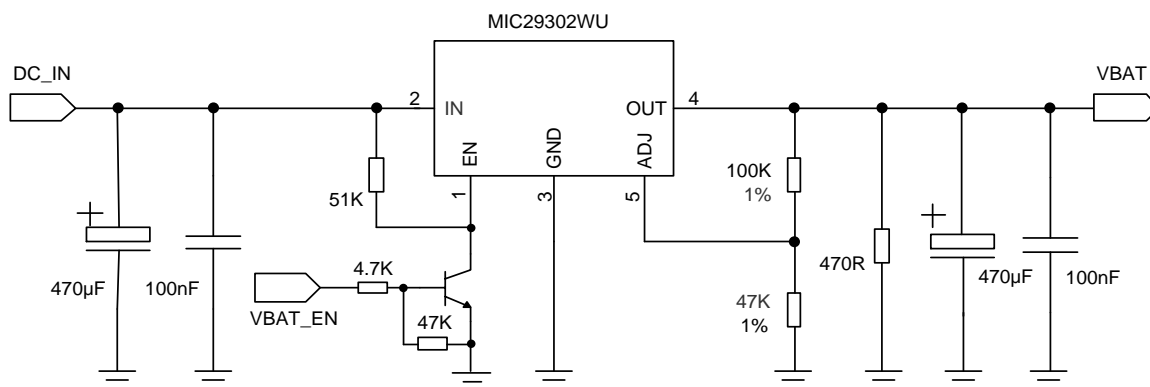


图 4：供电输入参考设计

## 4.2. 开关机

### 4.2.1. 开关机电路

EC200T-CN、EC20 R2.1 和 EC20-CN 的开关机方式相同：

EC200T-CN、EC20 R2.1 和 EC20-CN 可以通过拉低 PWRKEY 实现模块的开关机。推荐使用开集驱动电路来控制 PWRKEY 引脚。参考电路如下：

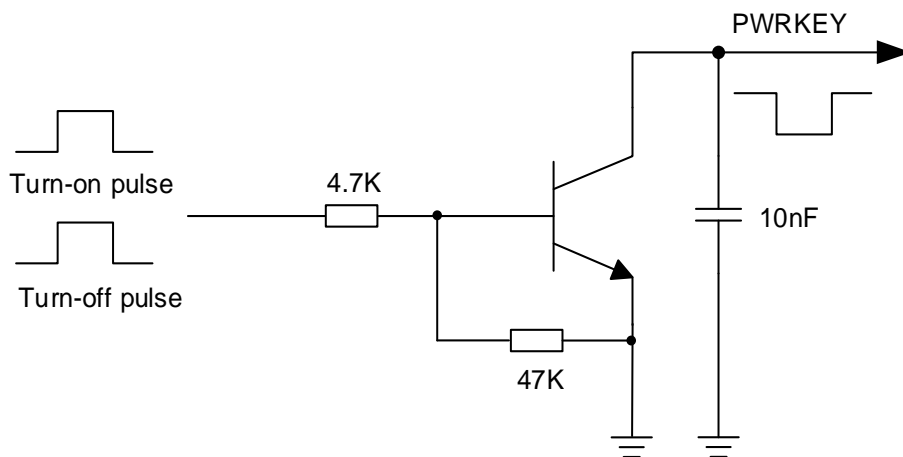


图 5：开集驱动开关机参考电路

另一种控制 PWRKEY 引脚的方式是直接通过一个按钮开关，按钮附近需放置一个 TVS 管用于 ESD 保护，参考电路如下：

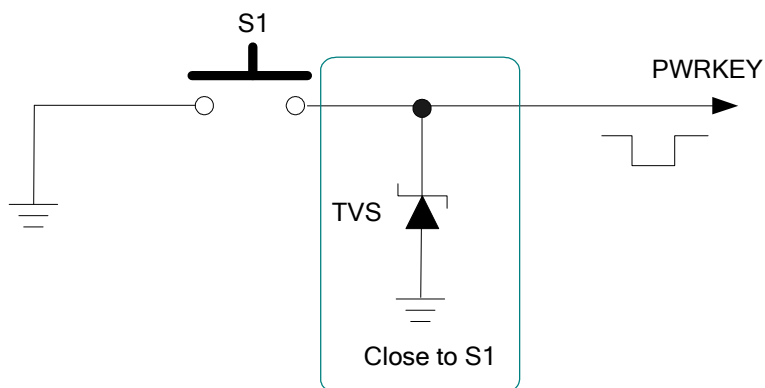


图 6：PWRKEY 按键开关机参考电路

EC200T-CN、EC20 R2.1 和 EC20-CN 的开机时序如下图所示：

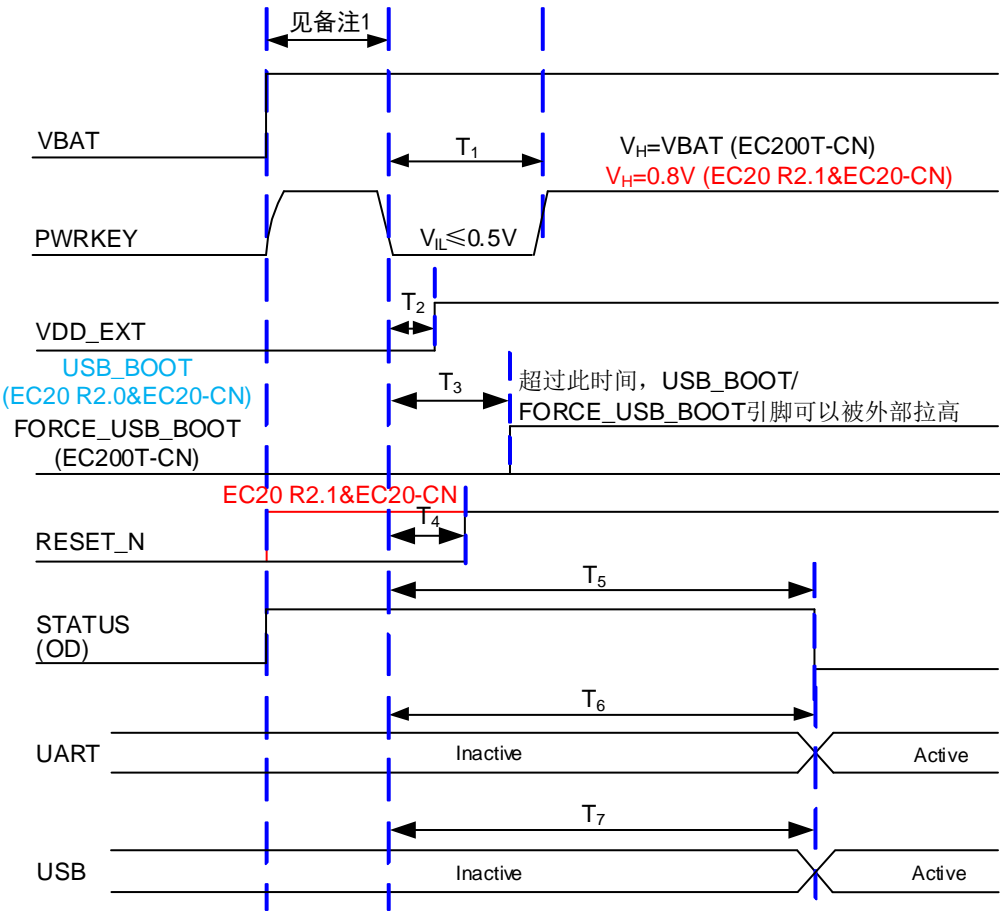


图 7：EC200T-CN&EC20 R2.1&EC20-CN 开机时序图

EC200T-CN&EC20 R2.1&EC20-CN 的开机时序相关时间如下表所示：

表 6：EC200T-CN&EC20 R2.1&EC20-CN 开机时序相关时间

| 模块        | T <sub>1</sub> | T <sub>2</sub> | T <sub>3</sub> | T <sub>4</sub> | T <sub>5</sub> | T <sub>6</sub> | T <sub>7</sub> |
|-----------|----------------|----------------|----------------|----------------|----------------|----------------|----------------|
| EC200T-CN | ≥500ms         | 5ms（典型值）       | ≥100ms         | 22ms（典型值）      | ≥10s           | ≥10s           | ≥10s           |
| EC20 R2.1 | ≥500ms         | 100ms(典型值)     | ≥200ms         | /              | ≥2.5s          | ≥12s           | ≥13s           |
| EC20-CN   | ≥500ms         | 100ms(典型值)     | ≥200ms         | /              | ≥2.5s          | ≥12s           | ≥13s           |

备注

1. 在拉低引脚 PWRKEY 之前，保证 VBAT 电压稳定。建议 VBAT 上电到引脚 PWRKEY 拉低之间的时间间隔不少于 30ms。



- 2. 如果客户需要上电自动开机且不需要关机功能，则可以把 PWRKEY 直接下拉到地，下拉电阻建议 4.7kΩ。
- 3. EC200T-CN 模块 RESET\_N 引脚电压是在 PWRKEY 引脚拉低后起来的，EC20 R2.1&EC20-CN 模块该引脚电压是在 VBAT 引脚上电后就起来的。

4.2.2. AT 命令关机

EC200T-CN、EC20 R2.1 和 EC20-CN 都可通过 **AT+QPOWD** 命令来实现关机。该命令关机过程等同拉低 PWRKEY 引脚关机过程。详情请参考文档 [2]或文档 [3]中的 **AT+QPOWD** 命令。

EC200T-CN、EC20 R2.1 和 EC20-CN 的关机时序如下图所示：

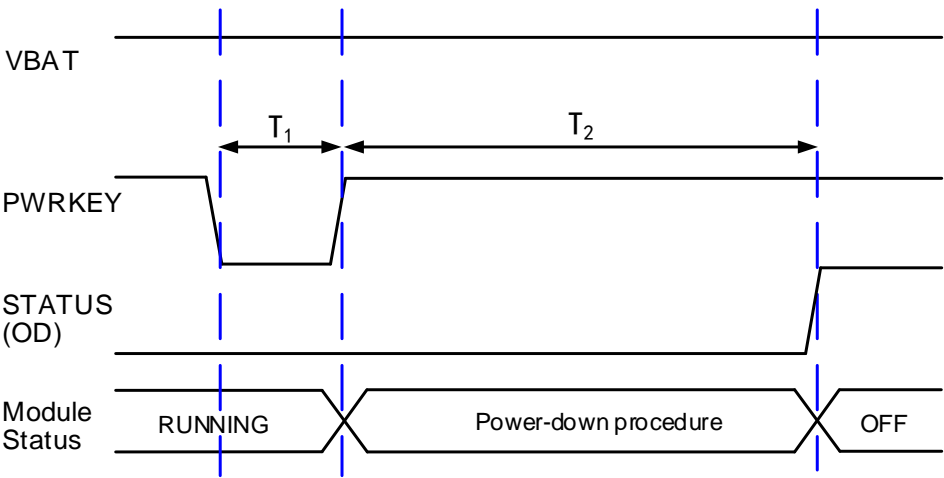


图 8：EC200T-CN&EC20 R2.1&EC20-CN 关机时序图

EC200T-CN&EC20 R2.1&EC20-CN 的关机时序相关时间如下表所示：

表 7：EC200T-CN&EC20 R2.1&EC20-CN 关机时序相关时间

| 模块        | T <sub>1</sub> | T <sub>2</sub> |
|-----------|----------------|----------------|
| EC200T-CN | ≥650ms         | ≥2s            |
| EC20 R2.1 | ≥650ms         | ≥29.5s         |
| EC20-CN   | ≥650ms         | ≥29.5s         |

### 4.3. 复位

EC200T-CN、EC20 R2.1 和 EC20-CN 的复位方式相同，都可以通过拉低 RESET\_N 实现模块复位。同样推荐使用开集驱动电路来控制 RESET\_N 引脚。参考电路如下：

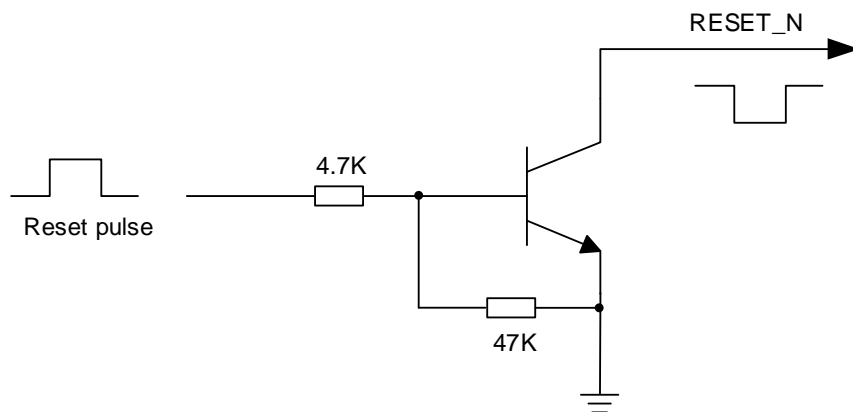


图 9：开集驱动复位参考电路

同样，另一种控制 RESET\_N 引脚的方式是直接通过一个按钮开关，按钮附近需放置一个 TVS 管用于 ESD 保护，参考电路如下：

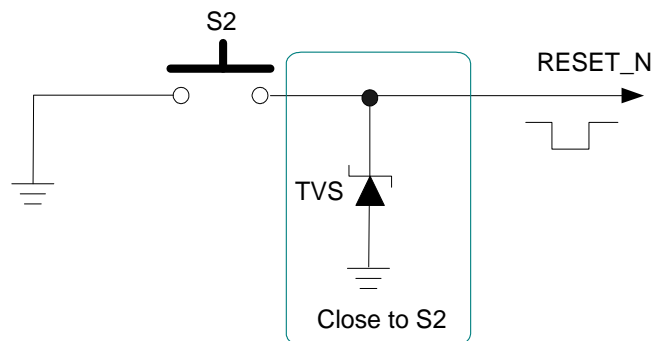


图 10：RESET\_N 按键复位参考电路

EC200T-CN、EC20 R2.1 和 EC20-CN 的复位时序图如下：

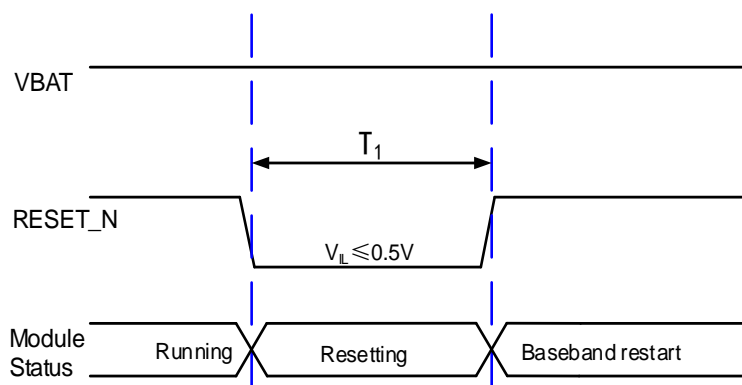


图 11: EC200T-CN&EC20 R2.1&EC20-CN 复位时序图

EC200T-CN&EC20 R2.1&EC20-CN 的复位时序相关时间如下表所示：

表 8: EC200T-CN&EC20 R2.1&EC20-CN 复位时序相关时间

| 模块        | T <sub>1</sub>              |
|-----------|-----------------------------|
| EC200T-CN | ≥300ms                      |
| EC20 R2.1 | 150ms≤T <sub>1</sub> ≤460ms |
| EC20-CN   | 150ms≤T <sub>1</sub> ≤460ms |

#### 备注

1. EC200T-CN 拉低 RESET\_N 仅复位模块内部的 BB 芯片，EC20 R2.1&EC20-CN 拉低 RESET\_N 对 PMU 电源复位。
2. EC200T-CN 模块 RESET\_N 引脚拉低期间，基带芯片处于复位状态，释放后芯片系统重启。
3. 确保 PWRKEY 和 RESET\_N 引脚没有大负载电容，最大不超过 10nF。

## 4.4. (U)SIM 接口

EC200T-CN、EC20 R2.1 和 EC20-CN 都默认支持 1.8V/3.0V 的(U)SIM 卡。

EC200T-CN、EC20 R2.1 和 EC20-CN 的(U)SIM 接口相互兼容，通过 USIM\_DET/USIM\_PRESENCE 引脚，模块可支持(U)SIM 卡热插拔功能。模块的 8-pin (U)SIM 接口兼容设计如下图所示：

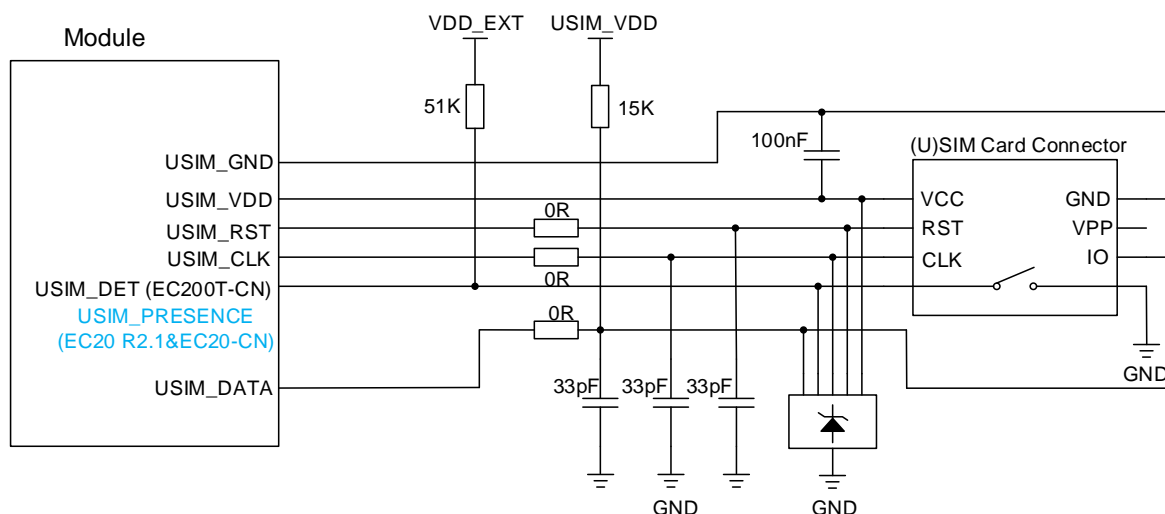


图 12: 8-Pin (U)SIM 接口参考电路

如果无需使用(U)SIM 卡检测功能，请保持 USIM\_DET/USIM\_PRESENCE 引脚悬空。下图为 6-pin (U)SIM 接口参考电路：

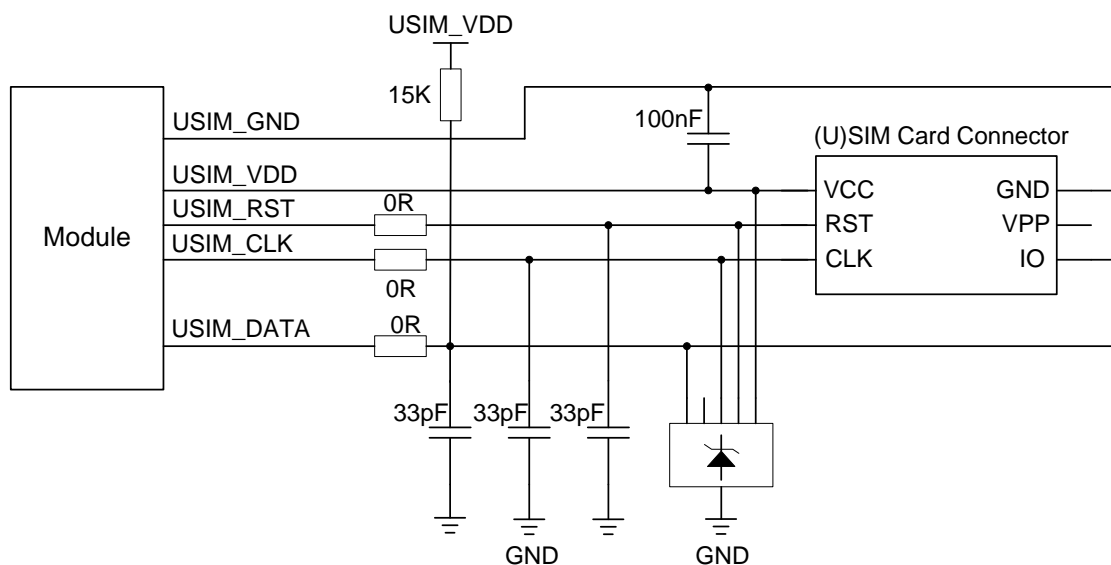


图 13: 6-pin (U)SIM 接口参考电路

## 4.5. USB 接口

EC200T-CN、EC20 R2.1 和 EC20-CN 的 USB 接口符合 USB 2.0 规范，支持高速（480Mbps）和全速（12Mbps）模式。建议客户设计时预留测试点用于调试和软件升级，下图为 USB 接口参考设计：

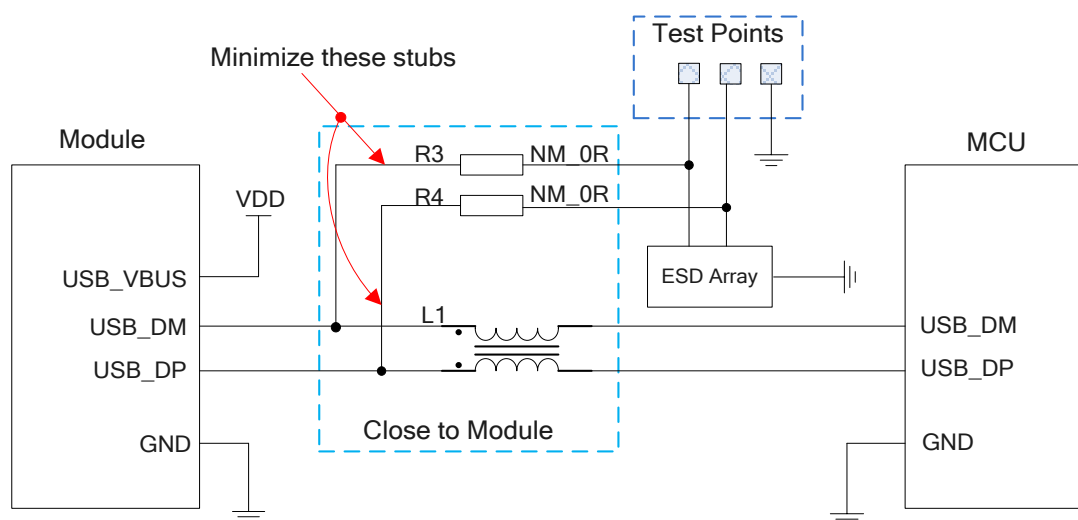


图 14: USB 接口参考设计

建议在 MCU 与模块间串联一个共模电感 L1 防止 USB 信号产生 EMI 干扰；同时，建议串联 R3、R4 电阻到测试点以便于调试，电阻默认不贴。为了满足 USB 数据线信号完整性要求，L1/R3/R4 需要靠近模块放置，且 R3/R4 之间靠近放置，连接测试点的桩线尽量短。

在 USB 接口的电路设计中，为了确保 USB 的性能，在电路设计中建议遵循以下原则：

- USB 走线周围需要包地处理，走 90Ω 的阻抗差分线。
- 不要在晶振、振荡器、磁性装置和 RF 信号下面走 USB 线，建议走内层差分走线且上下左右立体包地。
- USB 数据线上的 ESD 器件选型需特别注意，其寄生电容不要超过 2pF，尽量靠近 USB 接口放置。

## 4.6. 串口

EC200T-CN、EC20 R2.1 和 EC20-CN 模块都提供两路串口：主串口和调试串口。下面描述了这两个串口的主要特性。

- 主串口支持 4800bps、9600bps、19200bps、38400bps、57600bps、115200bps、230400bps、460800bps 和 921600bps 和 1Mbps（仅 EC200T-CN 支持 1Mbps）波特率。默认波特率都为 115200bps，用于数据传输和 AT 命令传送。
- 调试串口支持 115200bps 波特率，其中 EC200T-CN 用于部分日志输出，EC20 R2.1 和 EC20-CN 用于 Linux 控制和日志输出。

EC200T-CN、EC20 R2.1 和 EC20-CN 模块的串口电平为 1.8V。若客户主机系统电平为 3.3V，则需在模块和主机的串口连接中增加电平转换器，下图为使用电平转换芯片的参考电路设计。

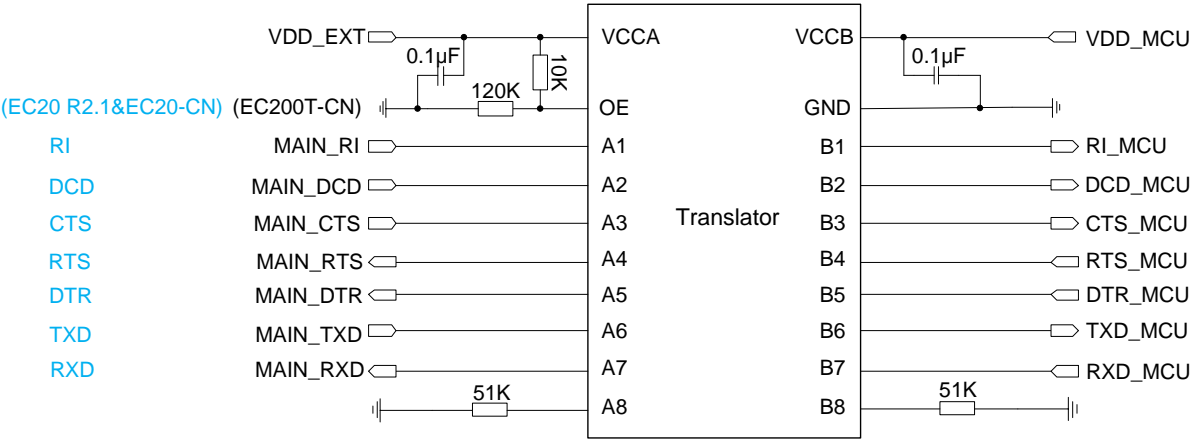


图 15：电平转换芯片参考电路

另一种电平转换电路如下图所示。如下虚线部分的输入和输出电路设计可参考实线部分，但需注意连接方向。

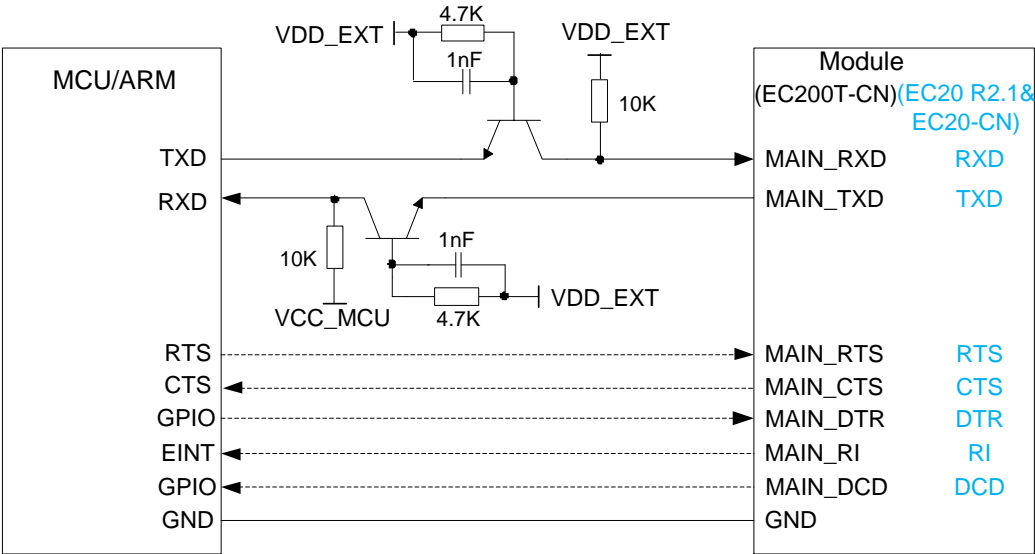


图 16：三极管电平转换参考电路

备注

三极管电平转换电路不适用于波特率超过 460Kbps 的应用。

4.7. PCM 和 I2C 接口

EC200T-CN、EC20 R2.1 和 EC20-CN 提供一个 PCM 接口和一个 I2C 接口。接口对比信息如下：

表 9：PCM 接口对比

| 功能     | EC200T-CN   | EC20 R2.1   | EC20-CN   |
|--------|---|---|---|
| PCM 接口 | <ul style="list-style-type: none"><li>● 用于音频使用，需要外接 Codec 芯片</li><li>● 支持 16 位线性编码格式</li><li>● 支持短帧模式</li><li>● 支持主模式和从模式</li></ul> | <ul style="list-style-type: none"><li>● 用于音频使用，需要外接 Codec 芯片</li><li>● 支持 16 位线性编码格式</li><li>● 支持长帧和短帧模式</li><li>● 支持主模式和从模式，但是在长帧下只可以用作主模式</li></ul> | <ul style="list-style-type: none"><li>● 用于音频使用，需要外接 Codec 芯片</li><li>● 支持 16 位线性编码格式</li><li>● 支持长帧和短帧模式</li><li>● 支持主模式和从模式，但是在长帧下只可以用作主模式</li></ul> |

下图为带外部 Codec 芯片的 PCM 和 I2C 接口的参考设计：

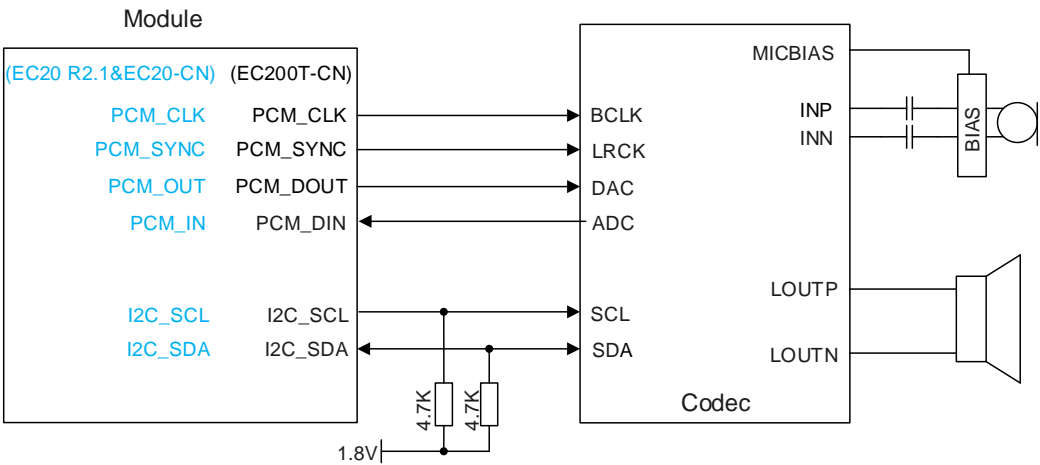


图 17：PCM 和 I2C 接口电路参考设计

备注

1.

建议在 PCM 的信号线上预留 RC (R=22Ω, C=22pF)电路，特别是 PCM\_CLK 上。
2.

EC200T-CN、EC20 R2.1 和 EC20-CN 模块在与 I2C 接口有关的应用中只能作为主设备。

## 4.8. ADC 接口

EC200T-CN、EC20 R2.1 和 EC20-CN 的 ADC 接口对比信息如下：

表 10：ADC 接口对比

| 功能     | EC200T-CN             | EC20 R2.1               | EC20-CN                 |
|--------|-----------------------|-------------------------|-------------------------|
| ADC 接口 | ● 提供两路模数转换接口          | ● 提供两路模数转换接口            | ● 提供两路模数转换接口            |
|        | ● 电压范围：<br>0V~VBAT_BB | ● 电压范围：<br>0.3V~VBAT_BB | ● 电压范围：<br>0.3V~VBAT_BB |
|        | ● 分辨率：12 bits         | ● 分辨率：15 bits           | ● 分辨率：15 bits           |

### 备注

建议 ADC 引脚采用分压电路输入。

## 4.9. 网络状态指示

网络状态指示引脚主要用于驱动网络状态指示灯。EC200T-CN、EC20 R2.1 和 EC20-CN 模块都有 NET\_MODE 和 NET\_STATUS 两个网络状态引脚。如下表分别描述了不同网络状态下的逻辑电平变化。

表 11：网络指示引脚的工作状态

| 引脚名        | 引脚工作状态               | 所指示的网络状态    |
|------------|----------------------|-------------|
| NET_MODE   | 高电平                  | 注册 LTE 网络状态 |
|            | 低电平                  | 其他          |
| NET_STATUS | 慢闪（200ms 高/1800ms 低） | 找网状态        |
|            | 慢闪（1800ms 高/200ms 低） | 待机状态        |
|            | 快闪（125ms 高/125ms 低）  | 数据传输模式      |
|            | 高电平                  | 通话中         |



参考电路如下图所示。

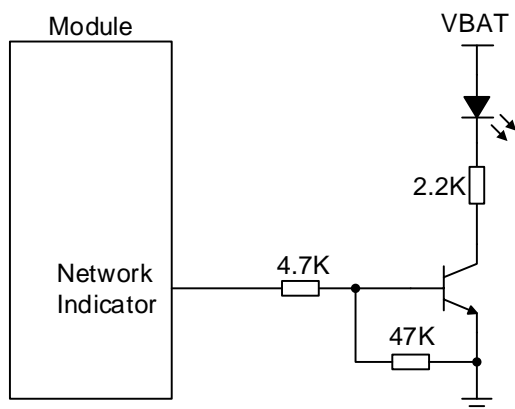


图 18: 网络指示参考电路

## 4.10. STATUS

EC200T-CN、EC20 R2.1 和 EC20-CN 都提供 STATUS 用于指示模块的工作状态，为开漏输出引脚。客户可将此引脚连接至设备带上拉的 GPIO 或下图所示的 LED 指示电路。当模块正常开机时，STATUS 会输出低电平。否则，STATUS 变为高阻抗状态。

下图为两种不同的 STATUS 参考电路设计，客户可根据应用需求选择其中任意一种。

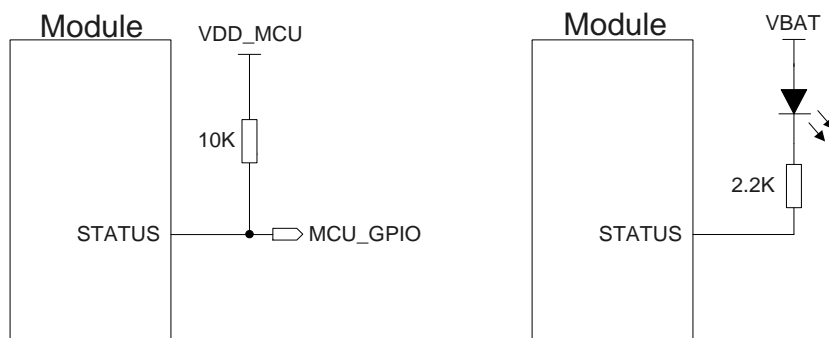


图 19: STATUS 参考电路

### 备注

模块在 VBAT 不供电的情况下，STATUS 不能作为关机状态指示。

## 4.11. FORCE\_USB\_BOOT/USB\_BOOT 接口

EC200T-CN 支持 FORCE\_USB\_BOOT 功能；EC20 R2.1 和 EC20-CN 支持 USB\_BOOT 功能。开发者可以在模块开机前将 FORCE\_USB\_BOOT/USB\_BOOT 上拉至 VDD\_EXT，再开机时模块将进入紧急下载模式。在此模式下，模块可通过 USB 接口进行软件升级。

FORCE\_USB\_BOOT/USB\_BOOT 接口参考设计如下：

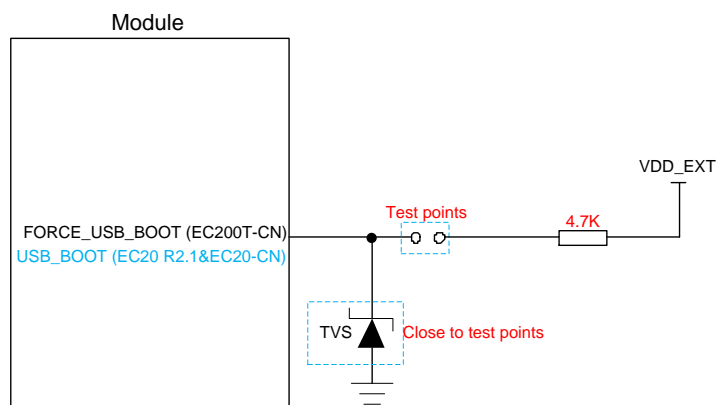


图 20: FORCE\_USB\_BOOT/USB\_BOOT 接口参考电路设计

EC200T-CN、EC20 2.1 和 EC20-CN 进入强制下载时序如下图所示：

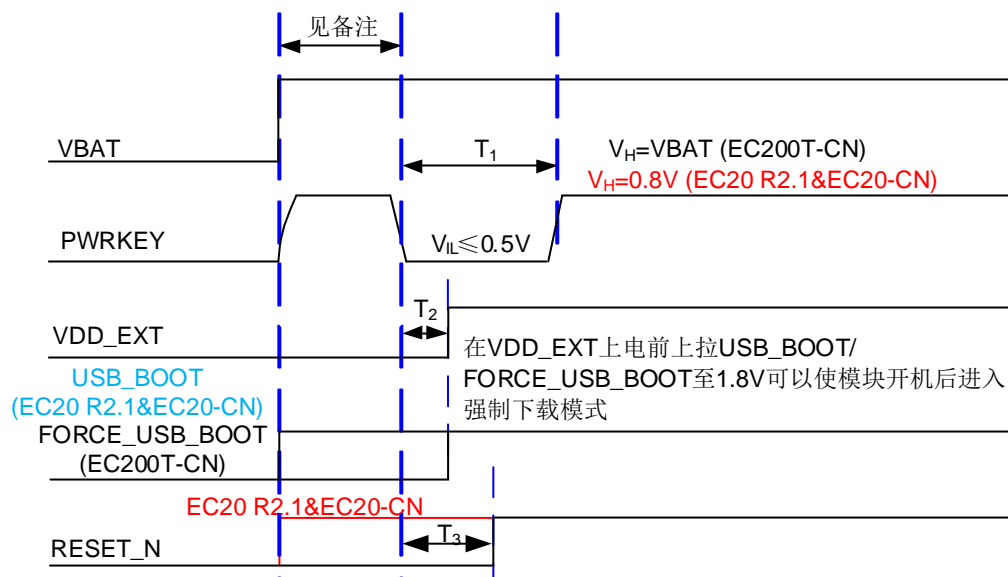


图 21: EC200T-CN&EC20 R2.1&EC20-CN 进入强制下载时序图

EC200T-CN&EC20 R2.1&EC20-CN 进入强制下载时序相关时间如下表所示：

表 12：EC200T-CN&EC20 R2.1&EC20-CN 进入强制下载时序相关时间

| 模块        | T <sub>1</sub> | T <sub>2</sub> | T <sub>3</sub> |
|-----------|----------------|----------------|----------------|
| EC200T-CN | ≥500ms         | 5ms（典型值）       | 22ms（典型值）      |
| EC20 R2.1 | ≥500ms         | 100ms（典型值）     | /              |
| EC20-CN   | ≥500ms         | 100ms（典型值）     | /              |

#### 备注

在拉低 PWRKEY 引脚之前，需保证 VBAT 电压稳定。建议从 VBAT 上电到拉低 PWRKEY 引脚之间的时间间隔不少于 30ms。

## 4.12. RF 接口

EC200T-CN、EC20 R2.1 和 EC20-CN 的 ANT\_MAIN 和 ANT\_DIV 天线连接参考电路如下图所示。为获取最佳的射频性能，需预留  $\pi$  型匹配电路，电容默认不贴。

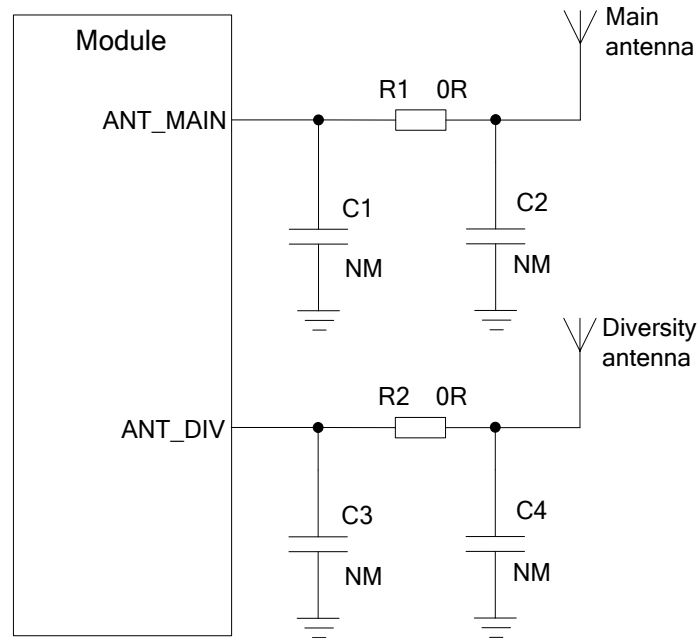


图 22: 射频参考电路

### 备注

1. 为提高接收灵敏度，需要保证主天线和分集接收天线距离合适。
2. 图中  $\pi$  型匹配元件（R1&C1&C2，R2&C3&C4）应尽靠近天线放置。

# 5 物理尺寸

本章节主要介绍了 EC200T-CN、EC20 R2.1 和 EC20-CN 模块的推荐封装及钢网设计。所有的尺寸单位为毫米；所有未标注公差尺寸，公差为 $\pm 0.05\text{mm}$ 。

EC200T-CN、EC20 R2.1 和 EC20-CN 模块焊盘部分对应的钢网厚度推荐为 0.18mm~0.20mm。详细信息请参考文档 [4]。

## 5.1. 推荐兼容封装

EC200T-CN、EC20 R2.1 和 EC20-CN 的底视图如下图所示：

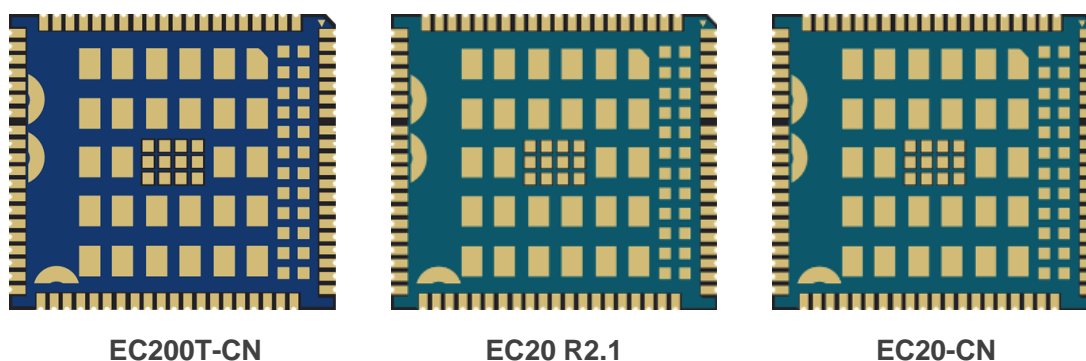


图 23: EC200T-CN&EC20 R2.1&EC20-CN 底视图



## 5.2. 安装示意图

EC200T-CN、EC20 R2.1 和 EC20-CN 安装效果图如下所示：

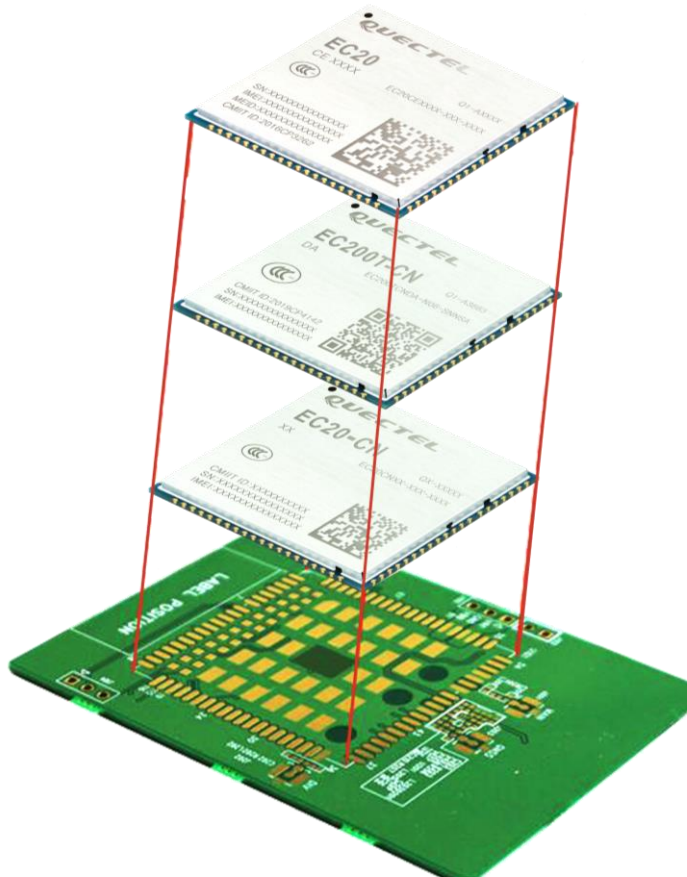


图 25：安装效果图

# 6 附录 A 参考文档和术语缩写

表 13: 参考文档

| 序号   | 文档名称   | 备注  |
|------|--|---|
| [1]  | Quectel_EC2x&EG9x&EM05_Power_Management_Application_Note | EC25, EC21, EC20 R2.0, EC20 R2.1, EG95, EG91 和 EM05 的电源管理应用手册 |
| [2]  | Quectel_EC200T_AT 命令手册                                   | EC200T- AT 命令手册   |
| [3]  | Quectel_EC20_R2.1_AT_Commands_Manual                     | EC20 R2.1 AT 命令手册   |
| [4]  | 移远通信模块贴片应用指导   | 移远通信模块贴片应用指导  |
| [5]  | Quectel_EC200T_硬件设计手册                                    | EC200T 硬件设计手册   |
| [6]  | Quectel_EC200T_参考设计手册                                    | EC200T 参考设计手册   |
| [7]  | Quectel_EC20_R2.1_硬件设计手册                                 | EC20 R2.1 硬件设计手册  |
| [8]  | Quectel_EC20_R2.1_参考设计手册                                 | EC20 R2.1 参考设计手册  |
| [9]  | Quectel_EC20-CN_硬件设计手册                                   | EC20-CN 硬件设计手册  |
| [10] | Quectel_EC20-CN_参考设计手册                                   | EC20-CN 参考设计手册  |

表 14: 术语缩写

| 术语  | 英文全称                        | 中文全称   |
|-----|-----------------------------|--------|
| ADC | Analog-to-Digital Converter | 模数转换器  |
| bps | Bits Per Second             | 比特/秒   |
| CTS | Clear to Send               | 清除发送   |
| DTR | Data Terminal Ready         | 数据终端就绪 |
| FDD | Frequency Division Duplex   | 频分双工   |



|        |   |            |
|--------|---|------------|
| GSM    | Global System for Mobile Communications       | 全球移动通讯系统   |
| HSDPA  | High-Speed Down Link Packet Access            | 高速下行分组接入   |
| HSPA   | High-Speed Packet Access                      | 高速分组接入     |
| HSUPA  | High-Speed Uplink Packet Access               | 高速上行链路分组接入 |
| LTE    | Long Term Evolution                           | 长期演进       |
| PCB    | Printed Circuit Board                         | 印制电路板      |
| RF     | Radio Frequency                               | 射频         |
| TDD    | Time Division Duplexing                       | 时分双工       |
| UART   | Universal Asynchronous Receiver & Transmitter | 通用异步收发传输器  |
| (U)SIM | (Universal) Subscriber Identity Module        | （全球）用户识别卡  |
| WCDMA  | Wideband Code Division Multiple Access        | 码分多址       |
| WLAN   | Wireless Local Area Network                   | 无线局域网      |