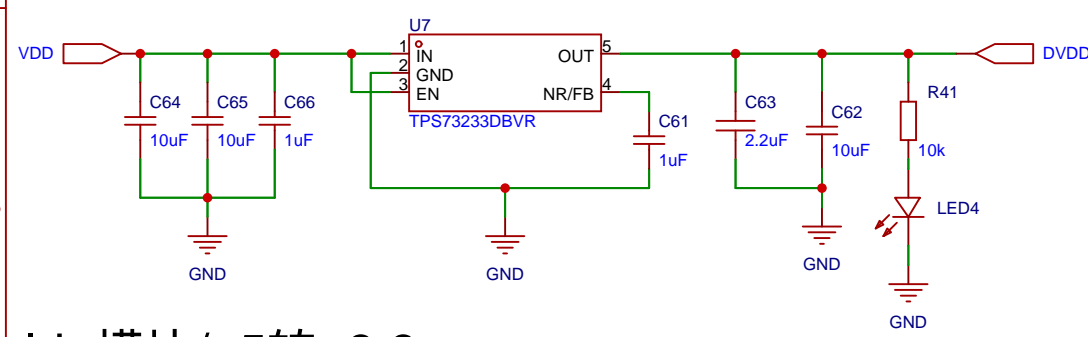
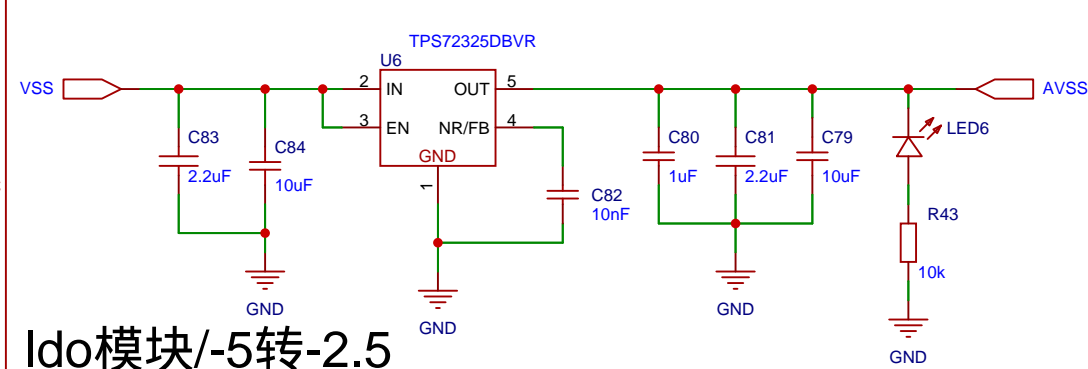


Ido模块/+5转+2.5

VDD 是 +5V  
VSS 是 -5V  
DVDD 是 +3.3V  
AVDD 是 +2.5V  
AVSS 是 -2.5V

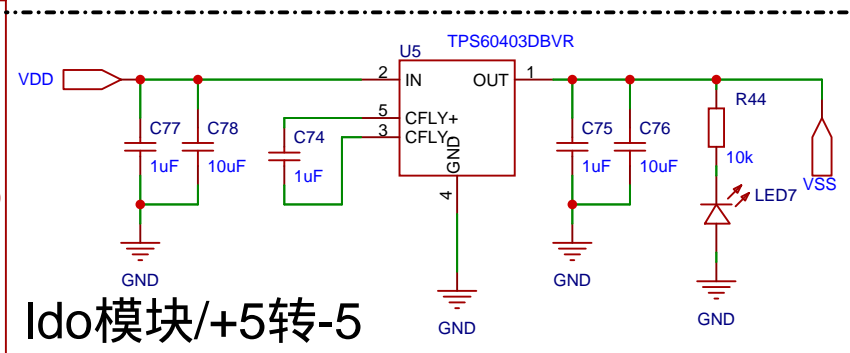


Ido模块/+5转+3.3



Ido模块/-5转-2.5

更多扩展功能，等待V2.0更新



Ido模块/+5转-5

原理图	无线脑电信号采集系统V1.0		更新日期	2024-03-30
图页	原理图_页3_Ido与扩展功能		创建日期	2024-03-24
绘制	王中天	ads1299+stm32f407第三版		
审阅				
嘉立创EDA		版本	尺寸	页 3 共 3
		V1.0	A4	广西嵌入式技术与智能系统重点实验室