1、某单片机字长32位，其存储容量为4MB。若按字编址，它的寻址范围是（ A  ）。

A 1M B 4MB C 4M D 1MB

1、某计算机字长32位，其存储容量为256MB，若按单字编址，它的寻址范围是（ D ）。

A 0—64MB B 0—32MB C 0—32M D 0—64M

2、当前的CPU由（ B ）组成。

A  控制器     B  控制器、运算器、cache

C  运算器、主存 D  控制器、ALU、主存

3、下面陈述中，不属于外围设备三个基本组成部分的是（ D ）。

A 存储介质 B 驱动装置 C 控制电路 D 计数器

5、CPU中跟踪指令后继地址的寄存器是（B  ）。

    A  地址寄存器    B  程序计数器

C  指令寄存器    D  通用寄存器

6、交叉存储器实质上是一种多模块存储器，它用（ A ）方式执行多个独立的读写操作。

A 流水 B 资源重复 C 顺序 D 资源共享

7、存储单元是指（ B ）。

    A  存放1个二进制信息位的存储元

    B  存放1个机器字的所有存储元集合

    C  存放1个字节的所有存储元集合

    D  存放2个字节的所有存储元集合

8、从器件角度看，计算机经历了五代变化。但从系统结构看，至今绝大多数计算机仍属于（  B）计算机。

A  并行    B  冯·诺依曼    C  智能    D  串行

9、RISC访内指令中，操作数的物理位置一般安排在（D  ）。

A  栈顶和次栈顶     B  两个主存单元

C  一个主存单元和一个通用寄存器    D  两个通用寄存器

10、主存贮器和CPU之间增加cache的目的是（A  ）。

A  解决CPU和主存之间的速度匹配问题 B  扩大主存贮器容量

C  扩大CPU中通用寄存器的数量

D  既扩大主存贮器容量，又扩大CPU中通用寄存器的数量

6、单级中断系统中，CPU一旦响应中断，立即关闭（  A ）标志，以防止本次中断服务结束前同级的其他中断源产生另一次中断进行干扰。

    A  中断允许    B  中断请求

    C  中断屏蔽    D  DMA请求

3、虚拟存储技术主要解决存储器的（ B ）问题。

A 速度 B 扩大存储容量 C 成本 D 前三者兼顾

4、运算器的核心功能部件是（ B ）。

  A  数据总线    B  ALU    C  状态条件寄存器    D  通用寄存器

5、某机字长64位，1位符号位，63位表示尾数，若用定点整数表示，则最大正整数位（ A ）。

    A  +(263-1)    B  +(264-1)    C  -(263-1)    D  -(264-1)

6、引入多道程序的目的在于（A ）。

A 充分利用CPU，减少等待CPU时间 B 提高实时响应速度

C 有利于代码共享，减少主辅存信息交换量 D 充分利用存储器

7、虚拟存储器中段页式存储管理方案的特性为（ D ）。

A  空间浪费大，存储共享不易，存储保护容易，不能动态连接

B  空间浪费小，存储共享容易，存储保护不易，不能动态连接

C  空间浪费大，存储共享不易，存储保护容易，能动态连接

D  空间浪费小，存储共享容易，存储保护容易，能动态连接

8、某机字长32位，其中1位表示符号位。若用定点整数表示，则最小负整数为（ A ）。

A  -(231-1)    B  -(230-1)    C  -(231+1)    D  -(230+1)

10、CRT的分辨率为1024×1024像素，像素的颜色数为256，则刷新存储器的容量为（ B ）。

    A  512KB    B  1MB    C  256KB    D  2MB

1、在机器数（ B  ）中，零的表示形式是唯一的。

A 原码 B 补码 C 移码 D 反码

3、从信息流的传输速度来看，（ A ）系统工作效率最低。

    A  单总线    B  双总线

    C  三总线    D  多总线

4、流水线中造成控制相关的原因是执行（ A ）指令而引起。

    A  条件转移    B  访内    C  算逻    D  无条件转移

5、双端口存储器所以能进行高速读/写操作，是因为采用（ D ）。

A  高速芯片    B  新型器件

  C  流水技术    D  两套相互独立的读写电路

6、直接映射cache的主要优点是实现简单。这种方式的主要缺点是（B ）。

A  它比其他cache映射方式价格更贵

    B  如果使用中的2个或多个块映射到cache同一行，命中率则下降

C  它的存取时间大于其它cache映射方式

D  cache中的块数随着主存容量增大而线性增加

7、在定点二进制运算器中，减法运算一般通过（ D ）来实现。

    A  原码运算的二进制减法器    B  补码运算的二进制减法器

    C  原码运算的十进制加法器    D  补码运算的二进制加法器

8、以下有关运算器的描述，（ C ）是正确的。

A  只做加法运算     B  只做算术运算

C  算术运算与逻辑运算 D  只做逻辑运算

10、为了便于实现多级中断，保存现场信息最有效的办法是采用（ B ）。

A  通用寄存器    B  堆栈    C  存储器    D  外存

2、 程序控制类的指令功能是（  D ）。

A  进行算术运算和逻辑运算 B  进行主存与CPU之间的数据传送

C  进行CPU和I/O设备之间的数据传送 D  改变程序执行的顺序

2、 CRT的颜色为256色，则刷新存储器每个单元的字长是（  C ）。

    A  256位    B  16位    C  8位    D  7位

3、  流水CPU是由一系列叫做“段”的处理部件组成。和具备m个并行部件的CPU相比，一个m段流水CPU的吞吐能力是（  A ）。

A  具备同等水平     B  不具备同等水平

C  小于前者     D  大于前者

9、 下面陈述中，不属于外围设备三个基本组成部分的是（  D ）。

    A  存储介质   B  驱动装置   C  控制电路   D  计数器

10、EEPROM是指（ D）。

    A  读写存储器    B  只读存储器

    C  闪速存储器    D  电擦除可编程只读存储器

6、常用的虚拟存储系统由（  B ）两级存储器组成，其中辅存是大容量的磁表面存储器。

    A  cache-主存    B  主存-辅存

C  cache-辅存    D  通用寄存器-cache

7、在集中式总线仲裁中，（  A ）方式响应时间最快。

    A  独立请求  B  计数器定时查询  C  菊花链 D无条件传送

二 、填空题（每空1分，共10分）

1 在计算机术语中，将ALU控制器和（ 运算器 ）存储器合在一起称为（ CPU ）。

2 数的真值变成机器码可采用原码表示法，反码表示法，（ 补码 ）表示法，（ 移码 ）表示法。

3 广泛使用的（ SRAM ）和（ DRAM ）都是半导体随机读写存储器。前者的速度比后者快，但集成度不如后者高。

4 反映主存速度指标的三个术语是存取时间、（ 存储器带宽 ）和（ 存储周期 ）。

5 形成指令地址的方法称为指令寻址，通常是（ 顺序 ）寻址，遇到转移指令时（ 跳跃 ）寻址。

6 CPU从（ 存储器 ）取出一条指令并执行这条指令的时间和称为（ 指令周期 ）。

7 RISC指令系统的最大特点是：只有（ 取数 ）指令和（ 存数 ）指令访问记忆体，其余指令的操作均在寄存器之间进行。

8 微型机的标准总线，从带宽132MB/S的32位（ 字长 ）总线发展到64位的（ 指令 ）总线。

9 在计算机系统中，多个系统部件之间信息传送的公共通路称为（ 总线 ）。就其所传送信息的性质而言，在公共通路上传送的信息包括地址、数据、（ 控制信息 ）。

10 计算机系统的层次结构从下至上可分为五级，即微程序设计级或逻辑电路级、一般机器级、操作系统级、（ 汇编语言 ）级、（ 高级语言 ）级。

1 字符信息是符号数据，属于处理（ 非数值 ）领域的问题，国际上采用的字符系统是七单位的（ ASCII ）码。

2 按IEEE754标准，一个32位浮点数由符号位S（ 1位 ）、阶码E（ 8位 ）、尾数M23位三个域组成。

3 双端口存储器和多模块交叉存储器属于并行存储器结构，其中前者采用（ 空间 ）并行技术，后者采用（ 时间 ）并行技术。

4 虚拟存储器分为页式、（ 段 ）式、（ 段页 ）式三种。

5 RISC指令系统的最大特点是：只有（ 取数 ）指令和（ 存数 ）指令访问记忆体，其余指令的操作均在寄存器之间进行。

6 CPU从存储器取出一条指令并执行该指令的时间称为（ 指令周期 ），它常用若干个（ 时钟周期 ）来表示。

6 CPU从主存取出一条指令并执行该指令的时间叫（ 指令周期 ），它通常包含若干个CPU周期，而后者又包含若干个（ 时钟周期 ）。

7 反映主存速度指标的三个术语是存取时间、（ 存储器带宽 ）和（ 存储周期）。

8 衡量总线性能的重要指标是（ 带宽 ），它定义为总线本身所能达到的最高传输速率，单位是（ Mbps ）。

9 DMA控制器按其结构，分为（ 选择型 ）DMA控制器和（多路型）DMA控制器。前者适用于高速设备，后者适用于慢速设备。

10 按IEEE754标准，一个32位浮点数，其中阶码E的值等于指数的真值（ e ）加上一个固定的偏移值（ 127 ）。

1 定点32位字长的字，采用2的补码形式表示时，一个字所能表示的整数范围是（ -2的31次方-2的31次方减一 ）。

2 十进制数在计算机内有两种表示形式：（ 字符串 ）形式和（ 压缩十进制串 ）形式。前者主要用在非数值计算的应用领域，后者用于直接完成十进制数的算术运算。

3 浮点加、减法运算的步骤是0操作检查、（ 比较阶码大小并完成对阶 ）、（ 位数加减 ）、规格化处理、舍入操作

4 某计算机字长32位，其存储容量为64MB，若按字编址，它的存储系统的地址线至少需要（ 24 ）条。

5 一个组相联映射的Cache，有128块，每组4块，主存共有16384块，每块64个字，则主存地址共（ 20 ）位，其中主存字块标记应为（ 9 ）位，组地址应为 5 位，Cache地址共 11位。

7 某中断系统中，每抽取一个输入数据就要中断CPU一次，中断处理程序接收取样的数据，并将其保存到主存缓冲区内。该中断处理需要X秒。另一方面，缓冲区内每存储N个数据，主程序就将其取出进行处理，这种处理需要Y秒，因此该系统可以跟踪到每秒（ N/(N\*X+Y) ）次中断请求。

8 在计算机系统中，多个系统部件之间信息传送的公共通路称为（ 总线 ）。就其所传送信息的性质而言，在公共通路上传送的信息包括（ 地址 ）、数据、控制信息。

4、在计算机系统中，多个系统部件之间信息传送的公共通路称为（ 总线 ）。就其所传送信息的性质而言，在公共通路上传送的信息包括（  地址）、（ 控制信息 ）、（ 数据 ）。

9 在虚存系统中，通常采用页表保护、段表保护和键保护方法实现（ 存储区域 ）保护。

10 对存储器的要求是容量大、速度快、成本低，为了解决这三方面的矛盾，计算机采用多级存储体系结构，即（ 高速缓冲存储器 ）、（ 主存储器 ）、外存储器。

1、CPU由（ 运算器 ）和控制器两大部分组成

2、存储器容量是指存储器中所有存储单元的数目总和，通常用（ KB ） 、（ MB ）、GB 、（ TB ）表示。

1、SRAM和DRAM都有三组信号线与外部通信：（ 地址线 ） 、（ 数据线 ）、 控制线

3、主存储器的技术指标有（ 存储容量 ），（  存取时间），（ 存储周期 ），（ 存储器带宽 ）。

4、数的真值变成机器码可采用原码表示法，反码表示法，（  补码）表示法，（  移码）表示法。

1、多级存储体系结构包括 高速缓冲存储器cache 、 （ 主存储器 ） 和（ 外部存储器 ）

2、为了解决多个（ 主设备 ）同时竞争总线（ 控制权 ），必须具有（ 总线仲裁 ）部件。

3、对存储器的要求是容量大、速度快、成本低，为了解决这三方面的矛盾，计算机采用多级存储体系结构，即（  cache）、（ 主存）、（ 外存 ）。

4、衡量总线性能的重要指标是（  带宽），它定义为总线本身所能达到的最高传输速率，单位是（ MB/S ）。