|  |  |  |  |
| --- | --- | --- | --- |
| **普渡技术有限公司** | **技术/平台名称** | **密级** | |
|  |  | |
| **技术/平台版本：** | | **共6页** |

XXX硬件平台规范

|  |  |  |  |
| --- | --- | --- | --- |
| 拟制 |  | 日期 |  |
| 审核 |  | 日期 |  |
| 批准 |  | 日期 |  |

普渡科技有限公司

修订记录

| **日期** | **修订 版本** | **CR号** | **修改 章节** | **修改描述** | **作者** |
| --- | --- | --- | --- | --- | --- |
| 2006-05-08 | 1.00 |  |  | 初稿完成 | 作者名 |
| yyyy-mm-dd | 1.01 | xxx | x.x.x; y.y.y | 修改XXX  Xxx  Xxx  ... | 作者名 |
| xxx | x.x.x; y.y.y | 修改XXX  Xxx  Xxx  ... | 作者名 |
|  |  |  |  |
| yyyy-mm-dd | 1.02 | xxx | x.x.x; y.y.y | 修改XXX  Xxx  Xxx  ... | 作者名 |
| …… | …… |  |  | …… | …… |
| yyyy-mm-dd | 2.00 | xxx | x.x.x; y.y.y | 修改XXX  Xxx  Xxx  ... | 作者名 |
|  |  |  |  |
|  |  |  |  |

分发记录

| **No.** | **持有者和角色** | **分发日期** |
| --- | --- | --- |
| 1 | <开发代表> | yyyy-mm-dd |
| 3 | < SE扩展组成员> | yyyy-mm-dd |
| 4 | <其它> | yyyy-mm-dd |
| 5 |  | yyyy-mm-dd |

目 录

[1 简介 6](#_Toc130722731)

[1.1 目的 6](#_Toc130722732)

[1.2 范围 6](#_Toc130722733)

[2 总体概述 6](#_Toc130722734)

[2.1 平台概述 6](#_Toc130722735)

[2.1.1 平台简介 6](#_Toc130722736)

[2.1.2 平台环境介绍 6](#_Toc130722737)

[2.2 平台功能 6](#_Toc130722738)

[3 功能和接口规范 6](#_Toc130722739)

[3.1 功能单元 1 7](#_Toc130722740)

[3.1.1 功能 7](#_Toc130722741)

[3.1.2 性能 7](#_Toc130722742)

[3.1.3 接口 7](#_Toc130722743)

[3.2 功能单元 2 7](#_Toc130722744)

[3.2.1 功能 7](#_Toc130722745)

[3.2.2 性能 7](#_Toc130722746)

[3.2.3 接口 7](#_Toc130722747)

[4 平台配置规范 7](#_Toc130722748)

[4.1 硬件配置 7](#_Toc130722749)

[4.2 软件配置 8](#_Toc130722750)

[4.3 典型应用示例 8](#_Toc130722751)

[5 性能指标 8](#_Toc130722752)

[6 平台设计约束 8](#_Toc130722753)

[6.1 标准符合性 8](#_Toc130722754)

[6.2 硬件约束 8](#_Toc130722755)

[6.3 软件约束 8](#_Toc130722756)

[6.4 技术限制 8](#_Toc130722757)

[7 待确定问题 9](#_Toc130722758)

[8 附录 9](#_Toc130722759)

[8.1 附录A 9](#_Toc130722760)

表目录

|  |  |
| --- | --- |
| 表1 xxx xxx表 | 7 |

图目录

|  |  |
| --- | --- |
|  |  |

XXX 硬件平台规范

关键词：

摘 要：

缩略语清单：

| **缩略语** | **英文全名** | **中文解释** |
| --- | --- | --- |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |

# 简介

## 目的

这部分要描述文档的目的。应该指明读者。

## 范围

本节应描述文档所包括和不包括的内容。

# 总体概述

本节介绍平台情况。

## 平台概述

### 平台简介

描述本硬件平台的物理结构情况。如插框结构、槽位、单板结构、电源供电、散热、出线方式、框间互连等情况。

描述本平台的逻辑结构。如系统框架、硬件逻辑框图、总线结构等。

### 平台环境介绍

描述的是本平台与其它产品或项目所可能组成的整体环境。

## 平台功能

给出平台的主要特性和规格列表。

# 功能和接口规范

描述硬件平台的各功能单元的功能、性能、接口。功能单元的范围包括硬件和底层软件，比如：电源供电单元、风扇框单元、IPMI管理单元、通用处理单元、交换网单元、BSP软件、算法、扣板等。

本章的开始可先对本硬件平台各功能单元的划分情况做必要的说明。

## 功能单元 1

### 功能

描述功能单元的功能。

### 性能

描述功能单元的技术参数，如：处理器的处理能力、交换网的交换能力、线路接口的带宽等。

### 接口

描述功能单元的硬件接口以及跟软件平台的接口，如内部的地址空间分布、中断处理机制、底层驱动的API等。

## 功能单元 2

### 功能

### 性能

### 接口

# 平台配置规范

## 硬件配置

描述硬件平台的配置要求。比如：对机柜、插框、单板、扣板、外购件、电源、风扇、多框级联等的配置要求。

## 软件配置

描述与本硬件平台相关的底层软件配置，比如：底层驱动软件、平台支撑软件、业务支撑软件。需指明读者，这部分软件跟DOPRA的区别。

## 典型应用示例

给出本硬件平台用作某种典型应用时的配置，便于读者理解4.1节和4.2节中提到的配置要求。

# 性能指标

结合硬件平台的应用领域，列出几种典型应用的关键性能指标，可以引用性能基线。

# 平台设计约束

描述可能限制开发人员选择的事项。

## 标准符合性

本节详细说明平台所采用的标准或规范的来源。如果项目采用了国际标准，应该说明国际标准及项目与标准的偏离情况。包括：顺从书。

## 硬件约束

描述本硬件平台自身的局限与约束，以及在不同产品领域应用时的约束，如：交换板只支持到5和6槽位的10G通道互连。

## 软件约束

描述硬件平台在不同的软件环境的要求，如操作系统、数据库方面的约束等。

## 技术限制

本节包括对使用特定技术的限制，如：当前硬件平台单槽位散热能力只有200W，受散热条件的限制，不支持性能更强的处理器单板。

# 待确定问题

本节描述遗留问题，包括与产品有分歧的部分。

# 附录

## 附录A

根据需要添加附录。

List of reference 参考资料清单：

Please list referred literature and related documents, format:

请罗列本文档所参考的有关参考文献和相关文档，格式如下：

Author + book name (or magazine, literature, document) + publishing company (or issue No., volume No., internal documentation ID) + publishing date + start and end page number,

作者＋书名（或杂志、文献、文档）＋出版社（或期号、卷号、公司文档编号）＋出版日期+起止页码

Examples:

例如：

1. D. B. Leeson, “A Simple Model of Feedback Oscillator Noise Spectrum,” Proc. IEEE, pp329-330, February 1966 （英文文章格式）
2. D. Wolaver, Phase-Locked Loop Circuit Design, Prentice Hall, New Jersey,1991 （英文书籍格式）
3. 王阳元，奚雪梅等，“薄膜SOI/CMOS SPICE电路模拟”，电子学报，vol.22，No.5，1994 （中文文章格式）
4. 郑筠，《MOS存储系统及技术》，科学出版社，1990 （中文书籍格式）
5. XXX，SDXXX用户手册 V1.1，基础部文档室，2001/4/26