

Master

clk

$cw_link_rx[31:0]$

D1

D2

D3

D4_1

D4_2

D4_3

$cw_req_vector_rx[7:0]$

0x00

0x01

0x00

0x02

0x04

0x00

0x08

$cw_ack_vector_rx[7:0]$

0x00

0x01

0x00

0x02

0x04

0x00

0x08

