

# Jose L. Honorato

---

## Estudios

- Junio 2010 -  
Agosto 2011    **Magíster en Ciencias de la Ingeniería, PUC, Santiago, Chile.**
- Marzo 2005 -  
Junio 2010    **Ingeniero Civil Electricista, PUC, Santiago, Chile.**

---

## Experiencia

- Julio 2011 -  
Presente    **Ingeniero I+D - Co-fundador, Satelinx, Santiago, Chile.**
  - Diseño de hardware, enfocado en equipos GPS y de comunicación satelital Iridium.
  - Responsable de la programación de firmware de los equipos, el diseño de PCB y testing automático de software y hardware. Trabajo mano a mano con el equipo de manufactura.
- Agosto 2011  
- Presente    **Profesor part-time, Departamento de Computación, PUC, Santiago, Chile.**
  - Profesor del curso "Laboratorio de Arquitectura de Computadores". Aprendizaje de software embebido, con plataformas como msp430, Raspberry Pi, BeagleBoard. Responsable del re-diseño del curso para el uso de tecnologías más actuales.
- Junio 2010 -  
Agosto 2011    **Investigador, Centro de Imágenes Biomédicas, Santiago, Chile.**
  - Diseño de un algoritmo de procesamiento de imágenes para generar mejores diagnósticos en imágenes con grasa y agua.
  - Trabajo publicado en la mejor revista internacional de imágenes resonancia magnética.
- Verano 2010    **Software Engineering Intern, Infosys, Bangalore, India.**
  - Desarrollo de un plan de negocios relacionado a la publicidad en dispositivos móviles.

---

## Otros proyectos

- Co-fundador Mobile and Embedded Computing Laboratory. Primera institución chilena aceptada en el iPhone Developer University Program.
- Participante de The Sika Solar Experience. Invitado por Sika A.G. a visitas a plantas fotovoltaicas alrededor de Europa.

---

## Habilidades profesionales

- Lenguajes: C (2 años), Matlab (4 años), Python (2 años), C# (4 años), Bash (1 año)
- Hardware: PCB layout, diseño RF. Protocolos: SPI, I2C, USB, UART.
- Plataformas: Mac OS X (unix) y Ubuntu Linux
- Misc: Procesamiento de imágenes, integración de sensores.

---

## Premios

- Mejor Ingeniero Eléctrico, *Colegio de Ingenieros*, Junio 2012
- Magna Cum Laude Award, *ISMRM*, Mayo 2012
- Mejor Tesis de Ingeniería Eléctrica, *Depto. Ingeniería Eléctrica*, Sept. 2011
- Best Intern, *Infosys*, Marzo 2010

---

## Extras

- o LinkedIn: <http://www.linkedin.com/in/jlhonora>
- o Github: <http://github.com/jlhonora>
- o Satelinx: <http://satelinx.com>
- o Copia de mi CV: <http://github.com/jlhonora/resume>

Escanea el código  
para tener mi contacto

