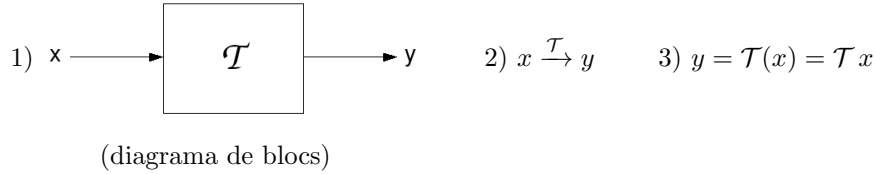


## Tema 2. Sistemes

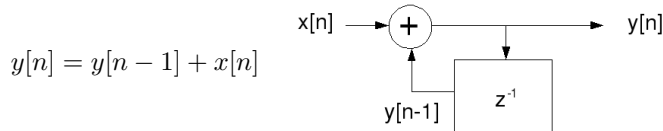
S'anomena **sistema** a qualsevol dispositiu o algoritme que modifica un senyal (entrada) per obtenir-ne un nou senyal (sortida) seguint alguna regla ben definida (és a dir, no es tracta d'una modificació aleatòria del senyal).

**Notació.** Per denotar que un sistema  $\mathcal{T}$  transforma un senyal d'entrada  $x$  en un senyal de sortida  $y$  ho podem fer de 3 maneres:



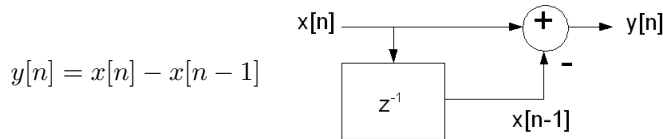
Exemples de sistemes:

- Acumulador



De manera equivalent es pot escriure:  $y[n] = \sum_{k=-\infty}^n x[k]$

- Diferenciador



- $y[n] = \max(x[n], x[n-1])$

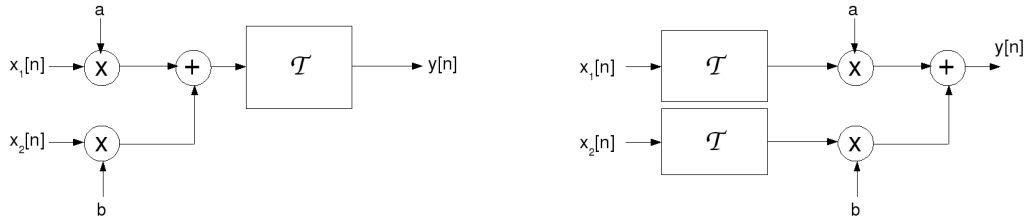
### Classificació dels sistemes

- Sistemes lineals i no lineals. Un sistema  $\mathcal{T}$  es diu **lineal** si verifica que

$$\mathcal{T}(ax_1[n] + bx_2[n]) = a\mathcal{T}(x_1[n]) + b\mathcal{T}(x_2[n])$$

per a qualsevol parell de senyals d'entrada  $x_1[n]$  i  $x_2[n]$  i qualssevol escalars  $a$  i  $b$ .

Si un sistema  $\mathcal{T}$  és lineal llavors els següents diagrames de blocs són equivalents:



Exemples:

lineals	no lineals
$y[n] = Ax[n]$	$y[n] = Ax[n] + B$
$y[n] = nx[n]$	$y[n] = nx[n] + B$
$y[n] = x[n^2]$	$y[n] = x^2[n]$
$y[n] = e^n x[n]$	$y[n] = e^{x[n]}$

Propietat dels sistemes lineals (**principi de superposició**):

$$\mathcal{T}\left(\sum_{k=1}^M a_k x_k[n]\right) = \sum_{k=1}^M a_k y_k[n]$$

on  $y_k[n] = \mathcal{T}x_k[n]$ , ( $k = 1, \dots, M$ ).

- Sistemes variants i invariants en el temps. Un sistema es diu **invariant en el temps** si a una entrada retardada en el temps li correspon una sortida amb el mateix retard temporal. És a dir:

$$\text{si } y[n] = \mathcal{T}(x[n]) \quad \text{llavors} \quad y[n-k] = \mathcal{T}(x[n-k])$$

Si un sistema  $\mathcal{T}$  és invariant en el temps llavors els següents diagrames de blocs són equivalents:



Exemples:

invariants en temps	no invariants
$y[n] = x[n] - x[n-1]$	$y[n] = nx[n]$
$y[n] = Ax[n] + B$	$y[n] = x[-n]$

- Sistemes causals i no causals. Un sistema es diu **causal** si la seva sortida en l'instant  $n$  no depèn de les entrades en els instants de temps  $n+1, n+2, \dots$ .

Exemples:

causals	no causals
$y[n] = x[n] + x[n-5]$	$y[n] = x[n] + x[n+5]$
$y[n] = ax[n]$	$y[n] = ax[-n]$
$y[n] = x^2[n]$	$y[n] = x[n^2]$
$y[n] = 3x[n]$	$y[n] = 3x[2n]$

**Observació:** en sistemes que treballen en temps real (el processament es fa a mida que arriben els senyals d'entrada) no és possible conèixer els valors futurs de l'entrada, per la qual cosa aquest sistemes només poden ésser causals.

- Sistemes estables i inestables. Un sistema es diu **estable** si dona sortides fitades a entrades fitades.

Exemples:

estables	inestables
$y[n] = ax[n]$	$y[n] = \sum_{k=0}^{\infty} x[n-k]$
$y[n] = \max\{x[k] \mid k \leq n\}$	$y[n] = x[n] + y^2[n-1]$

- Sistemes estàtics i dinàmics. Un sistema es diu **estàtic** o **sense memòria** si la seva sortida en l'instant  $n$  no depèn de valors de l'entrada en instants anteriors ni posteriors a  $n$ .

Exemples:

estàtics	dinàmics
$y[n] = ax[n]$	$y[n] = x[n] + 2x[n-1]$
$y[n] = 3nx[n] + ax^2[n]$	$y[n] = \sum_{k=0}^n x[n-k]$
$y[n] = 5x[n] + 2n$	$y[n] = \sum_{k=0}^{\infty} x[n-k]$

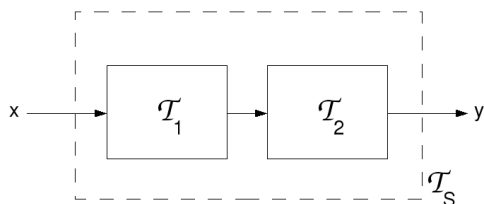
## Interconnexió de sistemes

Els sistemes es poden interconnectar per a formar sistemes majors. Les dues formes bàsiques d'interconnectar dos sistemes són:

- En **sèrie** (o en **cascada**). Donats dos sistemes  $\mathcal{T}_1$  i  $\mathcal{T}_2$ , l'interconnexió en sèrie de  $\mathcal{T}_1$  i  $\mathcal{T}_2$  dona lloc a un nou sistema  $\mathcal{T}_S$  tal que  $\mathcal{T}_S = \mathcal{T}_2\mathcal{T}_1$ , és a dir:

$$\mathcal{T}_S(x[n]) = \mathcal{T}_2(\mathcal{T}_1(x[n]))$$

gràficament:

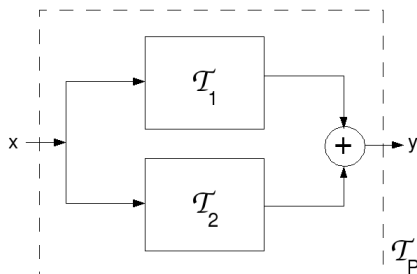


Propietat: en general  $\mathcal{T}_2\mathcal{T}_1 \neq \mathcal{T}_1\mathcal{T}_2$ .

- En **paral·lel**. Donats dos sistemes  $\mathcal{T}_1$  i  $\mathcal{T}_2$ , l'interconnexió en paral·lel de  $\mathcal{T}_1$  i  $\mathcal{T}_2$  dona lloc a un nou sistema  $\mathcal{T}_P$  tal que  $\mathcal{T}_P = \mathcal{T}_1 + \mathcal{T}_2$ , és a dir:

$$\mathcal{T}_P(x[n]) = \mathcal{T}_1(x[n]) + \mathcal{T}_2(x[n])$$

gràficament:



Propietat:  $\mathcal{T}_1 + \mathcal{T}_2 = \mathcal{T}_2 + \mathcal{T}_1$ .

**Anàlisi de sistemes sineals i invariants en el temps (LTI)** Els sistemes que són a la vegada lineals i invariants en el temps es denoten amb les sigles LTI (*linear time-invariant*) i són especialment importants en Processament del Senyal perquè el seu funcionament es pot caracteritzar fàcilment en funció de la seva resposta a un senyal delta de Dirac.

Sigui  $\mathcal{T}$  un sistema LTI i sigui  $x[n]$  un senyal d'entrada qualsevol. Hem vist en el tema anterior que  $x[n]$  es pot escriure en termes de la delta de Dirac d'acord amb la fórmula  $x[n] = \sum_{k=-\infty}^{+\infty} x[k]\delta[n-k]$ , de manera que la resposta del sistema a l'entrada  $x[n]$  és:

$$\begin{aligned} y[n] &= \mathcal{T}(x[n]) = \mathcal{T}\left(\sum_{k=-\infty}^{+\infty} x[k]\delta[n-k]\right) = \\ &= (\text{per linealitat}) = \sum_{k=-\infty}^{+\infty} x[k]\mathcal{T}(\delta[n-k]) = \\ &= (\text{per invariància en el temps}) = \sum_{k=-\infty}^{+\infty} x[k]h[n-k] \end{aligned}$$

on  $h[n] = \mathcal{T}(\delta[n])$ , la resposta del sistema a una delta de Dirac.  $h[n]$  es coneix com **resposta impulsional del sistema**.

Si observam el resultat anterior i recordam la definició de convolució veurem que

$$y[n] = x[n] * h[n]$$

És a dir, **la sortida d'un sistema LTI és igual a la convolució del senyal d'entrada per la resposta impulsional del sistema**. Per aquest motiu deim que la resposta impulsional caracteritza totalment el sistema LTI. Si coneixem  $h[n]$  podrem conèixer la resposta a qualsevol senyal d'entrada.

Propietats dels sistemes LTI:

- Un sistema LTI és causal si i només si  $h[n] = 0 \quad \forall n < 0$ .
- Un sistema LTI és estable si i només si  $\sum_{n=-\infty}^{+\infty} |h[n]| < \infty$ .
- La interconnexió en sèrie de dos sistemes LTI és commutativa, és a dir  $\mathcal{T}_1\mathcal{T}_2 = \mathcal{T}_2\mathcal{T}_1$ .

Classificació dels sistemes LTI segons la duració de la seva resposta impulsional:

- Sistemes FIR (*finite-duration impulsional response*). Són aquells en què la resposta impulsional val zero fora d'un cert interval de temps. En particular, per a un sistema FIR causal tenim que

$$h[n] = 0 \quad \text{si } n < 0 \quad \text{i } n \geq M$$

per a algun valor de  $M$  finit. De manera que la sortida d'aquest tipus de sistemes es pot escriure com:

$$y[n] = \sum_{k=0}^{M-1} x[k]h[n-k] = \sum_{k=0}^{M-1} x[n-k]h[k]$$

- Sistemes IIR (*infinite-duration impulsional response*). En aquest cas la resposta impulsional no s'anul·la fora de cap interval i la sortida del sistema s'escriu com un sumatori infinit de valors.

### Sistemes LTI descrits per equacions en diferències finites

Els sistemes FIR són *realitzables* (es poden implementar amb un ordinador o circuit digital) ja que impliquen un nombre finit d'operacions i d'espais de memòria. En canvi, els sistemes IIR semblen irrealitzables ja que es necessiten, en principi, infinites operacions i espai de memòria. No obstant, hi ha un tipus de sistemes IIR, anomenats sistemes IIR **recursius** (o realimentats), que són realitzables si involucren un nombre finit d'operacions.

En general, un sistema recursiu realitzable és aquell en què la seva sortida es pot escriure en funció d'un nombre finit de les entrades i de les sortides anteriors:

$$y[n] = F(y[n-1], y[n-2], \dots, y[n-N], x[n], x[n-1], \dots, x[n-M])$$

Un sistema es diu **no recursiu** si la seva sortida només depèn de les entrades:

$$y[n] = F(x[n], x[n-1], \dots, x[n-M])$$

Els sistemes FIR causals són sistemes no recursius.

La sortida d'alguns sistemes recursius es pot calcular de manera explícita resolent una **equació en diferències finites**. Una altra tècnica de càlcul es basa en la **transformada Z**, que estudiarem en el tema següent.

### Estructures per a la realització de sistemes LTI descrits per equacions en diferències

El diagrama de blocs corresponent a l'equació en diferències

$$y[n] = - \sum_{k=1}^N a_k y[n-k] + \sum_{k=0}^M b_k x[n-k]$$

es mostra en la figura 1-(a). Per la propietat commutativa de la connexió en sèrie dels sistemes LTI ( $\mathcal{T}_1\mathcal{T}_2 = \mathcal{T}_2\mathcal{T}_1$ ), aquest diagrama és equivalent al de la figura 1-(b), que és equivalent al de la figura 1-(c). En aquest darrer diagrama el nombre d'operacions de retard és menor que en els diagrames anteriors, per la qual cosa es considera que la realització del sistema és més eficient. La realització de l'esquerra s'anomena **forma directa** del sistema mentre que la de la dreta es diu **forma canònica**.

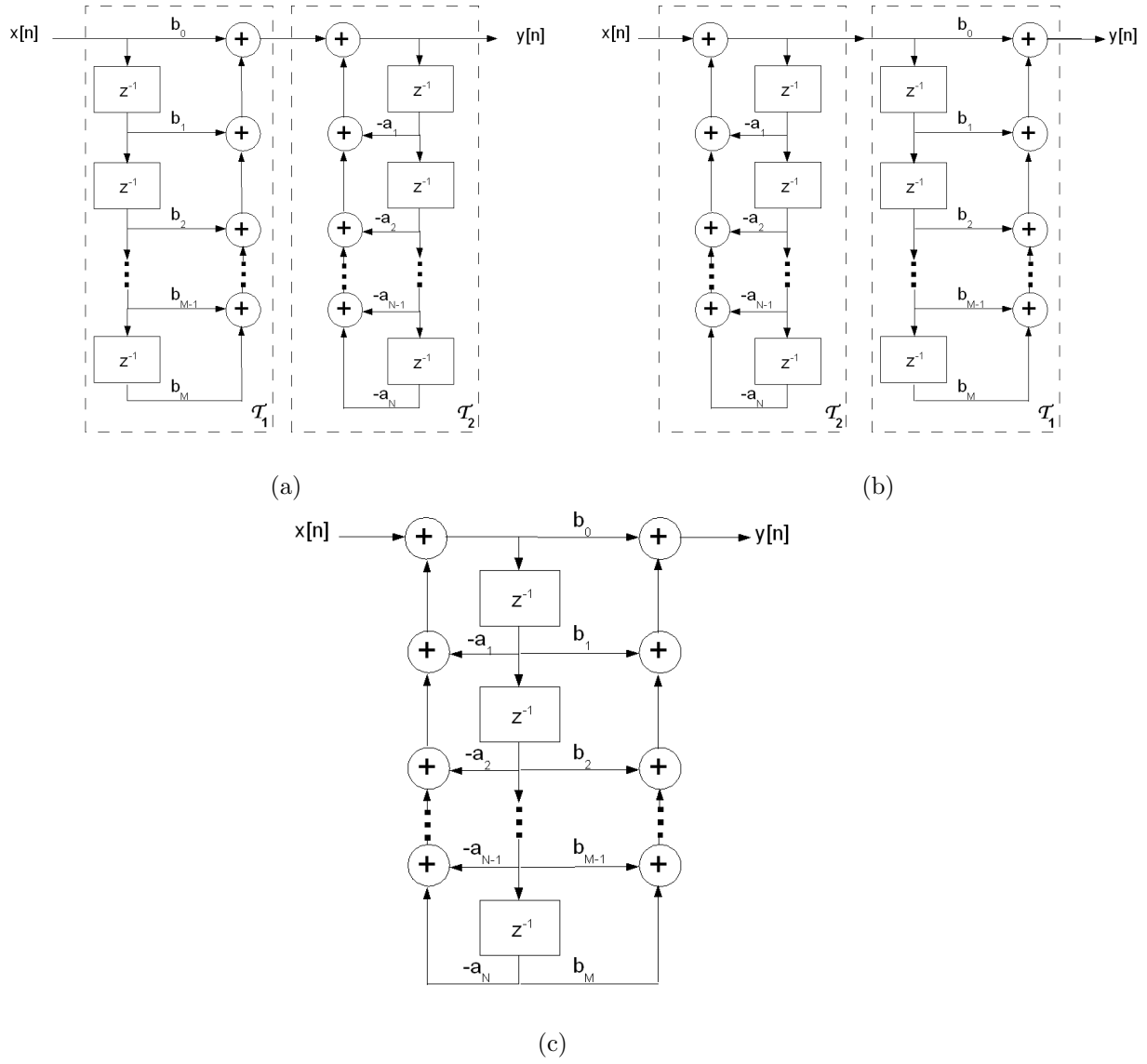


Figura 1: (a) forma directa. (b) commutació de les estructures del diagrama anterior. (c) forma canònica.