

 <b>UTEC</b> <small>UNIVERSIDAD DE INGENIERÍA Y TECNOLOGÍA</small>	Rubrica de Evaluación			
<b>Competencia</b>	Formular, Sintetizar e implementar en un protoboard y VHDL funciones lógicas combinatorios			
<b>Curso</b>	Circuitos digitales	Ciclo	4	
<b>Actividad</b>	Laboratorio 1 Circuitos combinatorios	Semana	1	
<b>Nombre y apellido del Alumno</b>	juan Llanos		Periodo	2017-2
<b>Sección:</b>	1.01	Fecha		Profesor Oscar Ramos

### Documentos de evaluación

Criterios de evaluación	Excelente	Bueno	Requiere Mejora	No aceptable
<b>TEST DE ENTRADA</b>				
Grado de conocimiento del tema del laboratorio y del procedimiento	4	3	2	1 0
<b>SESIÓN DE LABORATORIO</b>				
Implementa y prueba el circuito lógico AND-OR	4	3	2	1 0
Implementa y prueba el circuito NAND	4	3	2	1 0
Implementa y prueba el circuito lógico final	4	3	2	1 0
<b>INFORME DE TRABAJO DE EQUIPO</b>				
Presenta el informe puntualmente de acuerdo a lo establecido	2	1	0	0
<b>ACTITUDES</b>				
Participa con entusiasmo y seguridad (Puntualidad, intervenciones, orden, limpieza y redacción.) Culmina el laboratorio en el tiempo previsto.	2	1	0	0
<b>PUNTAJE TOTAL</b>	12			
Comentario al alumno	Estos son los comentarios para el alumno			

### Descripción de la evaluación

Excelente	Completo entendimiento y realización de la actividad, cumpliendo todos los requerimientos
Bueno	Entiende y realiza la actividad cumpliendo la mayoría de los requerimientos
Requiere Mejora	Bajo entendimiento de la actividad cumpliendo pocos requerimientos
No aceptable	No demuestra entendimiento de la actividad