

	Rubrica de Evaluación			
<b>Competencia</b>	Formular, Sintetizar e implementar en un protoboard y VHDL funciones lógicas combinatorios			
<b>Curso</b>	Circuitos digitales	Ciclo	4	
<b>Actividad</b>	Laboratorio 1 Circuito Combinatorio	Semana	1	
<b>Nombre y apellido del Alumno</b>	juan	Periodo	2017-2	
Sección:		Fecha		Profesor Oscar Ramos

#### Documentos de evaluación

Criterios de evaluación	Excelente	Bueno	Requiere Mejora	No aceptable
TEST DE ENTRADA				
Grado de conocimiento del tema del laboratorio y del procedimiento	4	3	2	0
Sesión de Laboratorio				
Implementa y prueba el circuito lógico AND-OR	4	3	2	0