<u>Definición del proyecto</u> <u>Simulador de circuitos lógicos distribuidos</u>

Índice de contenido

Cronograma	
División De Tareas	
Reporte De Avance	
Conclusión	

Cronograma

27 Octubre:

- Pantallas
- Diagrama de clases
- División de tareas

3 Noviembre:

- Circuito
- Ventana Principal
- Persistencia
- Socket y Thread

10 Noviembre:

- Simulación
- Pruebas de persistencia
- Dibujar compuertas

17 Noviembre:

- SOAP
- Modelo cliente
- Funcionalidad compuertas (rotar,mover,etc)
- Tabla lógica

24 Noviembre:

- Servidor
- Imprimir
- Integración
- Controlador

1 Diciembre:

- Pruebas
- Preentrega

8 Diciembre:

- Bugs
- Instalador
- Documentación

15 Diciembre:

• Entrega Final

División De Tareas

	Juan Moneti	Giovanni Opromolla	Diego Saez
Circuito			X
Vista	X		
Persistencia		X	
Controlador	X		
SOAP		X	
Simulación			X
Modelo Cliente			X
Servidor		X	
Integración	X	X	X
Documentación	X	X	X
Pruebas	X	X	X

Reporte De Avance

Conclusión