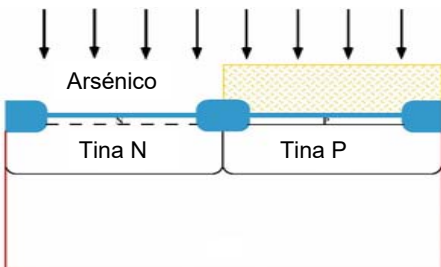


Implantación iónica para ajuste de  $V_{TH}$  de transistor NMOS



Implantación iónica para ajuste de  $V_{TH}$  de transistor PMOS