

Entrada lógica	Voltaje de entrada	Salida lógica	Voltaje de salida
A=0, B=0	$V_A=0, V_B=0$	1	V_{DD}
A=0, B=1	$V_A=0, V_B=V_{DD}$	1	V_{DD}
A=1, B=0	$V_A=V_{DD}, V_B=0$	1	V_{DD}
A=1, B=1	$V_A=V_{DD}, V_B=V_{DD}$	0	0