EJERCICIO Zdo Parcial-Bonificación Circuito RLC Demostow que RLC en Serie es Lineal 1年) Sea Vill) = LC d2 Velt) + Red Velt) + Velt) Vect) = f(Vict), R, L,C) J(E)= Ui(t) = aiVi(t) +azVz(t) (+) Ê 1) Para Xi(t) = Vei(t) (1) Xi(t) = LC de Ver(t) + Rc d Ver(t) + Ver(t) 2 Cuando Xii(t) = Vcz(t) (11) Xii(t) = LC d2 Vcz(t) + RC d Vcz(t) + Vcz(t) di Xi (t) + aii Xii (t) ai Vc, (t) +aii Vcz (t) ai Xi (t) + aii Xii (t) = LC de (ai Va (t) + aii Vez (t) +RC(aiVer(t)... faii Ver(t) + (aiVer(t) +aii Vez(b) · Propieded de linealidad de la dorivada = ailcd Vailt) +aii Lcd Vaz (+) +ai Rcd Vail)

+ aii PC d Vc2(t) + ai Vc1(t) + aii Vc2(t) · Ahora aplicando factorización tenemos: = ai (Lc de Voice) + Rc d Voice) +ai Voice) + + aii (LC d2 Vcz(+) + RC d Vcz(+) + aii Vcz(+)) = a: Xi(t) + aiiXiI(t) · (a: Xi(t) + a:i Xii(t) = a: Vc(c) + a:i Xii(t) El Sistema comple con la prop de linealidad A (E) Si Vi(t) = Xi(t) -> Vc(t) = Vci(t) $V_{i}(t) = X_{ii}(t) \rightarrow V_{c}(t) = V_{Cz}(t)$ Por lo tento El circuito RLC es lineal de modo que: Vi(t) = aixi(t) +aii xii(t) | Vc(t)=aivei(t) +aii Vez(t)