



原创 mu_guang_ 于 2020-11-07 21:11:41 发布 阅读量9.8k 收藏 38 点赞数 5
分类专栏: 软件使用



软件使用 专栏收录该内容

1 订阅 5 篇文章

目录

1. 使用流程
2. 相关参数
3. 具体例子

1. 使用流程

VCS的具体功能是编译文件，包括C和CPP文件，v和sv文件，编译结束后再生成可执行文件simv。

2. 相关参数

-full64 : VCS以64位运行
-sverilog: 如果你的文件后缀名用的是.sv, 那么编译时要加上该参数
-cpp g++-4.8 : 要根据的VCS的版本寻找对应的G++的版本
-cc gcc-4.8: 对应gcc的版本
-LDFLAGS : 这个参数和后面的参数不写有时还会报错, 指用GCC等 编译器 中的一些优化参数
-Wl, --no-as-needed: 把用户指定的链接库全部写入可执行文件中, 而不是依赖的库写入
-debug_all: 这个参数是肯定需要的
-rdynamic: 指示需要加载的动态库
-R: 表示在编译完成之后自动运行仿真
-f: filelist.f文件, 用于表示所有源文件
-o: 指定输出的可执行文件的名字, 缺省是simv

3. 具体例子

Makefile

```
1 compile:
2     vcs \
3     -full64 \
4     -sverilog \
5     -cpp g++-4.8 \
6     -cc gcc-4.8 \
7     -LDFLAGS \
8     -Wl, --no-as-needed \
9     -debug_all \
10    -rdynamic \
11    -P ${LD_LIBRARY_PATH}/novas.tab \
12    ${LD_LIBRARY_PATH}/pli.a \
13    -f filelist.f \
14    +vcs+lic+wait \
15    -timescale=1ns/1ps \
16    -l compile.log
17
```

例子中加入-cpp和-cc的主要原因是用的VCS2016.06, 而我电脑里用gcc7.5, 所以在下载完gcc4.8之后需要显性的表示出vcs调用GCC的版本。之后动一些参数也是因为同样的原因, 如果不加-Wl,--no-as-needed会显示其他动态库找不到 函数 声明, 因此需要我们链接的时候把一些链接库直接添加到文件中。

VCS仿真教程(一): Verilog+波形+Makefile

目录Verilog文件VCS仿真DVE查看波形利用Makefile自动化仿

VCS使用总结



mu_guang_

5



38

0

分享





新手教程01: 逻辑仿真工具VCS的基础使用_VCS使用教程

利用图形化界面的方法使用VCS 1. 新建文件夹,存放需要仿真的Verilog源代码和testbench测试文件 2. 使用cd命令进入该文件夹路径下,对需要编译的文件生成file.list文件 3

第二章使用VCS_vcs snapshot

使用VCS模拟器 在cluster平台中管理应用 在一个应用被置于VCS控制下,你必须改变你的管理行为,2中基础管理的方法: 1. 使用VCS来开始和停止服务组和资源 2. 当你正在

VCS简明使用教程

VCS简明使用教程: 编译, 仿真, 调试, 覆盖率分析...等

VCS学习 最新发布

po_poo的

大的项目波形文件很占内存与影响速度, 所以产生了VCD波形文件, 记录寄存器的值, 层次等; make clean -> make com -> make sim -> dve & (或者dve -dvp vcdplus.v

简易VCS+verdi使用【3】_verdi打开vcd文件

简易VCS+verdi使用【3】 本文介绍了如何使用VCS进行仿真并利用verdi查看波形,从编写mux.v和test_mux.v文件开始,通过vcs仿真生成fsdb文件,接着用verdi打开fsdb文件

使用VCS2008编译Windriver工程_windriver 可以用visual studio 编译...

使用VCS2008编译Windriver工程 前面折腾了那么久,现在终于可以进入代码阶段了。遵照Windriver的quick start guide,本文也以显卡为例。 首先:打开Windriver,找到目标设

VCS使用中文教程.pdf

VCS使用中文教程

IC-工具篇--VCS使用教程-卷一 (20200328)

ciscomonkey的

文章目录0.引言1.知识要求2.VCS simulation basics (基础操作) 3、Compile-time option examples(VCS可选项的介绍)4、 VCS Simulation Command Format (simv的可

vcs整理_vcs oracle

VCS配置Oracle双机 现在开始介绍一下利用VCS来配置oracle双机的过程: a)创建数据文件使用的共享存储(在system1上面执行下列5个命令): i. # vxvg init oracleDG c0t0d

VCS使用学习_vcs +define

vcs常用的命令选项: -cm line|cond|fsm|tg|obc|path设定coverage的方式 +define+macro=value+预编译宏定义 -f filenameRTL文件列表 +incdir+directory+添加include 文件

VCS工具的基本使用 (一) 热门推荐

Junluoyu的

VCS是在linux下面用来进行仿真看波形的工具, 类似于windows下面的modelsim以及questasim等工具, 以及quartus、vivado仿真的操作。 1.vcs的基本指令 vcs的常见指

VCS使用教程

weixin_43045092的

vcs是synopsys的仿真器, 基于Linux系统, 有命令行模式和图形化模式, 图像化模式是dve vcs要使用图形化界面dve, 必须先编译得到vpd文件 编译命令: vcs verilog.v [

VCS命令使用详解_vcs 输出目录

VCS命令使用详解 VCS是Synopsys公司的仿真工具. VCS对verilog模型进行仿真包括两个步骤: 1. 编译verilog文件成为一个可执行的二进制文件命令为: \$> vcs source_file

VCS中文教程

总结而言, VCS在现代数字电路设计验证中扮演着至关重要的角色。掌握VCS的使用方法以及对验证流程有深入的理解, 是数字电路设计工程师必备的技能之一。通过本

VCS教程-1,2.docx

通过学习《VCS教程-1,2.docx》, 用户不仅可以掌握如何使用VCS进行高效的仿真和调试工作, 还能够深入理解设计验证的多个层次, 从而全面提升自己的设计能力。无

2019.06VCS SystemC User Guide.pdf

总结来说, 用户指南中介绍的VCS SystemC联合仿真技术使得设计者能够在系统级仿真中融合使用Verilog和SystemC语言, 并通过Synopsys公司的VCS工具进行高效的仿

VCS 视频教程 笔记 第四课

qq_38453556的

第四课 Debugging simulation mismatches if (data == 3)是判断语句, 而误写成 if(data = 3)就会先把值赋给data, 再判断data是否为3, 因此判断语句永远为真。 用(3 == d

vcs学习教程

weixin_34288121的

VCS学习(6) 后仿 Fast Gate-level verification VCS学习(5)-Code Coverage VCS学习(4) makefile VCS学习(3)-fast RTL-level simulation VCS学习(2)debug simulation misn

IC开发——VCS基本用法

飞鹤的程序员

VCS是编译型verilog仿真器, 处理verilog的源码过程如下: VCS先将verilog/systemverilog文件转化为C文件, 在linux下编译链接生成可执行文件, 在linux下运行simv即可

VCS入门教程(一) VCS介绍+流程示例

weixin_44857476的

内容在有道云笔记, 点击查看 作者: 爱吃鱼的噉大喵, 知乎同号, 一个转行的ICer

VCS入门教程(二)

sinat_41774721的

文章目录一、使用系统函数二、使用UCLI (用户命令行接口)三、使用DVE 本文主要介绍VCS进行verilog代码debug的基本方法 一、使用系统函数 首先我们在编写verilog模

新手教程01: 逻辑仿真工具VCS的基础使用

weixin_43414549的

基础的vcs的使用方法——图形化界面操作, 适合初学者和小白。

VCS经典教程

非常详细的VCS工具教程, 快来下载吧, VCS仿真, 讲解各个指令, 详细, 你可以看看

vcs仿真教程

vcs仿真教程



mu_guang_

5



38

0

分享




公安备案号11010502030143 京ICP备19004658号 京网文〔2020〕1039-165号 经营性网站备案信息 北京互联网违法和不良信息举报中心

家长监护 网络110报警服务 中国互联网举报中心 Chrome商店下载 账号管理规范 版权与免责声明 版权申诉 出版物许可证 营业执照

©1999-2024北京创新乐知网络技术有限公司



mu_guang_
码龄9年 暂无认证

97	4万+	58万+	31万+	
原创	周排名	总排名	访问	等级
2873	535	343	52	2561
积分	粉丝	获赞	评论	收藏



私信

关注



搜博主文章



热门文章

- IC常用知识4-静态功耗和动态功耗 32684
- IC常用基础知识1-setup time和hold time 总结 30978
- xdma使用小结 22761
- 同步FIFO和异步FIFO总结 19848
- IC基础知识3-输入阻抗和输出阻抗 11081

分类专栏

-  Vivado使用
-  CPU 3篇
-  IC基础知识 28篇
-  IC面试
-  通信协议 7篇
-  verilog 编程题 5篇

最新评论

- VCS编译xilinx IP核
- m0_63672295: 我出现的报错跟up主的第一个问题一样，但是我就是用管理员模式...
- 同步FIFO和异步FIFO总结
- m0_74152643: 为什么读指针要转两次g ...
- windows下modelsim调用DPI仿真C
- m0_64949189: 大佬，我遇到了问题5，但是没找到gcc4.5.0版本啊，请问你有吗
- 每日一题-3.28-sv



mu_guang_

5



38

0

分享





sisiuu: 博主问下，这个是什么书里面的呢 ...

最新文章

计算机算术3-整数加减法(前缀加法器)

计算机算术2-整数加减法(通用)

计算机算术1 - 数据表示

2021年 28篇

2020年 60篇

2019年 10篇

目录

目录

1. 使用流程
2. 相关参数
3. 具体例子



mu_guang_



👍 5



★ 38

💬 0

🔗 分享

