EJ 1						
Celda	Valor	Frame	Celda	Fromo	Mamorio Efeico do 23 Dutos (anda instrucción course 4 Duto)	
		Fiaille		Frame	Memoria Física de 32 Bytes (cada instrucción ocupa 1 Byte)	
0	a	1	0	10(2)	Frame Size: 4 Bytes	
1	b	0	1	11(3)	PC del CPU es 01101	
10	С	ļ	10	0		
11	d		11	1	RTA Ejercicio 1	
100	е				Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Memoria Física de 32 Bytes (cada instrucción ocupa 1	1 Byte)
101	f	1				
110	g	l '			Tamaño de página: Con 2 bit puedo direccionar 4 bytes o "instrucciones" n = 2 Frame Size: 4 Bytes	
111	h	1				
1000	i				p = m - n = 5 - 2 = 3	
1001	i	İ				
1010	k	2			Dirección Lógica: 01101> Pagina: 011 Desplazamiento: 01 PC del CPU es 01101	
1011		1			Direction Edgica. V1101—1 Tagnia. V11 Despiazamento.	
-						
1100	m	ŀ			Mirando la Page Table vemos que la página "3" (011 en binario) está cargada en el <u>Frame</u> "1" (001 en binario)	
1101	n	3				
1110	0				Dirección Física> Frame + Desplazamiento = 001 + 01 = 00101> INST_h	
1111	р					
10000	INST_q					
10001	INST_r	4				
10010	INST_s	•				
10011	INST_t	1				
10100	INST_u					
10101	INST_v	1				
10110	INST_w	5				
10111	INST_x	t				
-		-	1			
11000	INST_y	1				
11001	INST_z	6				
11010	INST_0	Į.				
11011	INST_1					
11100	INST_2	1				
11101	INST_3	7				
11110	INST_4] '				
11111	INST_5	1				
FI2					PTA Figracia 2	
EJ 2		Frame			RTA Ejercicio 2	
EJ 2 Celda	Valor	Frame Size: 8	Celda	Frame	RTA Ejercicio 2	
	Valor		Celda	Frame	RTA Ejercicio 2 Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5	
	Valor	Size: 8	Celda	Frame 10(2)		
Celda 0	a	Size: 8	0	10(2)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5	
Celda 0	a b	Size: 8	0	10(2) 11(3)		
Celda	a b c	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes	
Celda 0 1 10 11	a b c d	Size: 8	0	10(2) 11(3)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5	
Celda 0 1 10 11 100	a b c d	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2	
Celda 0 1 10 11 100 101	a b c d e f	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes	
Celda 0 11 10 11 100 101 110	a b c d e f g	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01 Desplazamiento: 100	
Celda 0 1 10 11 100 101 110 111	a b c d e f	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el	
Celda 0 1 10 11 100 101 110 111 1000	a b c d e f g	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100 -> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario)	
Celda 0 1 10 11 100 101 110 110 11	a b c d e f g h i	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el	
Celda 0 10 10 11 100 101 110 110 1	a b c c d e f g h i j k	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100 -> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario)	
Celda 0 10 10 10 101 100 101 110 100 1001 1010 1011	a b c d e f g h i	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100 -> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario)	
Celda 0 10 10 11 100 101 110 110 1	a b c c d e f g h i j k	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100 -> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario)	
Celda 0 10 10 10 101 100 101 110 100 1001 1010 1011	a b c c d e f g h i i j k l l	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100 -> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario)	
Celda 0 11 10 11 100 101 110 110 110 110 11	a b c d e f g h i j k I m	Size: 8	0 1 10	10(2) 11(3) 0	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario) Dirección Física> Frame + Desplazamiento = 011 + 100 = 011100> INST_2	
Celda 0 11 100 111 1000 101 1110 1100 1001 1010 1011 1100 1101	a b c d e f g h i j k m n	Size: 8	9 1 10 11	10(2) 11(3) 0 1	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario) Dirección Física> Frame + Desplazamiento = 011 + 100 = 011100> INST_2	
Celda 0 11 10 11 100 101 111 1000 1001 1010 1010 1010 1010 1010 1010 1010 1010 1010	a b c c d e f f g h i i j k l l m n o p	Size: 8	0 1 10 11	10(2) 11(3) 0 1	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100 -> Pagina: 01	
Celda 0 11 10 11 100 101 110 1111 1000 1001 1011 1100 1101 1111 10000	a b c c d e f f g h i j k l l m n o p INST_q	Size: 8	0 1 1 10 11 11 Celda 0 1 1	10(2) 11(3) 0 1	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario) Dirección Física> Frame + Desplazamiento = 011 + 100 = 011100> INST_2	
Celda 0 11 100 101 110 100 101 111 1000 1001 1010 1010 1110 1110 1110 1110 11110 1110 1110 1110 110000 100001	a b c d e f g h i j k I m n o p INST_q INST_r	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m · n = 5 · 3 = 2 Dirección Lógica: 01100 -> Pagina: 01Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en elFrame "3" (011 en binario) Dirección Física> Frame + Desplazamiento = 011 + 100 = 011100> INST_2 RTA Ejercicio 3 Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 1 bit puedo direccionar 2 bytes o "instrucciones" n = 1 Frame Size: 2 Bytes	
Celda 9 11 10 111 100 101 110 110 110 1000 1001 1010 1110 1110 1111 10000 1001 1010 1110 1110 1110 1110 1100 10001	a b c c d e f f g h i i j k l i m n o p INST_q INST_r INST_s	Size: 8	0 1 1 10 11 11 Celda 0 1 1	10(2) 11(3) 0 1	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100 -> Pagina: 01	
Celda 0 11 10 10 111 100 101 110 110 1010 1011 1100 1111 1100 1111 10000 10011 1110 1111 10000 10011	a b c d e f g h i j k l m n o p INST_q INST_r INST_s INST_t	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 100 101 1100 101 1100 1001 1001	a b c c d e e f f g h i i j k l l m n n o p INST_q INST_T INST_S INST_t INST_t INST_u	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m · n = 5 · 3 = 2 Dirección Lógica: 01100 -> Pagina: 01Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en elFrame "3" (011 en binario) Dirección Física> Frame + Desplazamiento = 011 + 100 = 011100> INST_2 RTA Ejercicio 3 Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 1 bit puedo direccionar 2 bytes o "instrucciones" n = 1 Frame Size: 2 Bytes	
Ceida 0 11 100 101 110 110 110 110 110 110	a b c c d d e e f f g h i j k l l m n o p INST_q INST_r INST_t INST_t INST_t U INST_v	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m · n = 5 · 3 = 2 Dirección Lógica: 01100 -> Pagina: 01 Desplazamiento: 100 Mirando la Page Table vemos que la Página "1" (01 en binario) está cargada en el Frame "3" (011 en binario) Dirección Física> Frame + Desplazamiento = 011 + 100 = 011100> INST_2 RTA Ejercicio 3 Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 1 bit puedo direccionar 2 bytes o "instrucciones" n = 1 Frame Size: 2 Bytes p = m · n = 5 · 1 = 4 Dirección Lógica: 0011 0> Pagina: 0011 Desplazamiento: 0 PC del CPU es 00110	
Ceida 0 1 100 101 100 101 110 100 1001 1010 1010 1010 1001 1000 10010 10010 10010 10010 10010 10010 10010 10010 10010 10010	a b c c d d e f f g h i i j k l l l l l l l l l l l l l l l l l l	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 10 101 110 110 110 110 110 110 1	a b c d e f f g h i j k l m n o p INST_q INST_r INST_r INST_r INST_u INST_v INST_v INST_v INST_v INST_x	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 1 100 101 100 101 110 100 1001 1010 1010 1010 1001 1000 10010 10010 10010 10010 10010 10010 10010 10010 10010 10010	a b c c d d e f f g h i i j k l l l l l l l l l l l l l l l l l l	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 10 101 110 110 110 110 110 110 1	a b c d e f f g h i j k l m n o p INST_q INST_r INST_r INST_r INST_u INST_v INST_v INST_v INST_v INST_x	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 100 101 1100 101 1100 1001 1010 1001 1110 1100 1001 1111 10000 1001	a b c c d e e f f g g h i i j k l i m n o p INST_q INST_t INST_b	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 10 10 111 100 101 111 1000 1001 1010 1111 1100 1101 1110 1110 1101 1010 1001 1010	a b c d e f f g h i j k l m n o p INST_q INST_r INST_s INST_s INST_u INST_u INST_v INST_v INST_v INST_v INST_y INS	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 9 11 10 10 11 100 101 110 110 110 1010 1001 1010 1001 1000 1001 1000 1001 1001 1010 1001 1010 1011 11000 1101 11100 1101 11100 1101 11100 1101 11100 1101 11100 1101 11100 1101 11100 1101 11100 1101 11010	a b c c d e e f f g h i i j k l i m n o p i NST_r i NST_r i NST_r i NST_v i NS	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 100 101 1100 101 1100 1001 1010 1001 1100 1001 1100 1001 1001	a b c c d e e f f g g h i i j k l i m n n o p INST_q INST_t INST_t INST_v INST_w INST_v INST_w INST_v INST_z INST_v INST_z INST_	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 100 101 1100 101 1100 1001 1001	a b c c d e e f f g h i i j k l i m n o p l i i j k l i m n o i j k l i m n o i j k l i i i j k l i i i j k l i i i j k l i i i i j k l i i i i i j k l i i i i i i i i i i i i i i i i i i	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 100 101 110 100 101 111 1000 1001 1010 1011 1100 1101 1100 1001	a b c c d d e e f f g h i j k l i m n n o p lINST_q lINST_t lINST_t lINST_t lINST_v lI	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	
Ceida 0 11 100 101 1100 101 1100 1001 1001	a b c c d e e f f g h i i j k l i m n o p l i i j k l i m n o i j k l i m n o i j k l i i i j k l i i i j k l i i i j k l i i i i j k l i i i i i j k l i i i i i i i i i i i i i i i i i i	Size: 8	0 1 1 10 11 11 11 11 11 11 11 11 11 11 1	10(2) 11(3) 0 1 1 Frame 10(2) 101(5) 1000 (8)	Espacio de direcciones lógico: Con 5 bits puedo direccionar 32 bytes m = 5 Tamaño de página: Con 3 bit puedo direccionar 8 bytes o "instrucciones" n = 3 Frame Size: 8 Bytes p = m - n = 5 - 3 = 2 Dirección Lógica: 01100> Pagina: 01	