

UNIVERSIDADE FEDERAL DA PARAÍBA

INTRODUÇÃO À MICROELETRÔNICA

Atividade 6

Professor:
Hugo Cavalcante

Aluno:
João Wallace Lucena Lins
20180027213

8 de outubro de 2023

1 Latch D

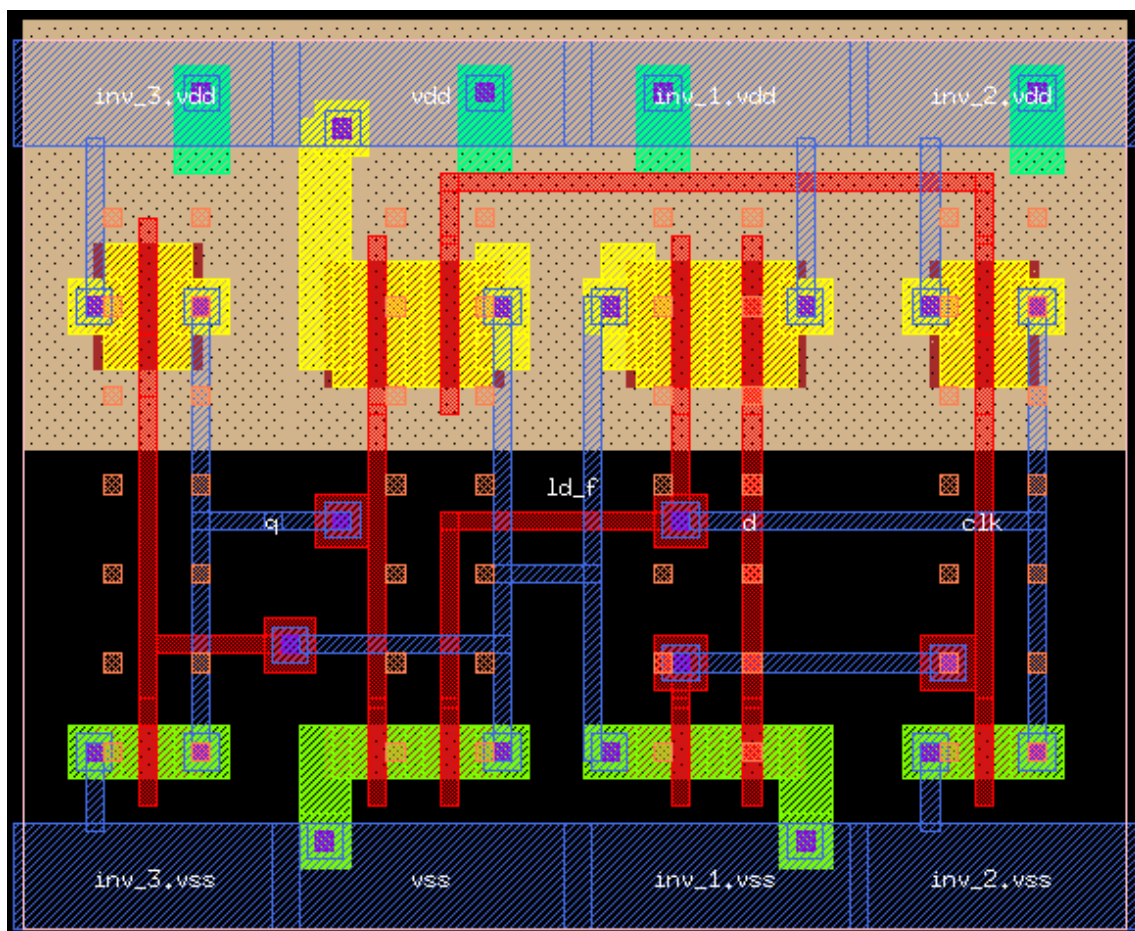


Figura 1: Layout físico do Latch D.

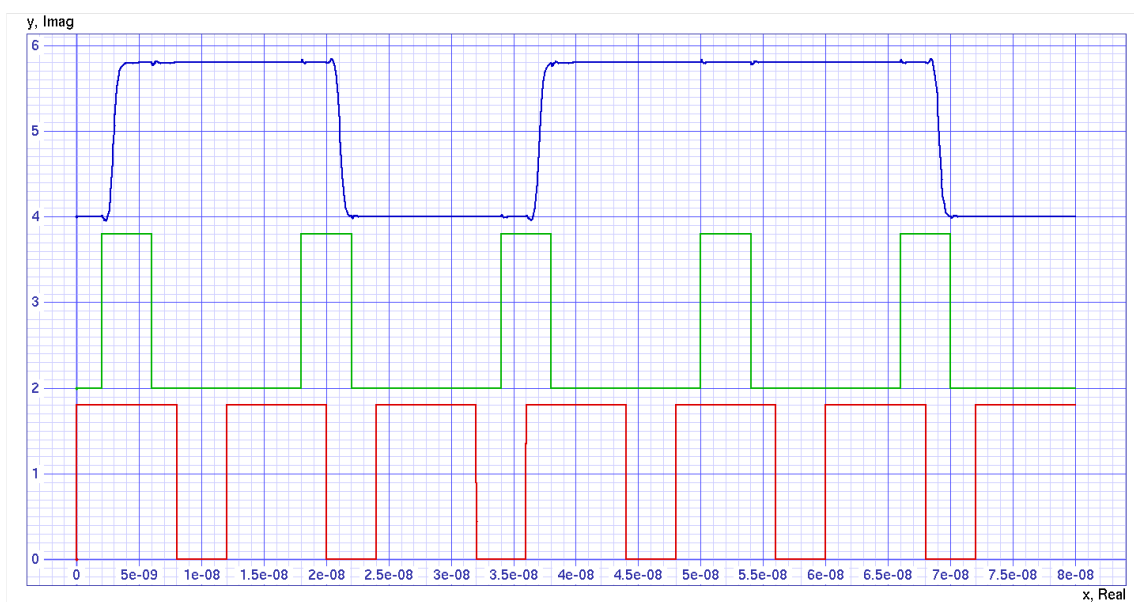


Figura 2: Simulação do funcionamento do Latch D.

2 Flip-Flop D

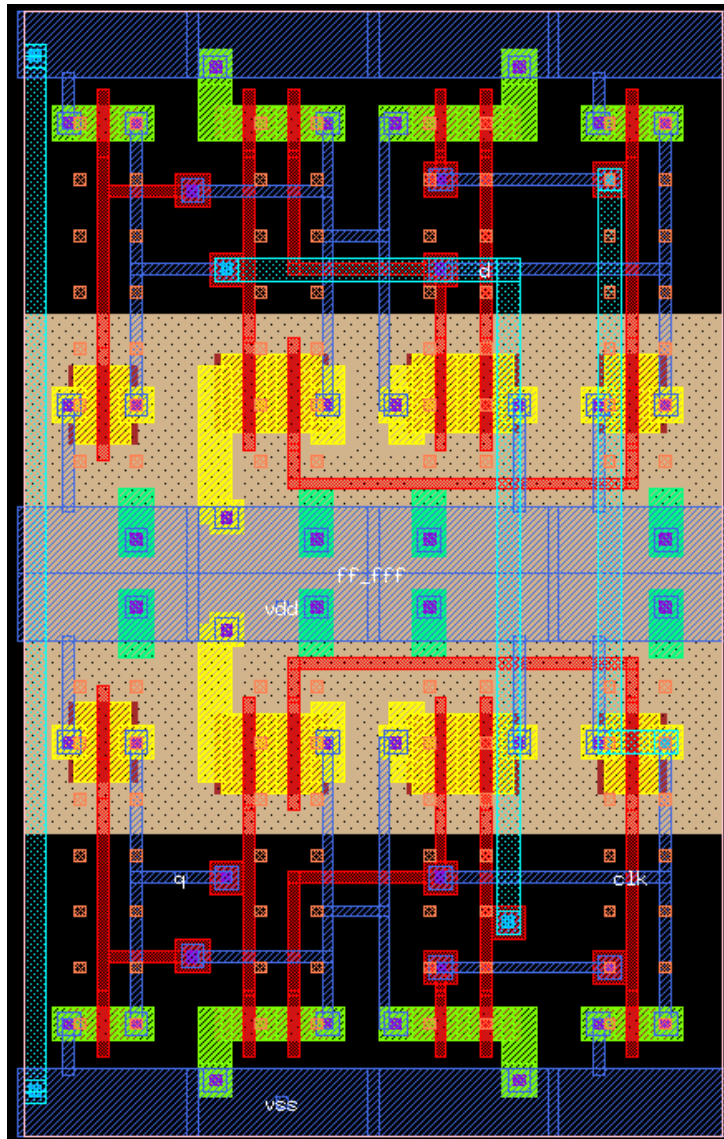


Figura 3: Layout físico do Flip-Flop D.

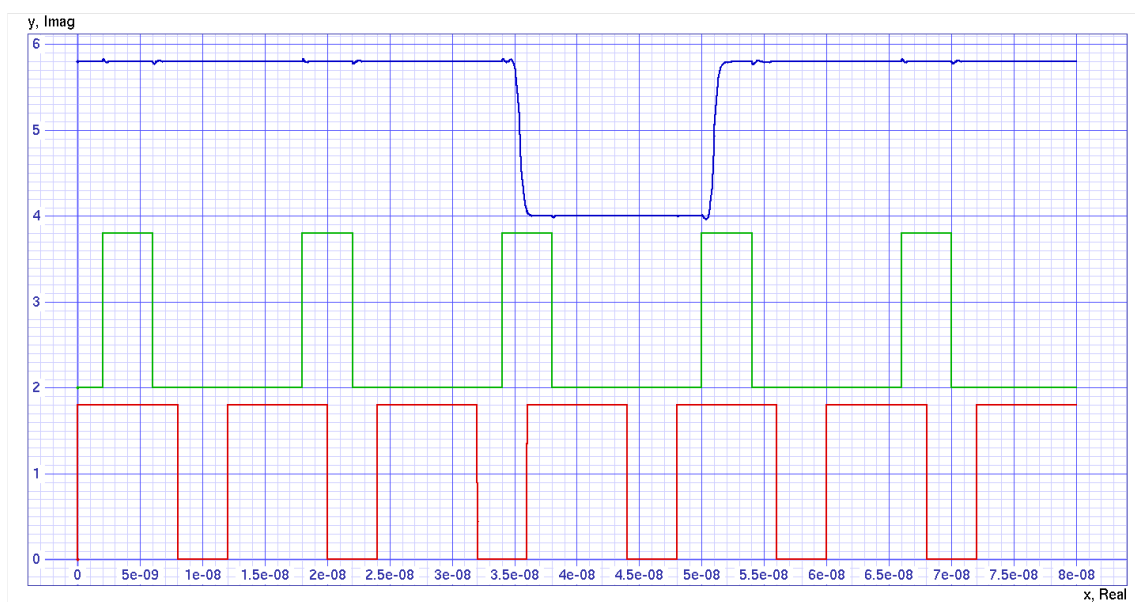


Figura 4: Simulação do funcionamento do Flip-Flop D.