

Relatório de Sistemas Digitais
Trabalho L2
Circuitos Combinatórios Típicos

João Oliveira
Tomás A. Reis

Instituto Superior Técnico
Universidade de Lisboa

21 de Março de 2014
Quinta-Feira LSD1

Valores de entrada				Valores Esperados		Valores Obtidos	
a_3	a_2	a_1	a_0	f_1	f_0	f_1	f_0
0	0	0	0	L	H		
0	0	0	1	L	H		
0	0	1	0	L	H		
0	0	1	1	H	L		
0	1	0	0	L	H		
0	1	0	1	L	H		
0	1	1	0	L	H		
0	1	1	1	L	H		
1	0	0	0	L	H		
1	0	0	1	L	H		
1	0	1	0	L	H		
1	0	1	1	L	H		
1	1	0	0	L	H		
1	1	0	1	L	H		
1	1	1	0	L	H		
1	1	1	1	L	H		

Tabela 1: Tabela de Testes das Funções

1 Introdução

Valores de entrada					Valores Esperados				Valores Obtidos			
I_2	I_1	I_0	f_1	f_0	S_3	S_2	S_1	S_0	S_3	S_2	S_1	S_0
0	0	0	X	0	L	L	L	L				
0	0	0	X	1	L	L	L	H				
0	0	1	X	0	L	L	L	L				
0	0	1	X	1	L	L	H	L				
0	1	0	X	0	L	L	L	L				
0	1	0	X	1	L	H	L	L				
0	1	1	X	0	L	L	L	L				
0	1	1	X	1	H	L	L	L				
1	0	0	0	X	L	L	L	L				
1	0	0	1	X	L	L	L	H				
1	0	1	0	X	L	L	L	L				
1	0	1	1	X	L	L	H	L				
1	1	0	0	X	L	L	L	L				
1	1	0	1	X	L	H	L	L				
1	1	1	0	X	L	L	L	L				
1	1	1	1	X	H	L	L	L				

Tabela 2: Tabela de Teste das Saídas