

EDB18802 — Eletrônica Digital II

Atividade 1 — Portas lógicas (AND, OR, XOR, NOT...)

3 de maio de 2025

Professor: João Cláudio Elsen Barcellos, joao.barcellos@ifsc.edu.br

Estudante:

Exercício 1: Portas lógicas

Para cada circuito lógico abaixo, defina a tabela verdade e a equação Booleana que os descrevem:

