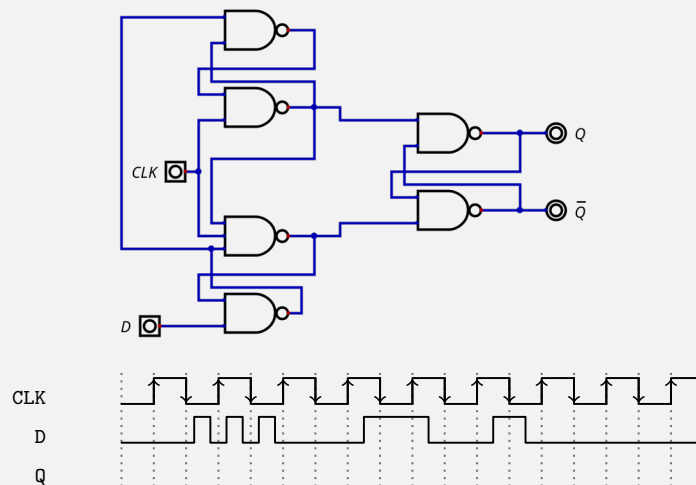


Professor: João Cláudio Elsen Barcellos, joao.barcellos@ifsc.edu.br

Estudante:

Exercício 1: Flip-Flop (D)

Considere um FF-D, apresentado abaixo. Considerando o funcionamento desse tipo de flip-flop, bem como os sinais de clock e data, desenhe o sinal Q considerando primeiramente o acionamento por borda de subida, na sequência por borda de descida.



Exercício 2: Montagem

Depois de resolvido o circuito anterior, monte o circuito, usando os CIs adequados, no *Digital Electronics Trainer Kit (DTK-08)* do laboratório.