

LABORATÓRIO DE PROJETO DE SISTEMAS DIGITAIS

LAB – 02

Considere as seguintes funções:

$$f1 \leq ((x_1 \text{ AND } x_3) \text{ OR } (\text{NOT } x_1 \text{ AND } \text{NOT } x_3)) \text{ AND } ((x_2 \text{ AND } x_4) \text{ OR } (\text{NOT } x_2 \text{ AND } \text{NOT } x_4));$$

$$f2 \leq (x_1 \text{ AND } x_2 \text{ AND } \text{NOT } x_3 \text{ AND } \text{NOT } x_4) \text{ OR } (\text{NOT } x_1 \text{ AND } \text{NOT } x_2 \text{ AND } x_3 \text{ AND } x_4) \text{ OR } (x_1 \text{ AND } \text{NOT } x_2 \text{ AND } \text{NOT } x_3 \text{ AND } x_4) \text{ OR } (\text{NOT } x_1 \text{ AND } x_2 \text{ AND } x_3 \text{ AND } \text{NOT } x_4);$$

1 – Simplifique as duas funções

2 - Escreva o código VHDL para implementar f1 e f2, simplificado, e prove através da simulação que f1 equivalente, ou não a f2.

ENTREGA: PELO CANVAS – ATENTAR AO PRAZO

- ENTREGAR AS SIMPLIFICAÇÕES FEITAS (A MÃO) ATRAVÉS DE UMA FOTO OU UM PDF
- ENTREGAR ARQUIVO .vhdl E UM SCREENSHOT DA TELA DA SIMULAÇÃO DE AMBAS AS FUNÇÕES

NOMES DOS ARQUIVOS:

- Lab2_1.vhd; lab2_1.pdf (simplificação e screenshot da simulação de f1)
- Lab2_2.vhd; lab2_2.pdf (simplificação e screenshot da simulação de f2)