UNIVERSIDADE DE BRASÍLIA INSTITUTO DE CIÊNCIAS EXATAS DEPARTAMENTO DE CIÊNCIA DA COMPUTAÇÃO 116394 ORGANIZAÇÃO E ARQUITETURA DE COMPUTADORES TURMA: C

Trabalho 4: Geração de Dados Imediatos no RISC-V

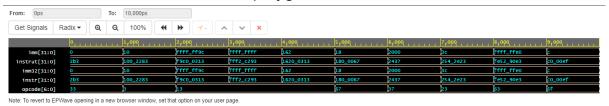
João Pedro de Oliveira Silva 190057807

1. Objetivos

O seguinte trabalho busca desenvolver um módulo em VHDL que gere os dados imediatos utilizados nas instruções do processador RISC-V O conjunto de instruções do processador RISC-V introduz várias alternativas para geração de dados imediatos, ou seja, dados que são incluídos no próprio código da instrução. Os formatos de instrução utilizados são R, I, S, SB, U e UJ.

2. Resultados

Trabalho esse simulado no EDA playground



3. Respostas às perguntas