



Nº do certificado: UC-fc3aa25c-d9a3-4579-9b3b-cc3fda9dc8d8

URL do certificado: ude.my/UC-fc3aa25c-d9a3-4579-9b3b-cc3fda9dc8d8

Número de referência: 0004

CERTIFICADO DE CONCLUSÃO

# Learn FPGA Design With VHDL (Intel/Altera)

Instrutores **Lakshman Athukorala**

## Joao Paulo Martins Rodrigues

Data **4 de Outubro de 2021**

Duração **20 horas no total**