Informe del Proyecto

Etapa 1:

Tabla de estados del circuito:

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| A | B | C | D | E | Estado Actual | Codificación Actual | Próximo Estado | Próxima Codificación |
| 0 |  |  |  |  | 256 | 000 | 257 | 001 |
| 1 |  |  |  |  | 256 | 000 | 259 | 011 |
|  |  |  |  |  | 257 | 001 | 258 | 010 |
|  | 0 |  |  |  | 258 | 010 | 259 | 011 |
|  | 1 |  |  |  | 258 | 010 | 260 | 100 |
|  |  |  | 0 | 0 | 259 | 011 | 260 | 100 |
|  |  |  | 0 | 1 | 259 | 011 | 261 | 101 |
|  |  |  | 1 | 0 | 259 | 011 | 259 | 011 |
|  |  | 0 |  |  | 260 | 100 | 261 | 101 |
|  |  | 1 |  |  | 260 | 100 | 256 | 000 |
|  |  |  |  |  | 261 | 101 | 262 | 110 |
|  |  |  |  |  | 262 | 110 | 256 | 000 |

Las columnas “Codificación Actual” y “Próxima Codificación” las adoptamos como una optimización al circuito. Esto nos permite recorrer todo el circuito utilizando únicamente 3 bits, para luego sumarle el excedente no codificado. Es decir, cada estado resulta de la suma de 256 y nuestra codificación.

Premisas del proyecto:

* Se asume que no se pueden activar dos líneas externas en simultáneo.
* La cátedra afirmó que el contador está siempre activo.
* Codificamos la “Salida” del circuito en base decimal para verificar más fácilmente.

Decisiones tomadas en el contador:

* Cableamos la entrada “Enable” a la negación de la salida 110 y la compuerta “D”, ya que en dicha situación el contador se mantiene en el estado actual. En cualquier otro momento el contador trabaja normalmente.
* Cableamos la entrada “Up/Down´” a una constante con valor “1” ya que el circuito siempre realiza un cambio de estado hacia adelante, o bien realiza un salto utilizando la entrada “Load”.
* Las entradas “Carry” y “Clear” no están cableadas ya que no necesitamos de su utilización.
* El contador toma un valor máximo de 101 en binario, es decir que cuenta hasta el 6 en base decimal. Esto fue modificado en las propiedades del contador.
* La entrada “Load” se encuentra cableada a un MUX, el cuál activa esta entrada cuándo se debe realizar un salto en el Modo Alternativo.
* Los bits de salida del contador son utilizados como líneas de selección del MUX, como bits de entrada de la ROM y como los bits de salida de todo el circuito.

ROM: siempre codifica los saltos que debe realizar el circuito, los cuáles van a ser activados cuando se active la entrada “Load” del contador. La ROM codifica dichos saltos en hexadecimal, utilizando la convención adoptada de codificación de 3 bits únicamente.

MUX: es utilizado para activar la entrada “Load” del contador cuándo el circuito entra en Modo Alternativo Mientras que la ROM codifica el estado al cuál se va a realizar el salto, el MUX determina cuándo se va a realizar.

Diagrama del circuito: