



#### Modul D3.2

Referent: Dr. Jörg Cosfeld

Um was handelt es sich?

Um was handelt es sich?

Erlangen der Kenntnisse über

- Authenticated Boot
- Attestation
- Binding
- Sealing

Um was handelt es sich?

Erlangen der Kenntnisse über

- Authenticated Boot
- Attestation
- Binding
- Sealing

Aber auch Kenntnisse über:

Kernelarchitekturen

Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

Wie kann man sowas checken?

Der User vertraut seinen eigenen Erfahrungen mit dem System.

oder

Der User vertraut jemanden der Ihm das System als berechenbar zertifiziert.

Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

Wie kann man sowas checken?

Der User vertraut seinen eigenen Erfahrungen mit dem System.

Trusted Computing Group (TCG): Industriekonsortium bestehend aus den führenden IT-Firmen (Hewlett-Packard, IBM, Intel, AMD, Microsoft, Sony, Sun, Infineon, ...)



Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



Ziele:

Entwicklung offener Spezifikationen für trusted Systems

Ohne massive Einschnitte.

Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



Ziele:

Entwicklung offener Spezifikationen für trusted Systems

Ohne massive Einschnitte.

Manipulationssichere Komponenten in Hardware.

Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

Wie setzt man diese Ziele um?

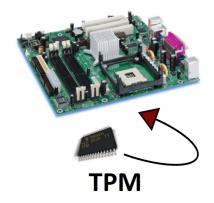


**Trusted Platform Modules** 



Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

- Einbau eines TP-Moduls
- Zufallsgenerator erzeugt kryptografische Schlüssel



Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

- Einbau eines TP-Moduls
- Zufallsgenerator erzeugt kryptografische Schlüssel
- Kopplung an Speicher der Systemkonfiguration



Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

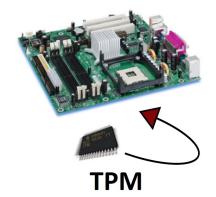
- Einbau eines TP-Moduls
- Zufallsgenerator erzeugt kryptografische Schlüssel
- Platform Configuration Register (PCR)



Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

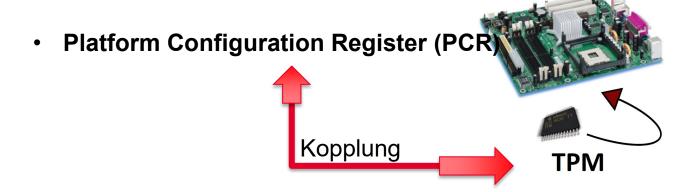
Wie setzt man diese Ziele um?

- Einbau eines TP-Moduls
- Zufallsgenerator erzeugt kryptografische Schlüssel
- Platform Configuration Register (PCR)

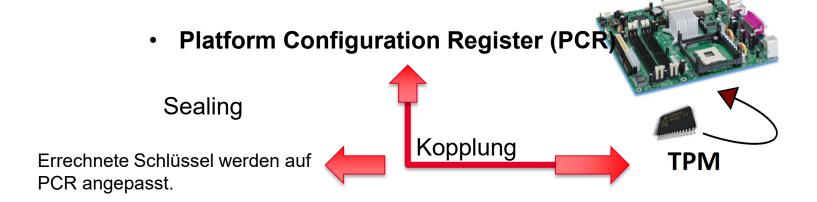


Sitzt auf den Main-Board Ihres PCs

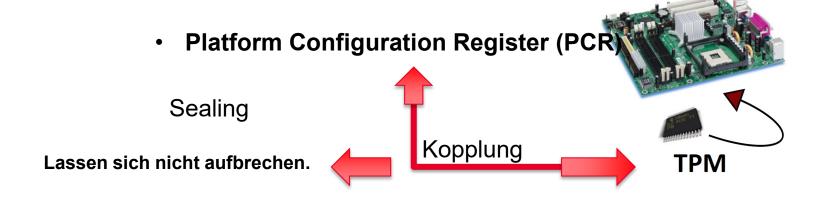
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



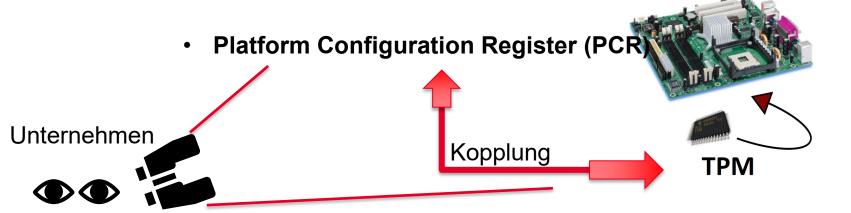
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



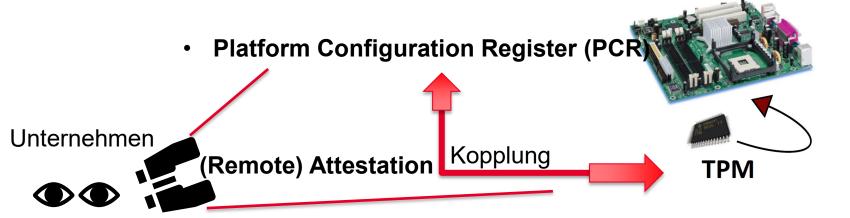
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



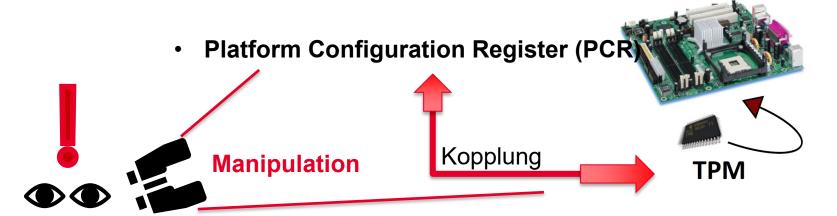
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



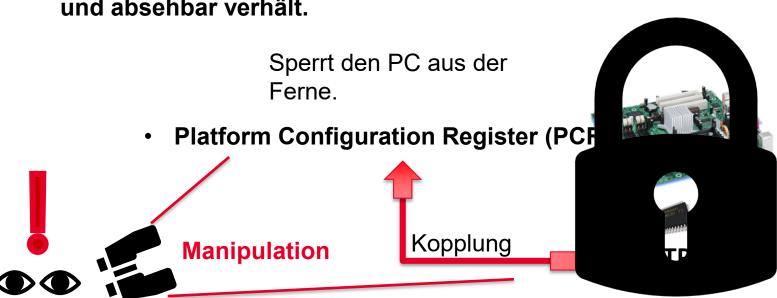
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



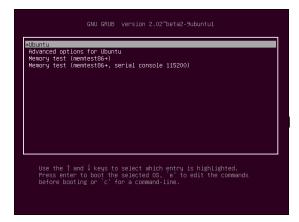
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



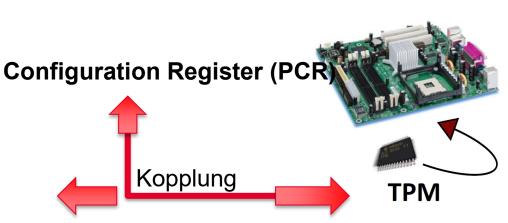
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



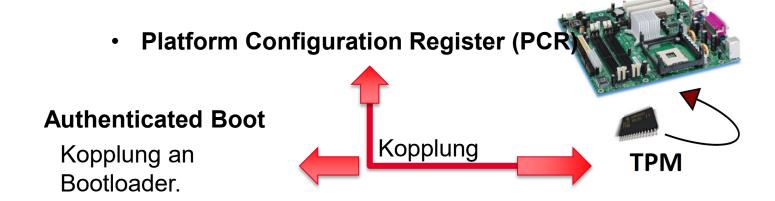
Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



Kopplung an Bootloader.

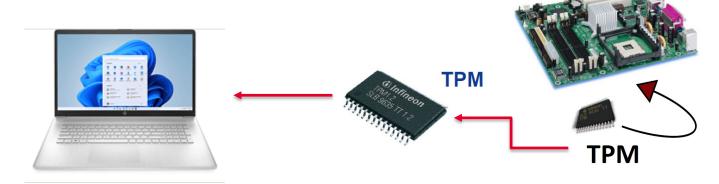


Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.



Definition: Ein System ist trusted wenn es sich berechenbar und absehbar verhält.

TPMs sind Microsoft Ready



Implementierung einer TPM in das Unternehmen

#### Möglichkeit 1



Airbag – "bitte lass es nicht zu dolle schmerzen"

Implementierung einer TPM in das Unternehmen

#### Möglichkeit 2



ESP – greift ein, Schaden wird im besten Fall verhindert.

Implementierung einer TPM in das Unternehmen

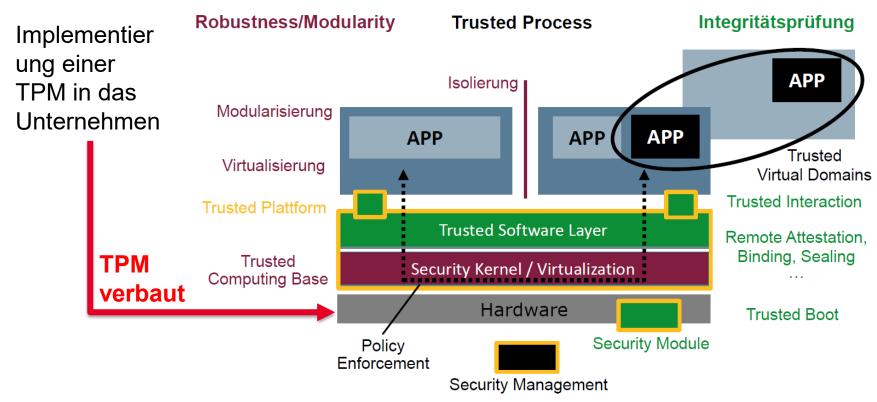
#### Möglichkeit 2



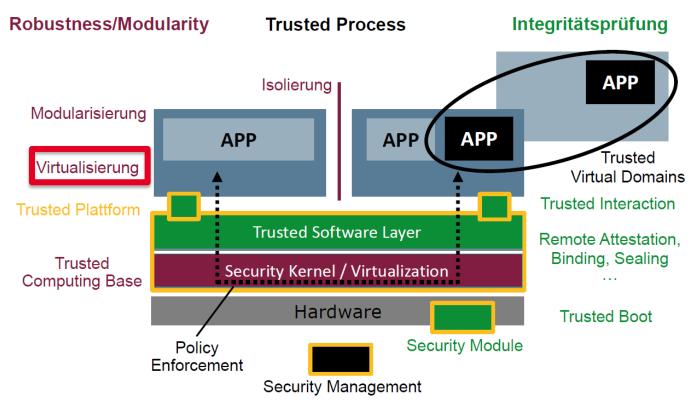
ESP – greift ein, Schaden wird im besten Fall verhindert.

TPM orientiert sich hier dran.

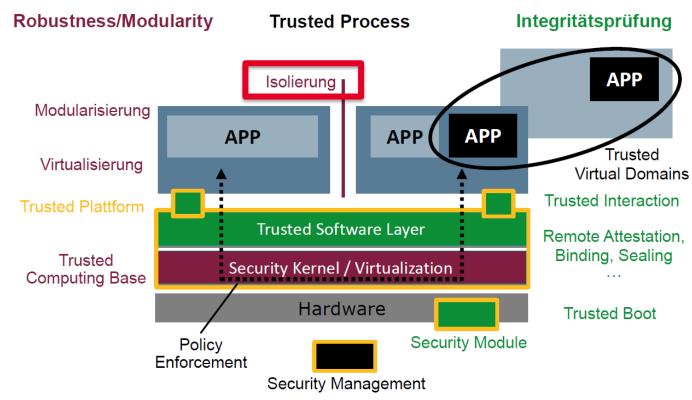
Wir wollen einen Unfall verhinder!



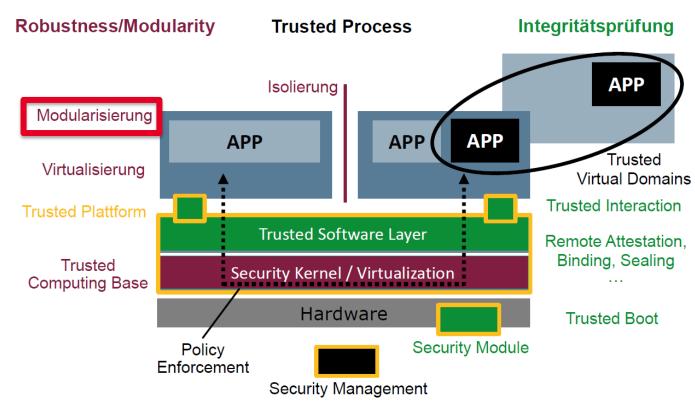
- Virtualisierung auf dem Endgerät
- Fehler treten in einer Sandbox auf
- Reset auf stabilen Zustand sehr schnell möglich



- Virtualisierte
   Umgebungen
   lassen sich
   schnell isolieren
- Wie wird isoliert?
- Verbot der Kommunikation
- Verschlüsselun g der Daten auf VM

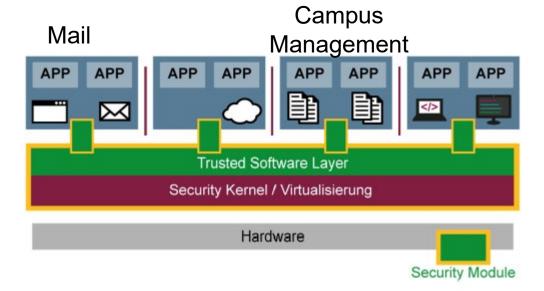


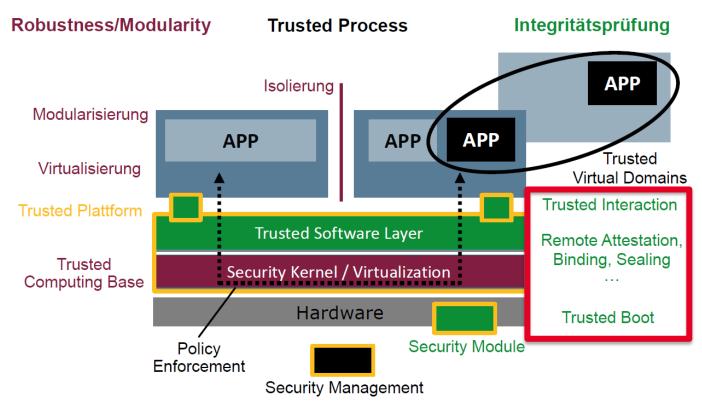
- Bildung von modularen VM Pools
- Campus
   Management
   VMs laufen in
   einem Pool
- Office Pakete laufen in einer davon getrennten Umgebung



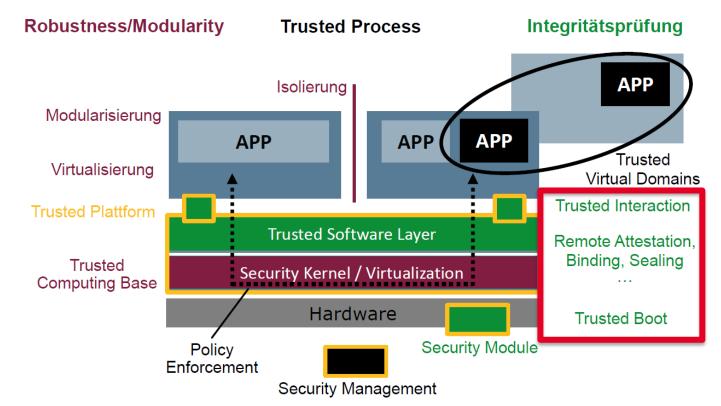
- Bildung von modularen VM Pools
- Campus
   Management
   VMs laufen in
   einem Pool
- Office Pakete laufen in einer davon getrennten Umgebung

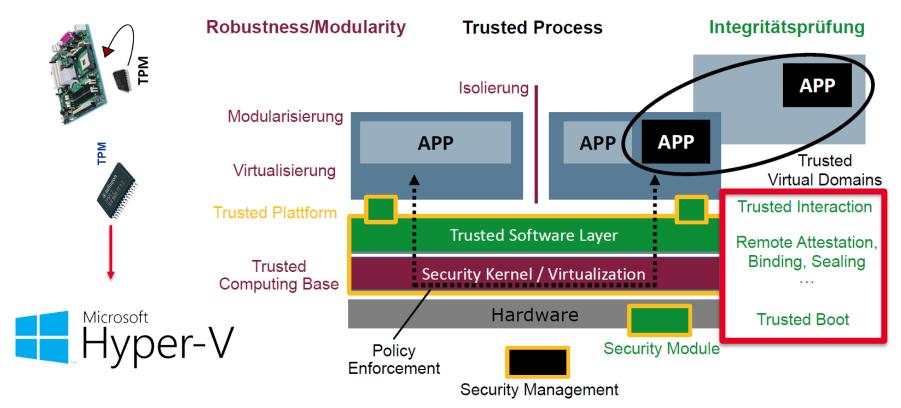




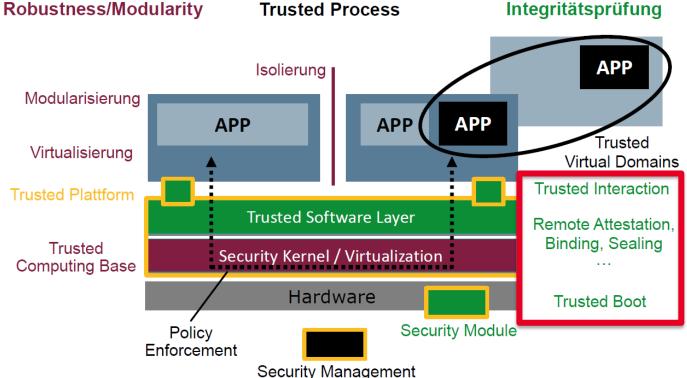


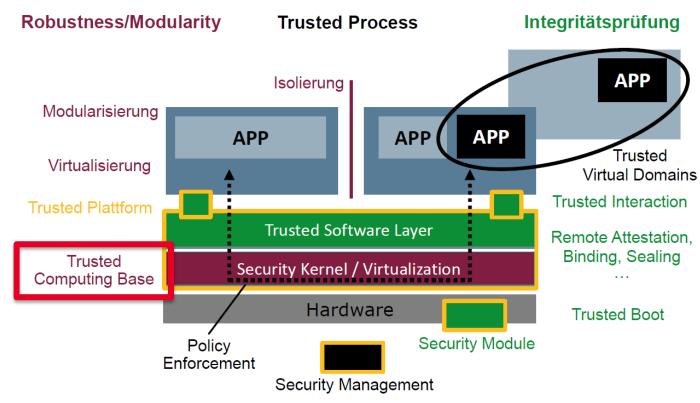


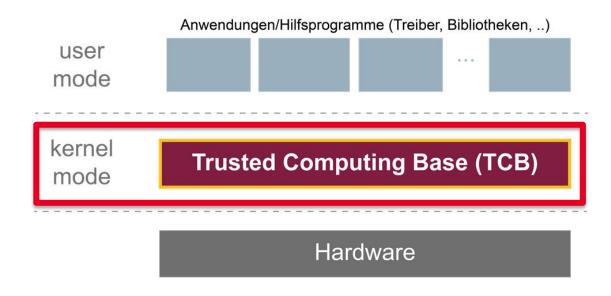




 VM Boot nur in einem bekannten und sicheren Zustand.

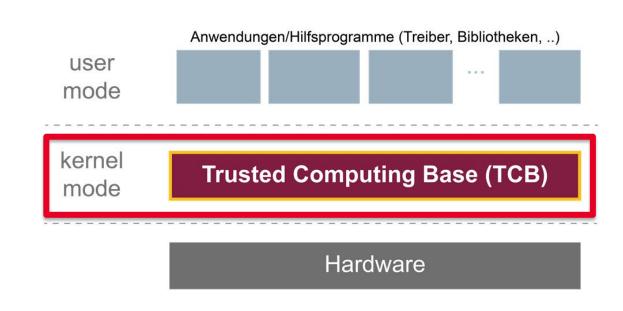






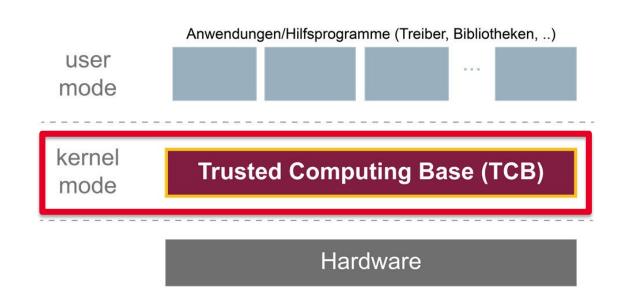
# Sicherheitsfundament jeder Organisation

- Wenn Basis kompromittiert ist der Schaden groß
- Schwachstelle im TCB
   Alles ist angreifbar



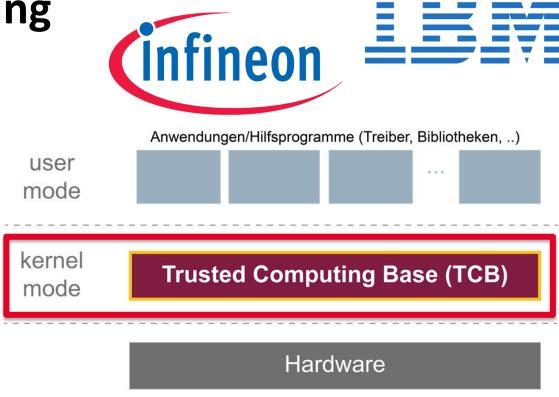
# Sicherheitsfundament jeder Organisation

- Wenn Basis kompromittiert ist der Schaden groß
- Schwachstelle im TCB
   Alles ist angreifbar
- Meist mehr als 20.000
   Zeilen an Code



Sicherheitsfundament jeder Organisation

- Wenn Basis kompromittiert ist der Schaden groß
- Schwachstelle im TCB
   Alles ist angreifbar
- Meist mehr als 20.000
   Zeilen an Code



#### **Basisfunktionen** TPM Revisited Input/Output Cryptographic Co-Processor · Protocol en/decoding Asymmetric en-/decryption (RSA) · Enforces access policies Digital signature (RSA) Opt-In SHA · Stores TPM state information (e.g. if TPM is disabled) · Enforces state-dependent limitations (e.g., some commands must not be HMAC executed if the TPM is disabled) Random Number Generation **TPM Execution Engine** · Processes TPM commands **Key Generation** · Ensures segregation of operations · Asymmetric keys (RSA) · Ensures protection of secrets · Symmetric keys PCR[1] Nonces Non-Volatile Memory PCR[0] · Stores persistent TPM data (e.g. the TPM identity or special keys) Platform Configuration Registers (PCR) · Provides read-, write- or unprotected · Storage of integrity measurements storage accessible from outside the TPM Sealing Attestation

#### **Basisfunktionen** TPM Revisited Input/Output Cryptographic Co-Processor · Protocol en/decoding Asymmetric en-/decryption (RSA) · Enforces access policies Digital signature (RSA) Opt-In SHA · Stores TPM state information (e.g. if TPM is disabled) · Enforces state-dependent limitations (e.g., some commands must not be HMAC executed if the TPM is disabled) PCR[23] Random Number Generation **TPM Execution Engine** · Processes TPM commands **Key Generation** · Ensures segregation of operations · Asymmetric keys (RSA) · Ensures protection of secrets · Symmetric keys PCR[1] Nonces Non-Volatile Memory PCR[0] · Stores persistent TPM data (e.g. the TPM identity or special keys) Platform Configuration Registers (PCR) · Provides read-, write- or unprotected · Storage of integrity measurements storage accessible from outside the TPM

Sealing

Attestation

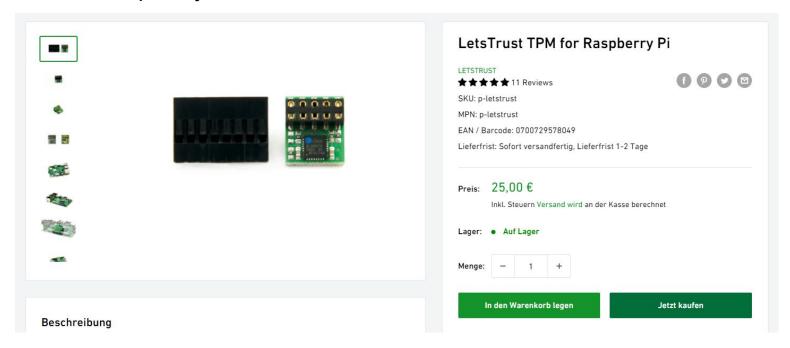
#### **Basisfunktionen** TPM Revisited Input/Output Cryptographic Co-Processor · Protocol en/decoding Asymmetric en-/decryption (RSA) · Enforces access policies Digital signature (RSA) Opt-In SHA · Stores TPM state information (e.g. if TPM is disabled) · Enforces state-dependent limitations (e.g., some commands must not be HMAC executed if the TPM is disabled) Random Number Generation **TPM Execution Engine** · Processes TPM commands **Key Generation** · Ensures segregation of operations · Asymmetric keys (RSA) · Ensures protection of secrets · Symmetric keys PCR[1] Nonces Non-Volatile Memory PCR[0] · Stores persistent TPM data (e.g. the TPM identity or special keys) Platform Configuration Registers (PCR) · Provides read-, write- or unprotected · Storage of integrity measurements storage accessible from outside the TPM

Sealing

Attestation

#### **Basisfunktionen** TPM Revisited Input/Output Cryptographic Co-Processor · Protocol en/decoding Asymmetric en-/decryption (RSA) · Enforces access policies Digital signature (RSA) Opt-In SHA · Stores TPM state information (e.g. if TPM is disabled) · Enforces state-dependent limitations (e.g., some commands must not be HMAC executed if the TPM is disabled) Random Number Generation **TPM Execution Engine** · Processes TPM commands **Key Generation** · Ensures segregation of operations · Asymmetric keys (RSA) · Ensures protection of secrets · Symmetric keys PCR[1] Nonces Non-Volatile Memory PCR[0] · Stores persistent TPM data (e.g. the TPM identity or special keys) Platform Configuration Registers (PCR) · Provides read-, write- or unprotected · Storage of integrity measurements storage accessible from outside the TPM Sealing Attestation

TPM Kosten - Raspberry Pi



### Core Root of Trust for Measurement - CRTM

- Eine trusted Computing Umgebung braucht eine Basis des Vertrauens
- Basis Root of Trust



### Core Root of Trust for Measurement - CRTM

- Eine trusted Computing Umgebung braucht eine Basis des Vertrauens
- Basis Root of Trust
- CRTM nimmt eine Messung über einzelne Systemzustände vor.

TRUSTED®
COMPUTING
GROUP

- Umfasst Hard und Software
- Ergebnisse werden an den PCR geliefert und gespeichert

### Idee des transitiven Vertrauen



#### **CRTM**

Core Root of Trust for Measurement

Messgröße E<sub>0</sub>

### Idee des transitiven Vertrauen



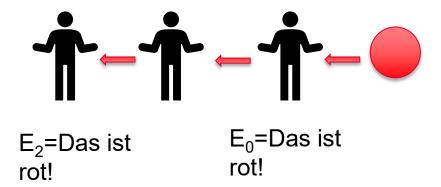
#### **CRTM**

Core Root of Trust for Measurement

Messgröße E<sub>0</sub>

Was wollen wir erreichen?

Eine Trust-Chain.



### Idee des transitiven Vertrauen



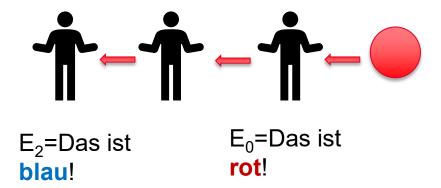
#### **CRTM**

Core Root of Trust for Measurement

Messgröße E<sub>0</sub>

Was wollen wir erreichen?

Eine Trust-Chain.



### Idee des transitiven Vertrauen

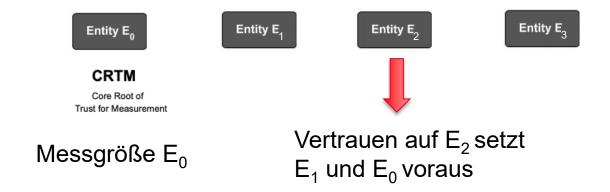


#### **CRTM**

Core Root of Trust for Measurement

Messgröße E<sub>0</sub>

### Idee des transitiven Vertrauen



### **Authenticated Boot**

Transitiven Vertrauen oder der Boot wird abgebrochen.

### Ablauf:

Berechnung des Hashwertes und Schreiben in ein PCR-Register

- Vertrauenswürdige CRTM Software → BIOS
- BIOS → Boot Loaders, Hardwarezustand (Mainboard, ROM-Konfigu. ...)
- Boot Loader → Betriebssystems
- Betriebssystem → Anwendung

### **Authenticated Boot**

Transitiven Vertrauen oder der Boot wird abgebrochen.

Werte können auch aus der Ferne kontrolliert werden.

### Ablauf:

Berechnung des Hashwertes und Schreiben in ein PCR-Register

- Vertrauenswürdige CRTM Software → BIOS
- BIOS → Boot Loaders, Hardwarezustand (Mainboard, ROM-Konfigu. ...)
- Boot Loader → Betriebssystems
- Betriebssystem → Anwendung

### **Authenticated Boot**

Transitiven Vertrauen oder der Boot wird abgebrochen.

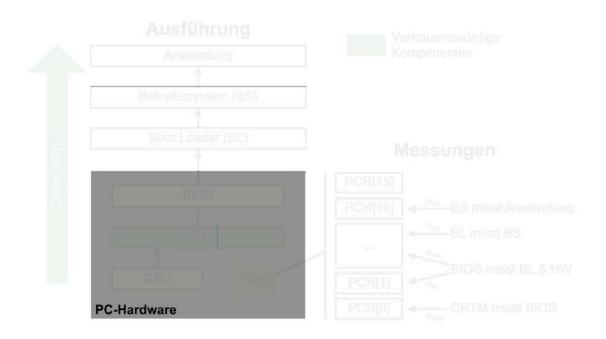
Werte können auch aus der Ferne kontrolliert werden.

### Ablauf:

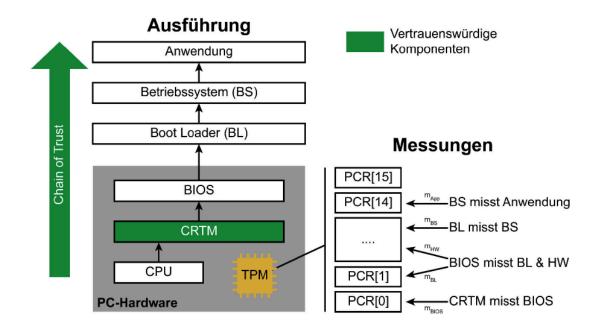
Berechnung des Hashwertes und Schreiben in ein PCR-Register

- Vertrauenswürdige CRTM Software → BIOS
- BIOS → Boot Loaders, Hardwarezustand (Mainboard, ROM-Konfigu. ...)
- Boot Loader → Betriebssystems
- Betriebssystem → Anwendung

### **Authenticated Boot**



### **Authenticated Boot**



### **Authenticated Boot – Sealing**

```
Eingabe Parameter
                                 funverschlüsselte Daten!
daten
Ausgabe Parameter
cipher
                                 (verschlüsselte Daten)
                                 (verschlüsselter Schlüssel)
cryptedKEY
```

### **Authenticated Boot - Sealing**

#### Eingabe Parameter

cipher [verschlüsselte Daten]
cryptedKEY [verschlüsselter Schlüssel]

#### Ausgabe Parameter

daten (unverschlüsselte Daten)

#### TPM Interne Funktionen und Daten

```
decrypt (key, daten) [symmetrischer Verschlüsselungsalgorithmus "AES"]
```

H (daten) [One-Way-Hashfunktion "SHA-256"]

checkPCRs (Hash-Value) [vergleicht PCRs-Inhalte mit Hash-Value]

 SRK
 [Storage Root Key]

 PCRs
 [PCR-0, PCR-1, ···]

plainKEY = decrypt (SRK, cryptedKEY)

daten //H (daten //PCR-0 //··· //PCR-x) = decrypt (plainKEY, cipher)

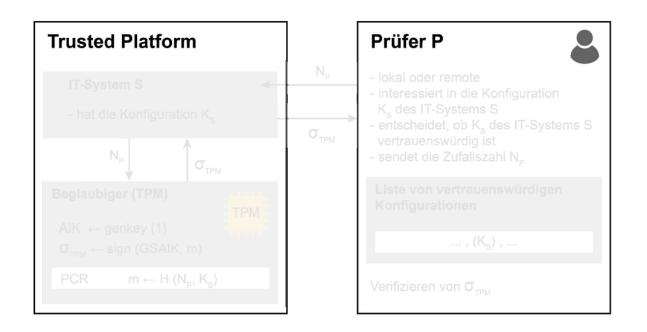
if (checkPCRs (Hash-Value))

return daten

else

return ERROR

### Authenticated Boot – Remote Attestation



### Authenticated Boot – Remote Attestation

