

練習四能發現"`=a`"的時候，會讓`msr`放在`rax`暫存器，也因此這是為什麼`rdx`能夠直接`or`
`msr`形成64bit我們需要答案，但當"`=m`"的時候就沒有上述的特性，因此我們需要讓移動
後的`rdx`和`rax or`，再將其丟到直丟到`msr`，使它輸出，並須注意需要標明`rax`也已經使用
過