

Επώνυμο	Όνομα	Αριθμός Μητρώου	Email	
Γιαννοπούλου	Κατερίνα	1115201600034	sdi1600034@di.uoa.gr	
Φώτης	,		sdi1700182@di.uoa.gr	

Πληροφορίες για τις Υποχρεωτικές Εργασίες του μαθήματος

Εργασία 2 (υποχρεωτική) – Κρυφές Μνήμες

- Οι υποχρεωτικές εργασίες του μαθήματος είναι δύο. Σκοπός τους είναι η κατανόησητων εννοιών του μαθήματος με χρήση αρχιτεκτονικών προσομοιωτών. Η πρώτη υποχρεωτική εργασία αφορά τη διοχέτευση (pipelining) και η δεύτερη (αυτή) αφορά τις κρυφές μνήμες (cache memories).
- Οι δύο εργασίες είναι υποχρεωτικές και η βαθμολογία του μαθήματος θα προκύπτει από το γραπτό (60%), την εργασία της διοχέτευσης (20%), και την εργασία των κρυφών μνημών (20%).
- Κάθε ομάδα μπορεί να αποτελείται <mark>από 1 έως και 3 φοιτητές</mark> (η υποβολή να γίνει μόνο από έναν φοιτητή εκ μέρους όλους της ομάδας). Συμπληρώστε τα στοιχεία όλων των μελών της ομάδας στον παραπάνω πίνακα. Όλα τα μέλη της ομάδας πρέπει να έχουν ισότιμη συμμετοχή και να γνωρίζουν τις λεπτομέρειες της υλοποίησης της ομάδας.
- Για την εξεταστική Σεπτεμβρίου δε θα δοθούν άλλες εργασίες. Το Σεπτέμβριο εξετάζεται μόνο το γραπτό.
- Σε περίπτωση αντιγραφής θα μηδενίζονται όλες οι ομάδες που μετέχουν σε αυτή.
- Η παράδοση της Εργασίας Κρυφών Μνημών πρέπει να γίνει ηλεκτρονικά μέχρι τα μεσάνυχτα της προθεσμίας και μόνο στο eclass (να ανεβάσετε ένα μόνο αρχείο zip ή rar με την τεκμηρίωσή σας σε PDF και τους κώδικές σας). Μην περιμένετε μέχρι την τελευταία στιγμή – κάθε εργασία απαιτεί τον χρόνο της.

Ζητούμενο

Το ζητούμενο της εργασίας είναι η <mark>σχεδίαση μιας «οικογένειας» τριών μικροεπεξεργαστών</mark> που να διαφέρουν στην απόδοση και το κόστος για την ίδια υπολογιστική εργασία. Η σχεδίαση και η αξιολόγηση των επεξεργαστών θα γίνει στον προσομοιωτή QtMips.

Η υπολογιστική εργασία αποτελείται από δύο διακριτά βήματα (sort and search):

- (α) Ένας αρχικά μη ταξινομημένος πίνακας 40 000 θετικών ακεραίων αριθμών (n[1],..., n[40 000]) μεγέθους 1 byte o καθένας πρέπει να ταξινομηθεί με αύξουσα σειρά. Πρέπει να γίνεται έλεγχος ότι οι αριθμοί είναι πράγματι θετικοί και το πρόγραμμα να σταματάει εάν βρεθεί αρνητικός αριθμός ή το μηδέν. Ο πίνακας βρίσκεται στο τμήμα δεδομένων του προγράμματός σας και δεν απαιτείται είσοδος/έξοδος. Η ταξινόμηση να χρησιμοποιεί τον αλγόριθμο quicksort.
- (β) Στον ταξινομημένο πίνακα των ακεραίων του 1 byte γίνεται αναζήτηση ενός συγκεκριμένου αριθμού Χ (που επίσης βρίσκεται στο τμήμα δεδομένων του προγράμματός σας). Η αναζήτηση να χρησιμοποιεί τον αλγόριθμο δυαδικής αναζήτησης (binary search). Αν ο αριθμός βρεθεί τότε μια μεταβλητή POS (και πάλι στο τμήμα δεδομένων του προγράμματος) πρέπει να περιέχει την πρώτη θέση στην οποία βρέθηκε ο αριθμός (1 μέχρι 40 000). Αν ο αριθμός δεν βρεθεί τότε η POS πρέπει να έχει την τιμή ο.

Οι τρεις επεξεργαστές έχουν κοινή σχεδίαση στον πυρήνα του pipeline: διαθέτουν branch predictor των 2-bit με BHT που προσπελαύνεται με 5 bit και επίλυση των διακλαδώσεων στο στάδιο ΕΧ και πλήρη μονάδα κινδύνων με προώθηση. Διαφέρουν στο σύστημα της μνήμης.

Ο πρώτος επεξεργαστής (codename: turtle) είναι μια φθηνή έκδοση της οικογένειας με το ελάχιστο δυνατό κόστος που σημαίνει ότι δεν χρησιμοποιεί κρυφή μνήμη (cache). Η προσπέλαση της κύριας μνήμης διαρκεί 40 κύκλους ρολογιού. Το κόστος του επεξεργαστήείναι 20 ευρώκαι ο ρυθμός του ρολογιού του είναι 500 MHz.

Ο δεύτερος επεξεργαστής (codename: rabbit) είναι μια μέση έκδοση της οικογένειας που χρησιμοποιεί μόνο ένα επίπεδο κρυφής μνήμης (L1) για εντολές και δεδομένα. Η προσπέλαση της κύριας μνήμης και σε αυτόν τον επεξεργαστή διαρκεί 40 κύκλους. Η κρυφή μνήμη εντολών/προγράμματος (L1 program cache στην ορολογία του QtMips) έχει μέγεθος 8KB και μπορεί να περιέχει 4, 8, 16, ή 32 λέξεις ανά μπλοκ. Μπορείτε να επιλέξετε όποια συσχετιστικότητα (associativity) και όποια πολιτική αντικατάστασης επιθυμείτε. Η κρυφή μνήμη δεδομένων (L1 data cache) μπορείνα έχει μέγεθος μεταξύ 4, 8, ή 16KB και μπορείνα περιέχει 4, 8, 16, ή 32 λέξεις ανά μπλοκ. Μπορείτε και πάλι να επιλέξετε όποια συσχετιστικότητα και όποια πολιτική αντικατάστασης επιθυμείτε. Η πολιτική εγγραφής και κατανομής πρέπει να είναι ετερόχρονη (write back) και με κατανομή σε εγγραφή (write allocate). Το κόστος αυτού του επεξεργαστή είναι 20, 25, ή 30 ευρώ υψηλότερο από τον προηγούμενο αν η κρυφή μνήμη δεδομένων έχει μέγεθος 4, 8, ή 16KB, αντίστοιχα. Ο ρυθμός ρολογιού είναι 500 MHz αν η συσχετιστικότητα είναι 1 (direct mapped) αλλά μειώνεται κατά 10 ΜΗ Ζγια κάθε διπλασιασμό της συσχετιστικότητας.

[Γιαννοπούλου - Φώτης] 1 Ο τρίτος επεξεργαστής (codename: puma) είναι μια προηγμένη έκδοση της οικογένειας που χρησιμοποιεί δύο επίπεδα κρυφής μνήμης (ξεχωριστή L1 για εντολές και δεδομένα και ενιαία L2). Η προσπέλαση της κύριας μνήμης και σε αυτόν τον επεξεργαστή διαρκεί 40 κύκλους και η προσπέλαση της L2 διαρκεί 5 κύκλους. Οι κρυφές μνήμες L1 είναι ίδιες με του προηγούμενου επεξεργαστή (θα κρατήσετε τη σχεδίαση στην οποία καταλήξατε – συνεπώς και το κόστος και τον ρυθμό ρολογιού). Η κρυφή μνήμη L2 έχει μέγεθος 16, 32, ή 64 KB και έχει ίδιο μέγεθος μπλοκ με την L1 data cache του προηγούμενου επεξεργαστή. Μπορείτε να επιλέξετε όποια συσχετιστικότητα και όποια πολιτική αντικατάστασης επιθυμείτε για την L2. Η πολιτική εγγραφής και κατανομής πρέπει να είναι ετερόχρονη (write back) και με κατανομή σε εγγραφή (write allocate). Το κόστος αυτού του επεξεργαστή είναι 50, 75 ή 100 ευρώ υψηλότερο από τον προηγούμενο αν η κρυφή μνήμη L2 έχει μέγεθος 16, 32, ή 64 KB, αντίστοιχα. Ο ρυθμός ρολογιού είναι ίσος με αυτόν του προηγούμενου επεξεργαστή.

- Να συμπληρώσετε τον παρακάτω πίνακα με τα χαρακτηριστικά της σχεδία σής σας για τον καθένα από τους τρεκ επεξεργαστές.
- Να μετρήσετε τον χρόνο εκτέλεσης του προγράμματός σας στις τρεις σχεδιάσεις σας χρησιμοποιώντας τον αριθμό των κύκλων ρολογιού από τον QtMips και τον ρυθμό ρολογιού της σχεδίασής σας. Εάν χρησιμοποιήσετε διάφορα σύνολα δεδομένων να περιγράψετε τον τρόπο με τον οποίο παίρνετε τις μετρήσεις σας (μπορείτε να χρησιμοποιήσετε μέσες τιμές για παράδειγμα).
- Να υπολογίσετε τον λόγο απόδοσης προς κόστος του προγράμματός σας και στις τρεις σχεδιάσεις σας (όπως κάνατε τον υπολογισμό και στην Εργασία 1).
- Να περιγράψετε τρία διαφορετικά υπολογιστικά συστήματα στα οποία θα χρησιμοποιούσατε καθέναν από τους τρεις επεξεργαστές. Ποιοι είναι οι λόγοι για τους οποίους θεωρείτε κατάλληλο τον καθένα για το συγκεκριμένο σύστημα.

Χαρακτηριστικό	Πρώτος επεξεργαστής (turtle)	Δεύτερος επεξεργαστής (rabbit)	Τρίτος επεξεργαστής (puma)
L1 program cache (μέγεθος, μέγεθος μπλοκ, συσχετιστικότητα, πολιτική αντικατάστασης)			
L1 data cache (μέγεθος, μέγεθος μπλοκ, συσχετιστικότητα, πολιτική αντικατάστασης)			
L2 cache (μέγεθος, μέγεθος μπλοκ, συσχετιστικότητα, πολιτική αντικατάστασης)			
Κόστος			
Ρυθμός ρολογιού			
Κύκλοιεκτέλεσης			
Χρόνος εκτέλεσης			
Λόγος απόδοσης/κόστους			
Σύστημα για το οποίο είναι κατάλληλος (~150 λέξεις)			

Τεκμηρίωση

[Σύντομη τεκμηρίωση της λύσης σας μέχρι 10 σελίδες ξεκινώντας από την επόμενη σελίδα – μην αλλάζετε τη μορφοποίηση του κειμένου (και παραδώστε την τεκμηρίωση σε αρχείο PDF). Η τεκμηρίωσή σας πρέπει να περιλαμβάνει παραδείγματα ορθής εκτέλεσης και σχολιασμό για την επίλυση του προβλήματος και την επίτευξη του ζητούμενου. Μπορείτε να χρησιμοποιήσετε εικόνες, διαγράμματα και ό,τι άλλο μπορεί να βοηθήσει στην εξήγηση της δουλειάς σας.]

Εισαγωγή:

Ο κώδικάς μας είναι στο αρχείο ca-II-handout-2.s. Έχουμε συμπεριλάβει επιπλέον και τις ενδεικτικές τιμές του πίνακα των 40.000 ακεραίων που χρησιμοποιήσαμε στο αρχείο Dataset.txt. Το dataset αυτό περιέχει μόνο αριθμούς στο σύνολο [1,127], ωστόσο έχουμε ελέγξει ότι το πρόγραμμά μας σταματά αν εντοπίσει μη έγκυρο αριθμό σε οποιαδήποτε θέση. Η εργασία μας αναπτύχθηκε και δοκιμάστηκε στην έκδοση qt 5.12.9 νο.94 του QtMips.

Έλεγχος input:

Αποφασίσαμε να ελέγχουμε την εγκυρότητα των δεδομένων με ένα γραμμικό scan όλου του πίνακα στην αρχή του προγράμματος. Η λύση αυτή προτιμήθηκε έναντι του ελέγχου μέσα στην ίδια την quicksort λόγω του μεγέθους του πίνακα. Συγκεκριμένα, παρόλο που με μία μόνο εντολή μπορούμε μέσα στην quicksort να ελέγξουμε έναν αριθμό, λόγω της πολυπλοκότητας Ο(nlogn), πολλοί αριθμοί ελέγχονται 10 φορές κατά μέσο όρο, ενώ για την περίπτωσή μας αρκούν 5 εντολές για κάθε έναν. Αν το πρόβλημα ήταν μικρότερο, θα επιλέγαμε τη δεύτερη μέθοδο.

Σχεδιαστικές επιλογές – ανάπτυξη κώδικα:

Ο αλγόριθμος που υλοποιήσαμε για την ταξινόμηση του πίνακα είναι μια παραλλαγή της quicksort, και συγκεκριμένα διαφέρει από τον κλασσικό αλγόριθμο μόνο στη διαδικασία του partitioning. Ο λόγος που επιλέξαμε αυτή την εκδοχή της quicksort, είναι γιατί αντιμετωπίζει πολύ αποτελεσματικά την ύπαρξη διπλότυπων αριθμών, κάτι το οποίο συμβαίνει σε μεγάλο βαθμό, αφού το εύρος τιμών που έχουμε είναι πολύ μικρό σε σχέση με το μέγεθος του πίνακα. Το συγκεκριμένο φαινόμενο ονομάζεται <u>Dutch National Flag Problem</u> και έχει αναλυθεί από τον <u>Edsger W. Dijkstra</u>.

Παρ' όλα αυτά, αρχικά κάναμε μετρήσεις και με την κλασσική quicksort, η οποία χρειαζόταν περίπου 49 εκατομμύρα εντολές. Η έκδοση που σας παραδίδουμε λύνει το ίδιο πρόβλημα με μόλις 3,4 εκατομμύρια εντολές, επομένως βλέπουμε μία βελτίωση κατά 14,4 φορές μόνο από την τροποποίηση του κώδικα.

Τέλος θα θέλαμε να επισημάνουμε ότι έχουμε κάνει κάποιες επιλογές στον κώδικα, οι οποίες επιβαρύνουν λίγο το συνολικό αριθμό εντολών, αλλά μειώνουν δραστικά τα data hazards. Για παράδειγμα, στη μέθοδο partition της quicksort και συγκεκριμένα στο βρόγχο while, κάνουμε lb στον καταχωρητή, τον αριθμό που θέλουμε να συγκρίνουμε με το pivot πριν να ελεγχθεί η κεντρική συνθήκη που τερματίζει την partition. Αυτό έχει ως αποτέλεσμα να κάνουμε μία περιττή εντολή load τη στιγμή που πρέπει να τερματίσει η partition. Γνωρίζουμε ότι αυτό συμβαίνει μόνο μία φορά κατά την κλήση της quicksort. Στην περίπτωση του επεξεργαστή turtle, ειδικά αν ο αριθμός αυτός δε βρίσκεται στον επεξεργαστή, οι συνολικοί κύκλοι επιβαρύνονται. Ωστόσο, στις άλλες δύο περιπτώσεις, επειδή η ποινή του data stall διαρκεί πολύ λιγότερους κύκλους τις περισσότερες φορές, η επιβάρυνση αυτή είναι πολύ μικρότερη. Το κέρδος που έχουμε από αυτή την επιλογή, είναι ότι φορτώνουμε τον αριθμό αυτό πολύ νωρίτερα από ότι θα χρειαστεί και έτσι αποφεύγονται τα data stalls που συμβαίνουν όσο τρέχει η partition. Αυτό συμβαίνει πολύ περισσότερες φορές από τη μία που θα εκτελέσουμε την load χωρίς να χρειάζεται και επομένως οι συνολικά κερδισμένοι κύκλοι στους επεξεργαστές rabbit και puma είναι αρκετά περισσότεροι από αυτούς που χάνονται. Ενδεικτικά σε δοκιμές που κάναμε στον επεξεργαστή rabbit, το CPI με τη load μετά τη συνθήκη branch ήταν 1,083 έναντι του 1,089 στην τελική μας υλοποίηση. Ωστόσο οι συνολικοί κύκλοι που εκτελέσθηκαν στην τελευταία ήταν λιγότεροι, με αποτέλεσμα ο λόγος απόδοσης προς κόστος να είναι καλύτερο κατά 2%. Δεδομένου ότι το κύριο μέτρο σύγκρισης στην εργασία μας είναι ο λόγος αυτός, προχωρήσαμε με την παραπάνω λύση.

Επιλογή μεταξύ των διαφορετικών configuration για κάθε επεξεργαστή:

1) Επεξεργαστής Turtle:

Για το συγκεκριμένο επεξεργαστή υπάρχει μόνο ένα configuration. Βάζοντας τις ρυθμίσεις που ζητούνται, τα αποτελέσματα είναι:

Cost	Clock	Instructions	Total Cycles	СРІ	Time	Value
20€	500MHz	3.424.089	179.333.872	52,374	o,35867 s	0,1394 050337027 * 1/(€*s)

2) Επεξεργαστής Rabbit:

Επειδή οι επιλογές για τη διαμόρφωση της cache είναι πολλές, δεν είναι δυνατόν να ελέγξουμε όλους τους συνδυασμούς των configurations. Επομένως προβήκαμε σε μία σειρά από αποφάσεις με βάση όσα γνωρίζουμε από τη θεωρία για να μειώσουμε σημαντικά το πλήθος των περιπτώσεων που πρέπει να εξεταστούν.

Όσο αφορά την level 1 program cache, δεν έχει νόημα να εξετάσουμε πολλές περιπτώσεις, μιας και οι εντολές του προγράμματός μας είναι λιγότερες από 100, που σημαίνει ότι αρκούν λιγότερα από 400 Bytes cache ώστε να μην συμβεί κανένα cache miss πέρα από τα αρχικά στην εκκίνηση του προγράμματος. Με βάση αυτά τα μεγέθη, συμπεραίνουμε ότι ακόμη και 0,5kB αρκούν για την program cache χωρίς να μειώνεται το όφελος που έχουμε από αυτή. Επιπλέον, θεωρούμε ότι η χρήση συσχετιστικότητας για την program cache αποτελεί σπατάλη, δεδομένου ότι δε θα γεμίσει ποτέ πλήρως με εντολές και δε θα γίνει καμία αντικατάσταση. Τέλος, το μέγεθος του block, επηρεάζει τα αρχικά misses, αφού με μέγεθος 32, μετά από μόλις 3 misses θα έρθουν όλες οι εντολές (δηλαδή 120 κύκλοι), ενώ αν επιλέξουμε μικρότερο μέγεθος θα συμβούν έως και 8 φορές περισσότερα. Ακόμη και έτσι, το ποσοστό των misses της program cache έχουν μηδαμινό αντίκτυπο στους συνολικούς κύκλους του προγράμματος, επομένως δεν έχει ουσιαστική διαφορά οποιοδήποτε μέγεθος block και αν επιλέξουμε. Επειδή όμως δεν υπάρχει κάποια επιβάρυνση, επιλέξαμε η τελική διαμόρφωση της level 1 cache να έχει 64 sets, μέγεθος block 32 words και είναι direct-mapped.

Για την level 1 data cache πρέπει να λάβουμε υπόψιν περισσότερες παραμέτρους. Αρχικά, οι διαφορές μεταξύ 4, 8 και 16 kB περιμένουμε να επηρεάσουν πολύ το χρόνο εκτέλεσης, αλλά λόγω των διαφορετικών τιμών τους δεν είναι εύκολο να υποθέσουμε ποια από τις τρεις συμφέρει περισσότερο. Γι' αυτό θα δοκιμάσουμε μία υλοποίηση από κάθε μέγεθος για να αποφασίσουμε. Ακόμη και έτσι όμως πρέπει να περιορίσουμε τις επιλογές μας και να εξετάσουμε μόνο τις καλύτερες υλοποιήσεις από κάθε μέγεθος data cache.

Για την επιλογή του Block size σκεφτήκαμε ότι αφενός το γραμμικό πέρασμα του πίνακα στην αρχή του προγράμματος και αφετέρου οι πολλαπλές συγκρίσεις και αντικαταστάσεις γειτονικών στοιχείων του πίνακα που κάνει η quicksort επωφελούνται από το μεγάλο μέγεθος block. Επομένως, επιλέξαμε τις 32 λέξεις επειδή δεν υπάρχει κάποια επιβάρυνση και θεωρούμε ότι το όφελος που έχουμε από την αξιοποίηση του spacial-locality είναι πολύ μεγαλύτερο από το ενδεχόμενο cache-pollution.

Γνωρίζουμε ότι το set-associativity βοηθά περισσότερο τις μικρές cache, μιας και εκεί ο ανταγωνισμός των block της μνήμης είναι μεγαλύτερος ανά set και πολλές φορές αν έχουμε direct-mapped cache μπορεί να αντικατασταθούν δεδομένα που χρειάζονται στο άμεσο μέλλον. Επομένως περιμένουμε το set-associativity να προσφέρει μεγαλύτερο όφελος στην cache των 4kB, λιγότερο στα 8kB και ακόμη λιγότερο στα 16kB. Επειδή ο ρυθμός ρολογιού επηρεάζεται αρνητικά, προφανώς δεν έχει νόημα να αυξάνουμε τη συσχετιστικότητα επ' αόριστον.

Ξεκινήσαμε κάνοντας κάποιες δοκιμές για data-cache 4kB:

• Number of sets = 32, Block size: = 32, Set associativity = 1

Cost	Clock	Instructions	Total Cycles	CPI	Time	Value
40€	500MHz	3.424.091	3.908.296	1,141	0,00782 s	3,1983247942325 * 1/(€*s)

• Number of sets = 16, Block size: = 32, Set associativity = 2

Cost	Clock	Instructions	Total Cycles	СРІ	Time	Value
40€	490MHz	3.424.091	3.728.856	1,089	0,00761 s	3,2851898812933 * 1/(€*s)

Number of sets = 8, Block size: = 32, Set associativity = 4

Cost	Clock	Instructions	Total Cycles	СРІ	Time	Value
40€	480MHz	3.424.091	3.729.176	1,089	0,00777 s	3, 21786904131 * 1/(€*s)

Παρατηρούμε ότι συνολικά η δεύτερη περίπτωση έχει την καλύτερη απόδοση, τόσο σε χρόνο όσο και σε λόγο απόδοσης προς χρόνο, επομένως για τα 4kB συμφέρει να έχουμε 2-way cache association. Έπειτα ελέγχουμε αν το μέγεθος block που διαλέξαμε είναι το βέλτιστο, μόνο για την καλύτερη απ' τις παραπάνω υλοποιήσεις:

• Number of sets = 32, Block size: = 16, Set associativity = 2

Cost	Clock	Instructions	Total Cycles	СРІ	Time	Value
40€	490MHz	3.424.091	3.801.376	1,110	0,00776 s	3, 2225173200441 * 1/(€*s)

Όπως φαίνεται, το κέρδος από την αξιοποίηση του spacial locality της cache, είναι μεγαλύτερο από το cache pollution και έτσι η επιλογή μεγέθους block 32 words είναι η καλύτερη.

Συνεχίζοντας τη μελέτη για τη μεγαλύτερη cache των 8kB, περιμένουμε το πιο συμφέρον set associativity να είναι το πολύ 2, αφού επωφελείται λιγότερο από τη συσχετιστικότητα. Με βάση τον παραπάνω συλλογισμό, εξετάσαμε τις παρακάτω περιπτώσεις:

• Number of sets = 64, Block size: = 32, Set associativity = 1

Cost	Clock	Instructions	Total Cycles	CPI	Time	Value
45€	500MHz	3.424.091	3.773.176	1,102	0,00755 s	2,9447635390215 * 1/(€*s)

• Number of sets = 32, Block size: = 32, Set associativity = 2

Cost	Clock	Instructions	Total Cycles	СРІ	Time	Value
45€	490MHz	3.424.091	3.707.776	1,083	0,00757 s	2,9367709615923 * 1/(€*s)

Πράγματι, βλέπουμε ότι αυτή τη φορά συμφέρει η cache μας να είναι direct-mapped αν και η διαφορά μεταξύ των δύο περιπτώσεων είναι μικρή. Αυτό όμως υποδεικνύει ότι και η πιο συμφέρουσα επιλογή για την cache των 16kB είναι η direct-mapped. Επιπλέον, παρατηρούμε ότι και οι δύο υλοποιήσεις, αν και γρηγορότερες χρονικά από αυτές των 4kB, υστερούν στο λόγο απόδοσης προς κόστος. Αυτό μας δείχνει ότι η cache των 16kB θα έχει ακόμη χαμηλότερο λόγο απόδοσης και επομένως θα μπορούσαμε να την παραλείψουμε, ωστόσο δοκιμάσαμε την παρακάτω υλοποίηση προς απόδειξη των λεγομένων μας.

Number of sets = 128, Block size: = 32, Set associativity = 1

Cost	Clock	Instructions	Total Cycles	CPI	Time	Value
50€	500MHz	3.424.091	3.715.736	1,085	0,00743 s	2,6912568600137 * 1/(€*S)

Από το παραπάνω, διαπιστώνουμε ότι η επιλογή των 16kB data cache συμφέρει ακόμη λιγότερο, παρά το γεγονός ότι είναι η πιο γρήγορη χρονικά από όλες.

Τελικά για τον επεξεργαστή rabbit επιλέγουμε:

L1 program cache => Number of sets = 64, Block size = 32, Set Associativity = 1

L1 data cache => Number of sets = 16, Block size = 32, Set Associativity = 2, Write-back, Write allocate, LRU

3) Επεξεργαστής Puma:

Μετά από τη μελέτη του επεξεργαστή rabbit, μπορούμε να υποθέσουμε ότι το κόστος των μεγαλύτερων level 2 caches θα τις καθιστά μη συμφέρουσες, με αποτέλεσμα να επιλέξουμε τη μικρότερη. Ένας ακόμη παράγοντας που μας οδηγεί σε αυτή την υπόθεση είναι ότι το CPI πλησιάζει πάρα πολύ το ιδανικό με τη χρήση του δεύτερου επεξεργαστή και έτσι δεν υπάρχουν μεγάλα περιθώρια βελτίωσης που να μπορεί να προσφέρει η level 2 cache με αποτέλεσμα να μην είναι πιθανότατα η πιο συμφέρουσα από τις 3 εκδοχές επεξεργαστών. Επειδή όμως δεν ξέρουμε κατά πόσο επιταχύνουν ακριβώς το πρόγραμμα θα εξετάσουμε τις εξής περιπτώσεις:

• Number of sets = 64, Block size: = 32, Set associativity = 2

Co	ost	Clock	Instructions	Total Cycles	СРІ	Time	Value
90	0€	490MHz	3.424.129	3.702.871	1,081	0,00756 s	1,4703305744230 * 1/(€*s)

• Number of sets = 128, Block size: = 32, Set associativity = 2

Cost	Clock	Instructions	Total Cycles	CPI	Time	Value
115€	490MHz	3.424.129	3.683.711	1,076	0,00752 s	1,1 566785682203 * 1/(€*S)

• Number of sets = 256, Block size: = 32, Set associativity = 2

Cost	Clock	Instructions	Total Cycles	СРІ	Time	Value
140€	490MHz	3.424.129	3.674.591	1,073	0,00750 s	0,9 524869570518 * 1/(€*s)

Σε όλες τις παραπάνω δοκιμές η level 1 program & data cache έχει τις ρυθμίσεις του επεξεργαστή rabbit.

Παρατηρούμε ότι όλες οι υλοποιήσεις επιταχύνουν την εκτέλεση του προγράμματος και βελτιώνουν το CPI, ωστόσο όλες έχουν σημαντικά χαμηλότερο λόγο απόδοσης προς κόστος. Εδώ να σημειώσουμε ότι αν μπορούσαμε να επιλέξουμε διαφορετική συσχετιστικότητα από αυτή του rabbit, η direct-mapped level 2 cache θα είχε καλύτερα αποτελέσματα, αφού δεν έχει πολλά capacity-misses και έτσι η μείωση που επιβάλλεται στο ρολόι επιβαρύνει τον επεξεργαστή περισσότερο από ότι τον βοηθά. Ακόμη και έτσι όμως, τα αποτελέσματα μας δείχνουν ότι η διαφορά μεταξύ των δύο είναι αρκετά μεγάλη ώστε να ανατραπεί η κατάταξή τους με βάση την απόδοση προς κόστος.

<u>Τελικά για τον επεξεργαστή puma επιλέγουμε:</u>

L1 program cache => Number of sets = 64, Block size = 32, Set Associativity = 1

L1 data cache => Number of sets = 16, Block size = 32, Set Associativity = 2, Write-back, Write allocate, LRU

L2 program & data cache => Number of sets = 64, Block size = 32, Set Associativity = 2, Write-back, Write allocate, LRU

Τελικά configurations:

Χαρακτηριστικό	Πρώτος επεξεργαστής (turtle)	Δεύτερος επεξεργαστής (rabbit)	Τρίτος επεξεργαστής (puma)
L1 program cache (μέγεθος, μέγεθος μπλοκ, συσχετιστικότητα, πολιτική αντικατάστασης)	-	8kB, 32 words, 1-way, -	8kB, 32 words, 1-way, -
L1 data cache (μέγεθος, μέγεθος μπλοκ, συσχετιστικότητα, πολιτική αντικατάστασης)	-	4kB, 32 words, 2-way, LRU	4kB, 32 words, 2-way, LRU
L2 cache (μέγεθος, μέγεθος μπλοκ, συσχετιστικότητα, πολιτική αντικατάστασης)	-	-	16kB, 32 words, 2-way, LRU
Κόστος	20€	40€	90€
Ρυθμός ρολογιού	500MHz	490MHz	490MHz
Κύκλοιεκτέλεσης	179.333.553	3.728.856	3.702.871
Χρόνος εκτέλεσης	o,35867 s	0,00761 s	0,00756 s
Λόγος απόδοσης/κόστους	0,13940503370275 * 1/(€*s)	3,2851898812933 * 1/(€*S)	1,47033057442305 * 1/(€*s)
Σύστημα για το οποίο είναι κατάλληλος (~150 λέξεις)	Οικιακές συσκευές (πχ. Κλιματιστικά) ή συσκευές όπως κομπιουτεράκι 8-ψηφίων, πάντα με μείωση του ρολογιού προς όφελος του κόστους και τη μείωση καθυστερήσεων από την ασύμμετρα αργή μνήμη.	Συσκευές χαμηλής υπολογιστικής ισχύος (πχ. Αμάξια). Δεν χρειάζονται προσαρμογές στο ρολόι, αφού φαίνεται ότι ο επεξεργαστής έχει παρόμοια απόδοση με το σύστημα μνήμης.	Στα σημερινά κινητά τηλέφωνα (πχ. επεξεργαστές Snapdragon) με αύξηση όμως της συχνότητας ρολογιού στην τάξη των GHz για να αξιοποιείται καλύτερα η level 2 cache.

Συμπεράσματα:

- Καλύτερος λόγος απόδοσης προς κόστος: **Rabbit**
- Καλύτερη ταχύτητα: **Puma**

Σχετικά με την καταλληλόλητα κάθε επεξεργαστή, σαν γενικό σχόλιο, όσο γρηγορότερος είναι ένας επεξεργαστής, τόσο περισσότερο επωφελείται από την ύπαρξη μεγάλης cache και πολλαπλών επιπέδων cache. Αν ο επεξεργαστής μας δεν είχε συχνότητα 500 MHz, αλλά ήταν της τάξης των GHz όπως οι σημερινοί desktop computers, πιθανότατα να είχαμε πολύ διαφορετικά αποτελέσματα στην υλοποίηση puma προς όφελός της. Από την άλλη βασικό ρόλο για την επιλογή της συχνότητας παίζει και το που θέλουμε να χρησιμοποιήσουμε τον επεξεργαστή. Αν για παράδειγμα έχουμε ως βασικό στόχο τη μεγιστοποίηση της αυτονομίας ενός κόμβου IoT που έχει τροφοδοσία μπαταρίας, τότε σίγουρα επιλέγουμε κάποιον επεξεργαστή με χαμηλή συχνότητα ρολογιού και ως αποτέλεσμα το να τοποθετήσουμε σε αυτόν cache δεν θα τον επιταχύνει, αφού τα δεδομένα θα φτάνουν γρηγορότερα από ότι μπορεί να τα επεξεργαστεί.

Συμπληρωματικό υλικό:

0x80029D75 00

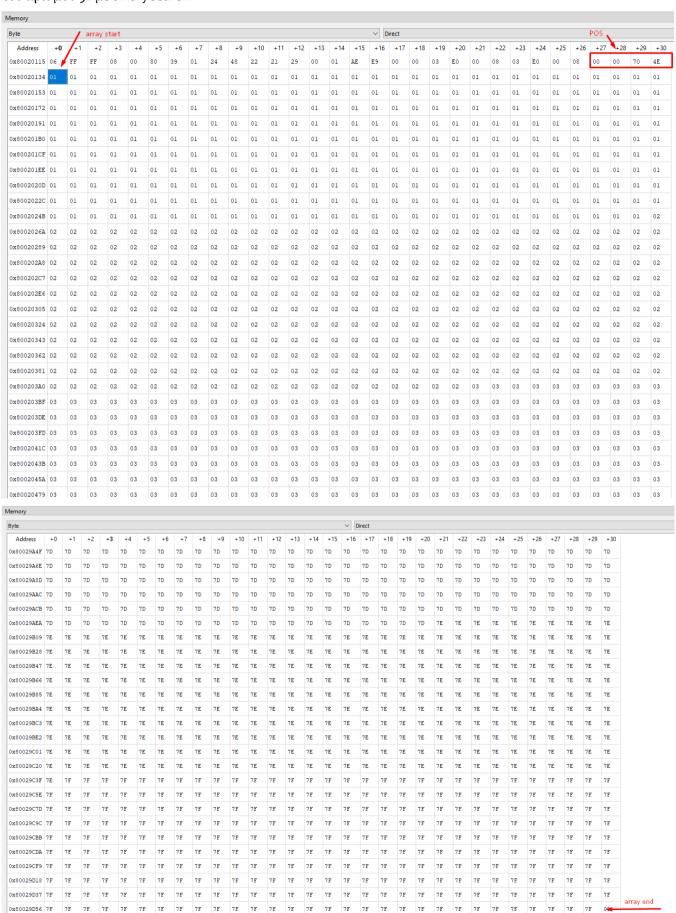
00 00

00

00

00 00 00 00 00 00 00

Ενδεικτικά αποτελέσματα του πίνακα μετά από ταξινόμηση με quicksort. Απεικόνιση δεδομένων σε bytes. Αναζήτηση του αριθμού 92 με binary search.



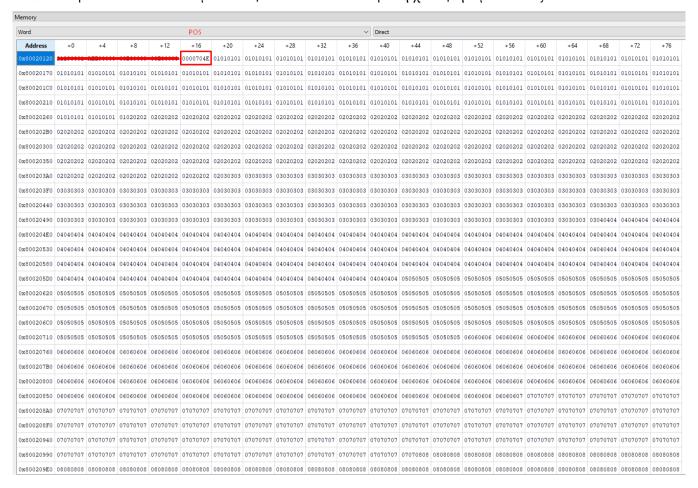
[Γιαννοπούλου - Φώτης]

00

00

00 00

Απεικόνιση των ίδιων αποτελεσμάτων ως words. Σε κάθε θέση υπάρχουν 4 αριθμοί του 1 byte.



Ευχαριστούμε για το χρόνο σας.