

掌中宝核心板V1	
引脚名称	引脚分配表
全局时钟FPGA CLK	23
复位按键RESET	88
LED灯	FPGA引脚号
led1	98
led2	87
按键	FPGA引脚号
S1	24
S2	25
SDRAM接口	FPGA引脚号
S DQ0	127
S DQ1	126
S DQ2	129
S DQ3	128
S DQ4	133
S DQ5	132
S DQ6	136
S DQ7	135
S DQ8	46
S DQ9	49
S DQ10	50
S DQ11	51
S DQ12	52
S DQ13	53
S DQ14	54
S DQ15	55
S A0	7
S A1	3
S A2	11
S A3	10
S A4	28
S A5	30
S A6	31
S A7	32
S A8	33
S A9	34
S A10	1
S A11	38
S A12	39
SD BS0	143

[illegible]