rΛ	1
SIUN	٨

١								
1.	115		EX	MEM	WK			
		,		,,0,,				
		TIF	la	EX	MEM	W/B		
Λ	ı	١						

- 2. Las dependencias son causadas por el programo Los riesgos son causados por la arquitectura
- 3. Evila vealizar el Bravch q' realiza dos IF, donde este branch implica un viesgo de control
- 4. Surede que pason datos o instrucciones, no pueden pasor ambos a la vez

5. Dependencias 1. Dependencia de datos por RO en líneas 1 y 2.

- 2. " datos RØ " 246.
- 3. 11 control en linea 4.
- 4. " dates por R2 en lineas 346.
 5. " dates R1 " 647.
- 5. " dates R1 " 677.
 6. " dates R1 " 678.
 - 7. " datos RI " 7,8.
- 8 " dotos RZ " 9 y 10.
 - 9. " control en línea 11.
 - 10. " control " 12.

Riesgos Puesto que la ejecución es en orden solo se consideran los RAW Además del CMP puesto que la línea anterior modifica RZ

Solución

- · 2 stalls entre 1 y 2
- · 2 stalls entre 6 y 7 · 2 stalls entre 7,8
- · 2 stalls entre a , 10