

**МГТУ им. Н.Э. Баумана**

**Лабораторный практикум №3**  
**По дисциплине: Архитектура ЭВМ**  
**По теме: «Регистры»**

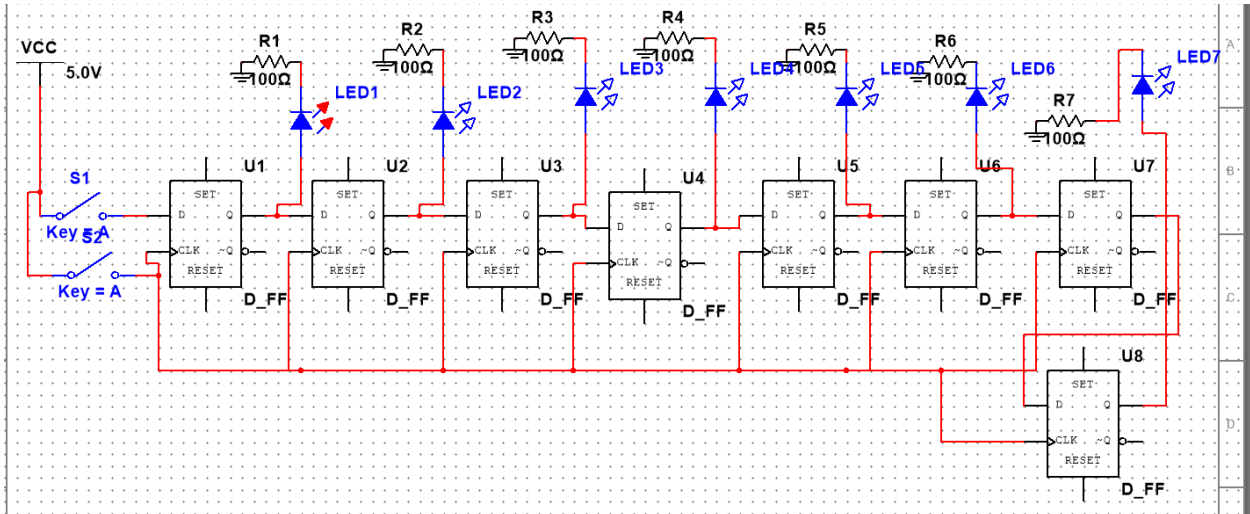
Работу выполнила:  
студентка группы ИУ7-45  
Оберган Татьяна

Работу проверил:

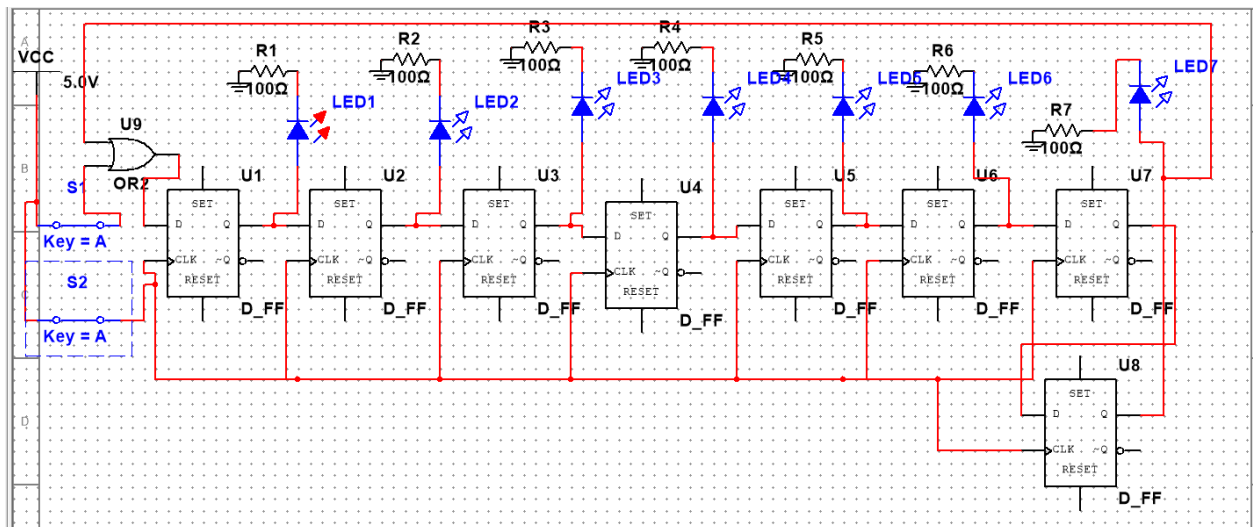
Москва, 2019

**Цель:** изучение принципов построения регистров сдвига, способов преобразования параллельного кода в последовательный код и обратно, сборка схем регистров сдвига и их экспериментальное исследование.

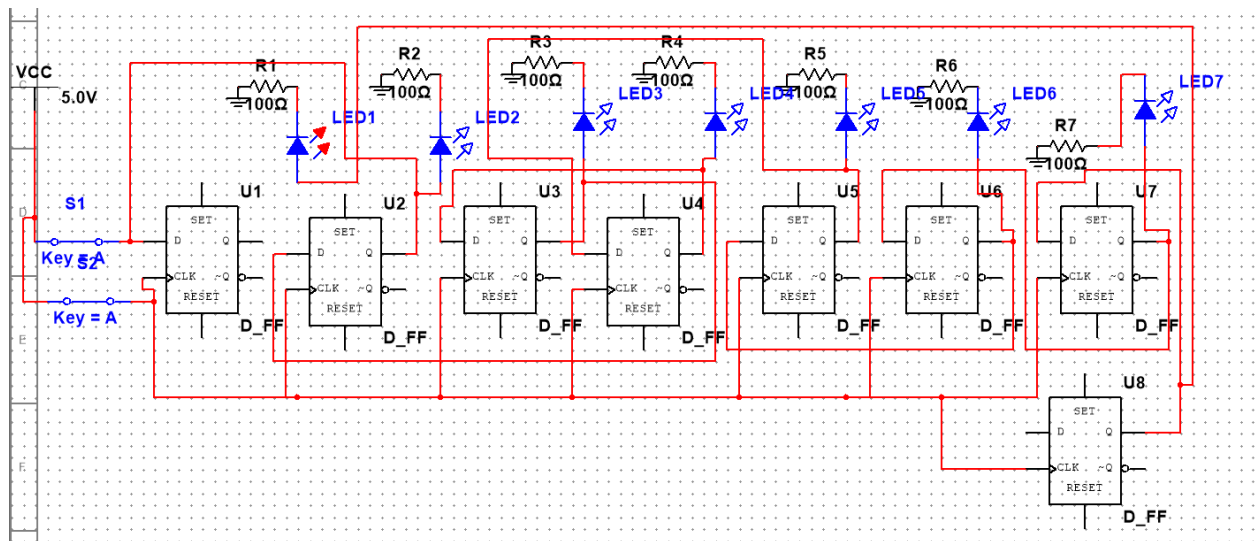
### Функциональная схема 4-разрядного регистра сдвига вправо



### Функциональная схема 4-разрядного циклического регистра со сдвигом вправо

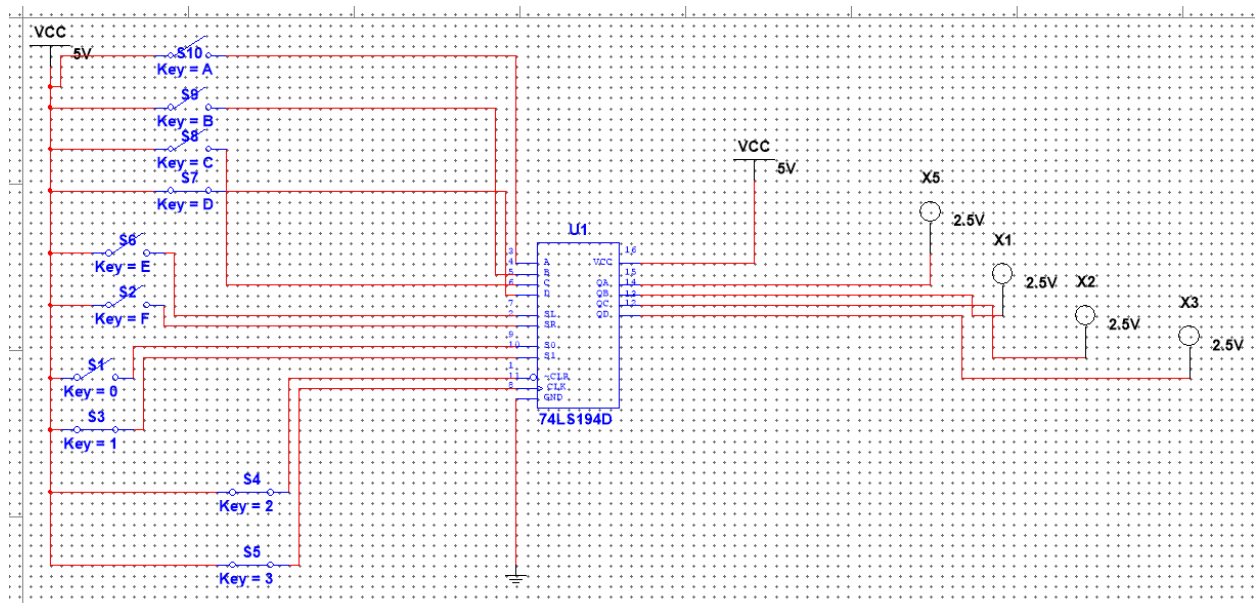


## Функциональная схема 4-разрядного циклического регистра со сдвигом влево

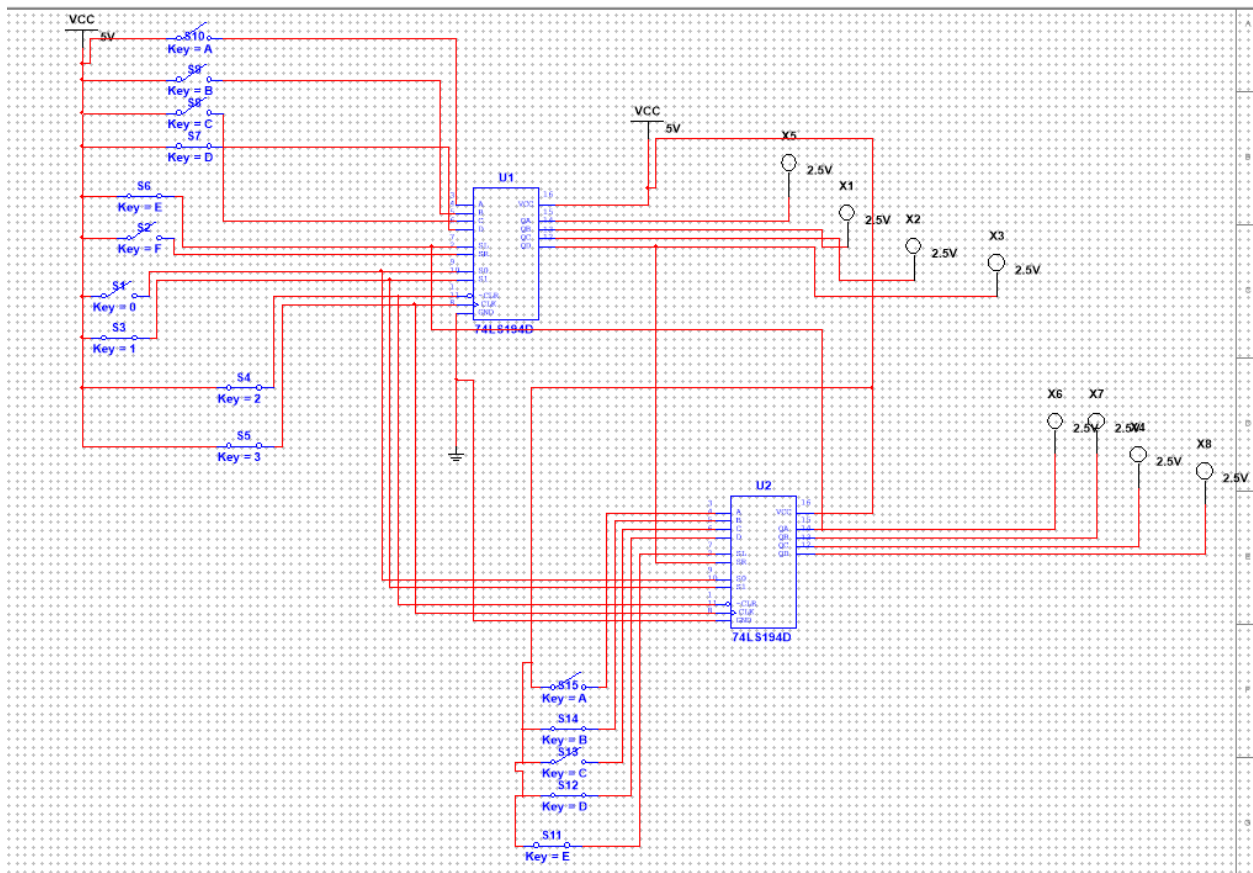


## Универсальный 4-разрядный регистр, состоящий из интегральной схемы (ИС) 74LS194

В универсальных регистрах реализуется несколько названных выше способов ввода и вывода информации.



## Универсальный 8-разрядный регистр, состоящий из двух интегральных схем (ИС) 74LS194



Кодирование режимов регистра сдвига управляющим словом S1S0.

S1	S0	Режим
0	0	Хранение
0	1	Сдвиг вправо
1	0	Сдвиг влево
1	1	Параллельный ввод данных ввод

**Вывод:** я узнала основные принципы работы дешифраторов. Познакомилась с их применением. Научилась строить схемы для работы с ними в Micro-Cap.