

2019

- 1.** Diagrama ampliado de estados y transiciones de un proceso. Analizar la transición de un proceso. Analizar la transición de espera-swapeado a listo- swapeado (que pasa en la PCB? Vuelve a memoria principal)
- 2.** Analizar a técnica para minimizar la cantidad de page fault (fallo de páginas)
- 3.** Analizar la situación donde se está atendiendo una interrupción y ocurre otra de mayor prioridad. Involucrar el concepto de stack (pila) y program counter