



Weekly_jonghoon #3

현재 진행 상황 및 추후 계획

✓ 진행 상황

➡ 추후 계획

현재 진행 상황 및 추후 계획

✓ 진행 상황

1. 논문리뷰 : ~~7월 3일 16시 ZOOM~~ 신욱 연구원 미국 출장으로 차후로 연기
[번역] C3SRAM: An In-Memory-Computing SRAM Macro Based on Robust Capacitive Coupling Computing Mechanism

2. 딥러닝 과제 출제 완료

Deep Learning Assignment #5

Deep Learning Assignment #5 답안

3. 홈페이지 업데이트 진행

<https://hpic-lab.github.io/>

구현사항

- a. 칩 갤러리 자동으로 넘기기
 - b. 칩 갤러리 사진, 내용 모두 업데이트
 - c. 칩 갤러리 세부 페이지 업데이트 https://hpic-lab.github.io/chip_gallery.html
 - d. 교수님 프로필 업데이트
 - e. Undergraduate Internship - HYU, IIT 부분 추가
 - f. Publications 논문 키워드 추가
4. 홈페이지 추후 업데이트 내용
 - a. 논문 사진 추가

b. 뉴스 갤러리 사진 변경 필요

c. 홈페이지 프로필 사진, SPONSORS 변경 필요

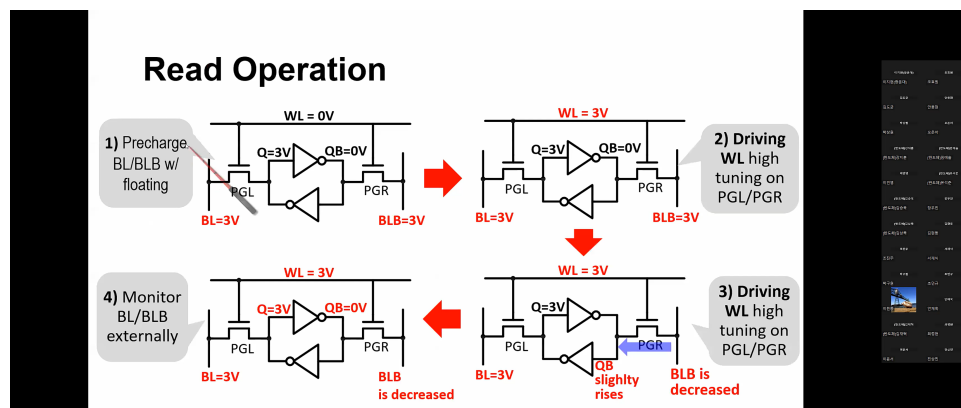
5. 수강완료: [전남대 IDEC 온라인] VerilogHDL을 사용한 CNN의 FPGA 구현

7월 2일,3일 10시-17시

강좌상세

일자	2024-07-02	시간	10:00 ~ 12:00	강사	한만수 교수 목포대학교
내용	○ 합성을 위한 Verilog 코딩 방법 ○ Verilog FSM 설계 방법 ○ Xilinx Vivado 사용법				
일자	2024-07-02	시간	13:00 ~ 17:00	강사	한만수 교수 목포대학교
내용	○ Lab: Vivado 사용법 ○ Lab: FSM 실습				
일자	2024-07-03	시간	10:00 ~ 12:00	강사	한만수 교수 목포대학교
내용	○ CNN 소개 ○ CNN 구현용 C 코드 소개 ○ CNN의 Verilog 설계				
일자	2024-07-03	시간	13:00 ~ 17:00	강사	한만수 교수 목포대학교
내용	○ Lab: CNN의 Verilog 구현 ○ Lab: CNN의 testbench 실습				

6. IDEC 정한울 임베디드메모리(SRAM) 기초 수강중 8h/10h



진행상황

<input checked="" type="checkbox"/>	VerilogHDL을 사용한 CNN의 FPC	외부강의	완료	2024년 7월 2일 →	https://www.id		
<input checked="" type="checkbox"/>	딥러닝 과제 출제	딥러닝과제	완료	2024년 7월 3일	Deep Learn		
<input type="checkbox"/>	C3SRAM 논문리뷰	논문리뷰	연기	2024년 7월 3일			
<input type="checkbox"/>	홈페이지 업데이트	기타	진행중	2024년 7월 5일	https://hpic-lat		
<input type="checkbox"/>	IDEC 정한울 임베디드메모리(SRAM)	강의	진행중	2024년 7월 4일	https://www.id		1
<input type="checkbox"/>	HPIC_인턴 과제 모음.zip	과제	진행전				1
<input type="checkbox"/>	드라이브 Backup-8_AI-영상 자료-	강의	진행예정	2024년 7월 6일	https://drive.g		2
<input type="checkbox"/>	IDEC 인공지능반도체(DPU) 설계	강의	진행전	2024년 7월 4일	https://www.id		3
<input type="checkbox"/>	KOCW 베릴로그 강의	강의	진행전		http://www.koc		3

✓ TODO

➡ 추후 계획

1. 홈페이지 업데이트
2. 연구실 SPICE 과제 진행
2. 드라이브 Backup-8_AI-영상 자료- 석민구 교수님 강의, KAIST PIM 반도체 특강, 서민재 교수님 강의 수강
3. 인공지능반도체(DPU) 설계 수강 및 리뷰
인공지능반도체 DPU(Deep-learning Processing Unit)을 Verilog-HDL로 설계하는 환경과 과정을 배우고 실습하여, 연구와 개발에 바로 적용해 볼 수 있도록 한다.
<https://www.idec.or.kr/vod/apply/view/?&page=3&no=277>
4. 7월 22~23 HPIC 연구실 엠티 참여
5. 하이닉스 3D NAND 회로분석 캠퍼스특허 보고서 제출 7/19
6. 2024년 반도체전공트랙사업 통합워크숍 참여 : 2024년 7월 15일(월) ~ 7월 16일(화), 1박 2일
7. 하이닉스 CAMPUS MEETP 참여: 8월 19일 종합운동장 08:15~17:00