

**GRADO INGENIERÍA INFORMÁTICA**

# Práctica 1: Introducción diseño digital circuitos combinacionales

# Tecnología de Computadores 2021 – 2022

# Grupo\_9\_Jareño\_Manzaneque

1. ***ESTUDIO FINAL PRÁCTICA 1***
2. ***Captura de la Simulation Waveforms.***

***Interfaz de usuario gráfica, Texto, Aplicación, Excel

Descripción generada automáticamente***

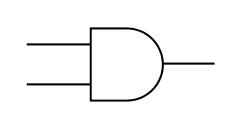
1. ***Dibujar un esquema del circuito descrito en “P1.vhd” según el código VHDL.***

***‘1’***

***00***

a

y

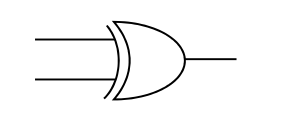


***01***

***Z1***

x

b



***10***

***11***

***‘0’***

**S2**

**S1**

1. ***Obtener la tabla de verdad para dicho circuito.***

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **y** | **x** | **b** | **a** | **z1** |
| 0 | 0 | 0 | 0 | 1 |
| 0 | 0 | 0 | 1 | 0 |
| 0 | 0 | 1 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 |
| 0 | 1 | 0 | 0 | 1 |
| 0 | 1 | 0 | 1 | 1 |
| 0 | 1 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 | 0 |
| 1 | 0 | 0 | 0 | 1 |
| 1 | 0 | 0 | 1 | 1 |
| 1 | 0 | 1 | 0 | 0 |
| 1 | 0 | 1 | 1 | 0 |
| 1 | 1 | 0 | 0 | 1 |
| 1 | 1 | 0 | 1 | 0 |
| 1 | 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 | 0 |

1. ***Obtener la función lógica a partir de la tabla de verdad para dicho circuito.***

***Primera forma canónica (Miniterms)***

***Segunda forma canónica (Maxiterms)***