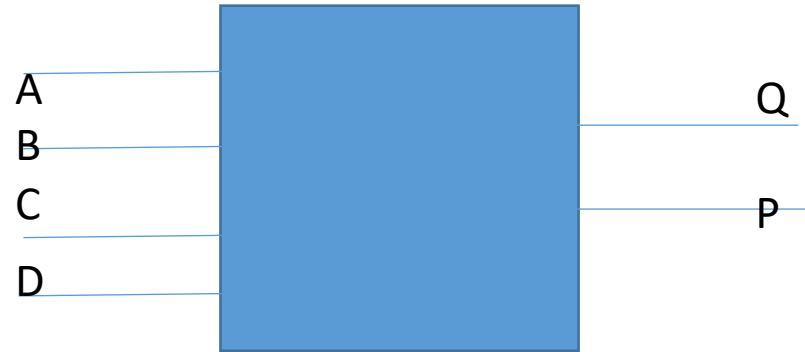


Laboratorio 3



1. (En papel) Determinar las ecuaciones POS y SOP de las salidas Q y P, y hacer los circuitos lógicos que representan la siguiente tabla de verdad.
2. Identificar las señales de los circuitos.
3. (WEB) Utilizando las señales, diseñar los circuitos en Vhdl y realizar sus respectivos test bench.

A	B	C	D	Q	P
0	0	0	0	0	1
0	0	0	1	0	1
0	0	1	0	1	0
0	0	1	1	1	0
0	1	0	0	0	1
0	1	0	1	0	1
0	1	1	0	0	0
0	1	1	1	1	0
1	0	0	0	1	1
1	0	0	1	1	1
1	0	1	0	0	1
1	0	1	1	0	0
1	1	0	0	1	0
1	1	0	1	1	0
1	1	1	0	1	1
1	1	1	1	1	1