

## Laboratorio Final

### DISEÑAR UN COMPONENTE QUE CUMPLA LAS SIGUIENTES CONDICIONES:

- Componentes a utilizar:
- Mux 2 a 1 de 8 bits
- Sumador 8 bits
- Compuertas lógicas

In 8 bits c/u			Señal de control	Salida 8 bits
A	B	C	Sc1 Sc0	S
A	B	C	00	A + B
A	B	C	01	A + C
A	B	C	10	A - C
A	B	C	11	A - B

1. El sistema tendrá TRES entradas (A, B y C) de 8 bits c/u y una señal de control (Sc) de dos bits respectivamente.
2. El sistema tendrá una salida de 8 bits (Cout si lo considera necesario, de un bit).
3. Diseñar los módulos necesarios para dar solución con los circuitos necesarios.
4. Diseñar el diagrama de bloques de la solución general, utilizando los módulos.
5. Descripción de los módulos en vhdl
6. Descripción del testbench en vhdl
7. Simulación

NOTA: Se califica sobre la solución mas optima