

## Laboratorio 2

1. (En papel) Determinar las ecuaciones POS y SOP de las salidas Cout y S, y hacer los circuitos lógicos que representan la siguiente tabla de verdad.
2. Identificar y nombrar todas las señales de cada uno de los circuitos (POS y SOP)
3. (WEB) Diseñar los circuito en Vhdl utilizando todas las señales identificadas en el punto anterior.
4. (WEB) Diseñar el test bench de los circuitos en Vhdl.



A	B	C	Cout	S
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1