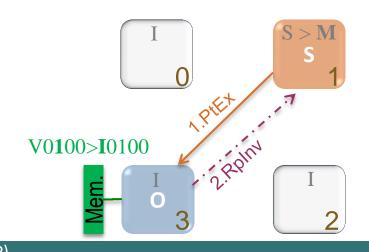


V0000>V0100

AC A PTC			
ESTADO	EVENT	ACCIÓN	ESTADO
INICIAL	O		SIGUIENTE
N0) Inválido	P1	1.N1 envía petición de acceso exclusivo para BD	N0) Inválido
N1) Compart	escribe	(PtEx(BD)) a N3.	N1) Wodilica.
N2) Inválido	en D	D NR cuando recibe PtEV(RI)) (1) nasa RI) a	N2) Inválido
N3) Inválido		estado Inválido y (2) envía paquete de respuesta a	iv3) invalido
D) Válido		N1 confirmando invalidación (RpInv(BD)).	D) Inválido
V		() //	1
		3.N1, recibida la respuesta, modifica el bloque y lo	
		pasa a estado Modificado.	



ACCIÓN ESTADO EV. **ESTADO INICIAL SIGUIENTE** N0) Inválido N0) Inválido 1.N2 envía PtLec(BD) a N3 porque no tiene BD. N1) Modificad N1) Compart 2.N3, como tiene BD en estado Inválido: (1) reenvía (RvLec(BD)) N2) Inválido N2) Compart la petición al nodo N1 (que según el directorio tiene copia válida N3) Inválido del bloque), y (2) pone en la entrada del bloque en el directorio N3) Inválido estado pendiente de Válido y activa el bit de N2. D) Inválido D) Válido CO C1 C2 C3 3.N1 recibe RvLec(BD) y: (1) envía a N3 un paquete de 1 respuesta con el bloque (RpBloque(BD)), y (2) pasa BD en su 1 cache a Compartido. 4.N3 recibe la respuesta de N1 (RpBloque(BD)) y: (1) responde con el bloque a N2 (RpBloque(BD)) y (2) escribe BD en MP y pone el estado del bloque en el directorio a Válido 5.N2, cuando recibe RpBloque(BD), introduce el bloque en su cache en estado Compartido I0100>V0110

.RpBloque

ESTADO INICIAL	EVENT O	ACCIÓN	ESTADO SIGUIENTE
N0) Inválido N1) Compart N2) Compart N3) Inválido D) Válido	D	N3 lee BD de su propia memoria, lo introduce en su cache en estado Compartido y activa el bit de copia en la entrada de BD en el directorio de N3	NT) Compart





V011**0**>V011**1**





