Interfaces y Make

Esp. Ing. José María Sola, profesor.

Revision 2.0.0 Abr 2017

Table of Contents

| 1. | Introducción | 1 |
|----|--|----|
| 2. | Introducción a Interfaces y Abstracciones | 3 |
| 3. | Interfaces y Abstracciones en Lenguaje C y Derivados | 5 |
| 4. | Make | 9 |
| 5. | Continuar Leyendo | 13 |

1

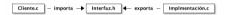
Introducción

Este documento presenta los siguientes conceptos y técnicas fundamentales de la programación en general y del Lenguaje C y sus derivados.

- · Construcción de abstracciones.
- Dependencia del cliente con respecto a una interfaz, no a una implementación.
- · Arhivos encabezados como interfaz y guardas de inclusión.
- Proceso de compilación y compilación separada.
- Automatización de construcción mediante make.

Introducción a Interfaces y Abstracciones

Un **componente** es una unidad que **provee servicios** a otros componentes, el mecanismo que **implementa** ese servicio es **abstraído** de los componentes mediante una **interfaz pública**.



De esa forma, el componente implementa una abstracción, la cual es provista mediante una interfaz.

La interfaz establece el **contrato** de comunicación, que establece las responsabilidades del **componente proveedor** y del **componente consumidor**.

Al diseñar la interfaz de la abstracción se busca que los consumidores cumplan el siguiente objetivo.

Depender de la abstracción, no de la implementación.

Para ello la interfaz del componente no debe exponer detalles de implementación, lo cual permite que cambios en el componente no afecten a los consumidores.

La relación entre el Cliente y la Interfaz puede describirse como que **el cliente Importa la interfaz** o también como que *el cliente *depende* de la interfaz.

Asimismo, la relación entre la Implememanción y la Interfaz puede describirse como que **el proveedor exporta la interfaz** o también como que **el proveedori implementa la interfaz**.



Interfaces y Abstracciones en Lenguaje C y Derivados

En C, y sus derivados, las interfaces se definen en archivos header (encabezado), con extensión .h, y los consumidores y proveedores en archivos .c.

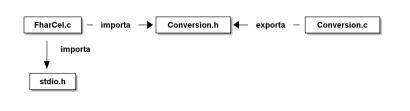
Otras tecnologías aplican los conceptos de forma similar con otros nombres, por ejemplo C# y Java usan interface y class, y Smalltalk usa protocol y clases.



Supongamos el caso del programa de conversión de temperaturas de la sección 1.2 y el ejercicio 1-5 de [K&R1988].

Un programa que imprime una tabla de conversión de temperaturas de fahrenheit a celsius depende de un componente que provea el servicio de conversión de forma tal que lo abstraiga de la expresión que implementa la fórmula.

La abstracción se logra mediante la función de conversión GetCelsFromFahr; la cual se declara en la interfaz conversion.h y se implementa en el proveedor conversion.c. El programa que imprime la tabla es Fharcel.c, el cual también depende de un mecanismo para enviar datos a la salida estándar, por eso, Fharcel.c depende de Conversion.h y de stdio.h.



El comando para construir el programa es

```
$ cc FharCel.c Conversion.c -o FharCel
```

El contenido de los tres archivos está a continuación:

FahrCel.c.

Conversion.h.

```
/* K&R
 * Exercise 1.15. Rewrite the temperature conversion program
 * of Section 1.2 to use a function for conversion.
 * JMS
 * 2016
 */
```

```
#ifndef CONVERSION_H_INCLUDED

#define CONVERSION_H_INCLUDED

double GetCelsFromFahr(double);

#endif
```

Conversion.c.

```
/* K&R
 * Exercise 1.15. Rewrite the temperature conversion program
 * of Section 1.2 to use a function for conversion.
 * JMS
 * 2016
 */
#include "Conversion.h"

double GetCelsFromFahr(double f){
    return (5.0/9.0)*(f-32);
}
```

4

Make

Compilar un proyecto resulta complicado si el proyecto está compuesto por varios archivos y para compilar se requiere escribir comandos extensos.

Los makefiles junto con la utilidad make proponen una solución.

Un makefile es una notación declarativa que define las dependencias y comandos pra consutruir uno o más productos. Si la definición se encuentra en la carpeta actual, la simple invocación a make construye los productos.

Para simplificar el proceso la buena práctica es contener los archivos fuente en y en el makefile en una misma carpeta.

La utilidad make lee las dependencias declararas en el makefile y determina que componentes de las solución fueron actualizados desde la última vez que se construyó el producto, make reconstruye solo las componentes que fueron actualizadas y reconstruye el producto.

Del punto de vista más fundamental, un makefile, es una secuencia de reglas. Cada regla tiene la siguiente sintaxis:

target: prerequisites

[tab]steps

Lo semántica de la regla es: Ante la actualización de alguno de los prerequisitos, reconstruir el objetivo según los pasos indicados.

Por ejemplo, para el reconocido "Hello, World", el make file es el siguiente:

```
hello: hello.o
cc hello.o -o hello
hello.o: hello.c
cc -c hello.c -o hello.o
```

Si desde la línea de comando se escribe make, se construirá el programa ejecutable hello.

Por defecto, make busca un la especificación de construcción un archivo llamado makefile. Si se necesita llamarlo de otra manera o se necesita tener más de una especificación, make acepta la opción -f.

```
make -f othermakefile
```

A continuación presento un ejemplo simple de make de makefile para el famoso hello.c con un solo archivo fuente, y otro para el programa conversor te temperatura, Fahrcel que se compone por tres archivos.

makefile para hello.

```
# Makes Hello.exe
# JMS
# 2016
       = hello.exe
BTN
OBJ
       = hello.o
CC
       = acc
CFLAGS = -std=c11 -wall -pedantic-errors -m32 -D __DEBUG__ -g3 $(INCS)
# LDFLAGS = -static-libgcc
       = -I"C:/Program Files/Dev-Cpp/MinGw64/x86_64-w64-mingw32/
INCS
include"
LDLIBS = -L"C:/Program Files/Dev-Cpp/MinGW64/x86_64-w64-mingw32/lib32"
        = rm - f
RM
$(BIN): $(OBJ)
 $(CC) $(OBJ) -0 $(BIN) $(CFLAGS) $(LDLIBS)
hello.o: hello.c
 $(CC) -c hello.c -o hello.o $(CFLAGS)
.PHONY: clean
```

```
clean:
$(RM) $(OBJ) $(BIN)
```

makefile para FahrCel.

```
# Makes FahrCel.exe
# JMS
# 2016
# K&R Exercise 1.15. Rewrite the temperature conversion program
# of Section 1.2 to use a function for conversion.
BTN
        = FahrCel.exe
        = FahrCel.o Conversion.o
OBI
CC
CFLAGS = -std=c11 -Wall -pedantic-errors -m32 -D __DEBUG__ -q3 $(INCS)
# LDFLAGS = -static-libgcc
INCS
        = -I"C:/Program Files/Dev-Cpp/MinGW64/x86_64-w64-mingw32/
include"
LDLIBS = -L"C:/Program Files/Dev-Cpp/MinGw64/x86_64-w64-mingw32/lib32"
RM
        = rm - f
$(BIN): $(OBJ)
$(CC) $(OBJ) -0 $(BIN) $(CFLAGS) $(LDLIBS)
FahrCel.o: FahrCel.c Conversion.h
$(CC) -c FahrCel.c -o FahrCel.o $(CFLAGS)
Conversion.o: Conversion.h Conversion.c
$(CC) -c Conversion.c -o Conversion.o $(CFLAGS)
.PHONY: clean
clean:
$(RM) $(OBJ) $(BIN)
```

Continuar Leyendo

La utilida make y el compilador gcc tiene decenas de funcionalidades, esta es solo alguna de las referencias para profundizarlas.

- · Mrbook's stuff
- · cs.colby.edu maketutor
- K&R1988
- https://gcc.gnu.org/onlinedocs/gcc-6.1.0/gcc.pdf
- · https://www.gnu.org/software/make/manual/make.pdf
- · https://github.com/mbcrawfo/GenericMakefile
- · https://github.com/jimenezrick/magic-makefile
- http://www.cs.toronto.edu/~penny/teaching/csc444-05f/maketutorial.html (Make y pruebas automatizadas).-