

¿Cuál de las siguientes opciones no es una ventaja del buffer de renombrado con acceso asociativo frente al acceso indexado?

Seleccione una:

- ☒ a. Permite varias escrituras pendientes a un mismo registro.
- ☐ b. No tiene ninguna ventaja.
- ☐ c. Tiene un elemento que indica si el valor es válido o no.
- ☐ d. La búsqueda de un registro se debe hacer comparando el registro con todas las entradas hasta encontrarlo.

El algoritmo de renombrado se utiliza en las arquitecturas superescalares para:

Seleccione una:

- ☐ a. Es un algoritmo que se utiliza para permitir la ejecución desordenada ya que después de la ejecución se encarga de reordenar las instrucciones.
- ☐ b. Para nada. En superescalares no se usa ese algoritmo.
- ☐ c. Poder ejecutar dos instrucciones al mismo tiempo
- ☒ d. Para evitar los efectos de los riesgos WAR y WAW

Una ventana de instrucciones alineada es:

Seleccione una:

- ☐ a. Una ventana de instrucciones que carga instrucciones cuando está completamente vacía
- ☒ b. Una ventana de instrucciones que carga instrucciones conforme se va vaciando (sin esperar a vaciarse del todo)
- ☐ c. Una ventana de instrucciones que tiene una línea de separación entre los códigos de instrucción
- ☐ d. Una ventana de instrucciones extraterrestre

En un esquema de predicción explícita, los bits de predicción:

Seleccione una:

- ☐ a. Se pueden almacenar de forma acoplada a una estructura existente (como la BTB) o de forma independiente en una estructura específica que almacene únicamente la historia de los saltos.
- ☒ b. Solo se pueden almacenar de forma independiente en una estructura específica que almacene únicamente la historia de los saltos.
- ☐ c. Si la predicción es explícita, no se utilizan bits de predicción
- ☐ d. Solo se pueden almacenar de forma acoplada a una estructura existente (como la BTB)

El almacenamiento implícito de la predicción de un salto consiste en:

Seleccione una:

- ☐ a. Escribir en una hoja de papel la predicción del salto
- ☒ b. No se almacena la predicción sino la dirección del salto en el buffer correspondiente y en función de este almacenamiento se decide la predicción.
- ☐ c. Almacenar la predicción en un buffer implícito
- ☐ d. Se almacena la predicción en una tabla junto a la dirección de salto.

Ante un salto incondicional se pueden utilizar los siguientes tipos de predicción:

Seleccione una:

- ☐ a. Predicción implícita y explícita
- ☐ b. La predicción implícita no se puede utilizar ya que es necesario tener información sobre el estado anterior del salto y en un salto incondicional esto no es posible
- ☐ c. La predicción explícita no se puede utilizar ya que es necesario tener información sobre el estado anterior del salto y en un salto incondicional esto no es posible
- ☐ d. La predicción no tiene sentido cuando el salto es incondicional

El acceso a memoria concurrente o tipo C es:

Seleccione una:

- ☒ a. Un tipo de acceso utilizado por arquitecturas vectoriales que permite acceder a posiciones de memoria en un mismo bloque de forma concurrente
- ☐ b. Un tipo de acceso utilizado por arquitecturas vectoriales que permite acceder a posiciones de memoria en diferentes bloques de forma simultánea
- ☐ c. Un tipo de acceso utilizado por arquitecturas vectoriales que permite acceder a posiciones de memoria diferentes en un mismo bloque de forma simultánea
- ☐ d. Un tipo de acceso utilizado por arquitecturas vectoriales que permite acceder a posiciones de memoria en diferentes bloques de forma concurrente

El paralelismo a nivel de instrucción o ILP es:

Seleccione una:

- ☐ a. Un tipo de paralelismo que incorpora un rendimiento muy bajo y por eso casi no se usa.
- ☒ b. Un paralelismo funcional que consiste en ejecutar varias instrucciones a la vez
- ☐ c. Es un tipo de paralelismo inventado. No existe.
- ☐ d. Un paralelismo de datos que consiste en trabajar con los datos de varias instrucciones a la vez

El buffer de reorden en una arquitectura superescalar permite:

Seleccione una:

- a. El buffer de reorden es una estructura que se utiliza para la predicción de saltos y no tiene nada que ver con el orden de ejecución de las instrucciones.
- b. El buffer de reorden no se utiliza en las arquitecturas superescalares.
- c. Completar (sacar del cauce) las instrucciones en un orden diferente al orden de programa.
- d. La ejecución de las instrucciones fuera de orden.

y la 8 es de benchmark, que cual era el mejor benchmark para evaluar no se se que

Decía que si la aplicación, puesto que es la manera real de saber si funciona depende de lo que quieras evaluar
kernel porque no se que
y sintético