# Arquitectura de Computadores (AC)

2° curso / 2° cuatr. Grado Ing. Inform. Cuaderno de prácticas. Bloque Práctico 4. Optimización de código

Estudiante (nombre y apellidos): Jose Teodosio Lorente Vallecillos Grupo de prácticas y profesor de prácticas: A3 Mancia Anguita Lopez Fecha de entrega:

Fecha evaluación en clase:

Antes de comenzar a realizar el trabajo de este cuaderno consultar el fichero con los normas de prácticas que se encuentra en SWAD

Denominación de marca del chip de procesamiento o procesador (se encuentra en /proc/cpuinfo): Intel® Core $^{TM}$  i7-4510U CPU @ 2.00GHz × 4

Sistema operativo utilizado: *Ubuntu 20.04.2 LTS* 

Versión de gcc utilizada: 9.3.0

Volcado de pantalla que muestre lo que devuelve lscpu en la máquina en la que ha tomado las medidas:

```
[JoséTeodosioLorenteVallecillos joseteo@joseteo-X550LD:~/bp4/ejer1] 2021-05-31 lunes
$lscpu
Arquitectura:
                                       x86 64
modo(s) de operación de las CPUs:
                                       32-bit, 64-bit
Orden de los bytes:
                                       Little Endian
Address sizes:
                                       39 bits physical, 48 bits virtual
CPU(s):
Lista de la(s) CPU(s) en línea:
Hilo(s) de procesamiento por núcleo: 2
Núcleo(s) por «socket»:
«Socket(s)»
Modo(s) NUMA:
ID de fabricante:
                                       GenuineIntel
Familia de CPU:
Modelo:
                                       69
Nombre del modelo:
                                       Intel(R) Core(TM) i7-4510U CPU @ 2.00GHz
Revisión:
                                       2879.680
CPU MHz:
CPU MHz máx.:
                                       3100,0000
CPU MHz min.:
                                       800,0000
BogoMIPS:
                                       5188.44
Virtualización:
                                       VT-x
                                       64 KiB
Caché L1d:
Caché L1i:
                                       64 KiB
Caché L2:
                                       512 KiB
Caché L3:
                                       4 MiB
CPU(s) del nodo NUMA 0:
                                       0-3
Vulnerability Itlb multihit:
                                       KVM: Mitigation: Split huge pages
Vulnerability L1tf:
                                       Mitigation; PTE Inversion; VMX conditional cache flushes, SMT vulner
able
Vulnerability Mds:
                                       Mitigation; Clear CPU buffers; SMT vulnerable
Vulnerability Meltdown:
                                       Mitigation; PTI
Vulnerability Spec store bypass:
                                       Mitigation; Speculative Store Bypass disabled via prctl and seccomp
                                       Mitigation; usercopy/swapgs barriers and __user pointer sanitization Mitigation; Full generic retpoline, IBPB conditional, IBRS_FW, STIBP
Vulnerability Spectre v1:
Vulnerability Spectre v2:
 conditio
                                       nal, RSB filling
Vulnerability Srbds:
                                       Mitigation; Microcode
Vulnerability Tsx async abort:
                                       Not affected
                                       fpu vme de pse tsc msr pae mce cx8 apic sep mtrr pge mca cmov pat ps
Indicadores:
e36 clflu
                                       sh dts acpi mmx fxsr sse sse2 ss ht tm pbe syscall nx pdpe1gb rdtscp
 lm const
                                       ant_tsc arch_perfmon pebs bts rep_good nopl xtopology nonstop_tsc cp
uid aperf
                                       mperf pni pclmulqdq dtes64 monitor ds_cpl vmx est tm2 ssse3 sdbg fma
 cx16 xtp
                                       r pdcm pcid sse4_1 sse4_2 movbe popcnt tsc_deadline_timer aes xsave
avx f16c
                                       rdrand lahf_lm abm cpuid_fault epb invpcid_single pti ssbd ibrs ibpb
 stibp tp
                                       r_shadow vnmi flexpriority ept vpid ept_ad fsgsbase tsc_adjust bmi1
avx2 smep
                                        bmi2 erms invpcid xsaveopt dtherm ida arat pln pts md clear flush l
1d
```

1. **(a)** Implementar un código secuencial que calcule la multiplicación de dos matrices cuadradas. Utilizar como base el código de suma de vectores de BPO. Los datos se deben generar de forma aleatoria para un número de filas mayor que 8, como en el ejemplo de BPO, se puede usar drand48()).

# **MULTIPLICACIÓN DE MATRICES:**

CAPTURA CÓDIGO FUENTE: pmm-secuencial.c

```
v3 = (int**) malloc(N*sizeof(int*));
   printf("No hay suficiente espacio para la matriz \n");
```

```
clock_gettime(CLOCK_REALTIME,&cgt1);
//Calcular suma de vectores
for(int i=0; i<N; i++)
    for(int j=0; j<N; j++)
        for(int k=0; k<N; k++)
            v3[i][j] += v1[i][k] * v2[k][j];

clock_gettime(CLOCK_REALTIME,&cgt2);
ncgt=(double) (cgt2.tv_sec-cgt1.tv_sec)+
            (double) ((cgt2.tv_nsec-cgt1.tv_nsec)/(1.e+9));

//Imprimir resultado de la suma y el tiempo de ejecución

printf("Tiempo (seg.): %11.9f\n",ncgt);

return 0;
}</pre>
```

**(b)** Modificar el código (solo el trozo que calcula la multiplicación) para reducir el tiempo de ejecución. Justificar los tiempos obtenidos (usando siempre -O2) a partir de la modificación realizada. Incorporar los códigos modificados en el cuaderno.

#### **MODIFICACIONES REALIZADAS (al menos dos modificaciones):**

Modificación A) –explicación-: He realizado una fragmentación de el bucle de 4 en 4 Modificación B) –explicación-: He cambiado los valores de K y de J, realizando una inversión de el bucle, para estar mas cerca de las posiciones de memoria

### CÓDIGOS FUENTE MODIFICACIONES

A) Captura de pmm-secuencial-modificado\_A.c

```
struct timespec cqt1,cqt2; double ncqt; //para tiempo de ejecución
unsigned int n = atoi(argv[1]); // Máximo N = 2^32 - 1 = 4294967295 (sizeof(unsigned int) = 4 B)
 printf("No hay suficiente espacio para los vectores o matriz \n");
   printf("No hay suficiente espacio para la matriz \n");
```

```
clock_gettime(CLOCK_REALTIME,&cgt1);

for(int i=0; i<n; i++){
    for(int j=0; j<n; j++){
        for(int k=0; k<n; k+=4){
            v3[i][k+] += v1[i][j] * v2[j][k+];
            v3[i][k+2] += v1[i][j] * v2[j][k+2];
            v3[i][k+2] += v1[i][j] * v2[j][k+3];
        }
    }
}

clock_gettime(CLOCK_REALTIME,&cgt2);
ncgt=(double) (cgt2.tv_sec-cgt1.tv_sec)+
        (double) ((cgt2.tv_nsec-cgt1.tv_nsec)/(1.e+9));

//Imprimir_resultado_de_la_suma_y_el_tiempo_de_ejecución

printf("Tiempo_(seg.): %11.9f\n",ncgt);
printf("v3[%d] = %d\n",0,v3[0][0]);
printf("v3[%d] = %d\n",n-1,v3[0][n-1]);

return_0;
}</pre>
```

#### Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
[JoséTeodosioLorenteVallecillos joseteo@joseteo-X550LD:~/bp4/ejer1] 2021-06-02 miércoles
$./pmm-secuencial 1000
Tiempo (seg.): 6.781225217
v3[0] = 501500
v3[999] = 501500000
[JoséTeodosioLorenteVallecillos joseteo@joseteo-X550LD:~/bp4/ejer1] 2021-06-02 miércoles
$./pmm-secuencial-modificado_A 1000
Tiempo (seg.): 1.157066537
v3[0] = 501500
v3[999] = 501500000
[JoséTeodosioLorenteVallecillos joseteo@joseteo-X550LD:~/bp4/ejer1] 2021-06-02 miércoles
$.
```

B) ...

#### **TIEMPOS:**

Modificación	Breve descripción de las modificaciones	<b>-O2</b>
Sin modificar		6.781225217
Modificación A)	Desenrollar el bucle de 4 en 4	
Modificación B)	Intercambio de los valores k y j	1.157066537
•••		

## COMENTARIOS SOBRE LOS RESULTADOS Y JUSTIFICACIÓN DE LAS MEJORAS EN TIEMPO:

Como se puede observar la diferencia de tiempo de la +modificación final a la original es muy notable, ya que al hacer que el bucle realice menos vueltas tal que n/4, siendo n el tamaño, en la captura se

observa el ejemplo de 1000, por lo que, 1000/4=250, de esta manera nos ahorramos 750 vueltas.

2. **(a)** Usando como base el código de BPO, generar un programa para evaluar un código de la Figura 1. M y N deben ser parámetros de entrada al programa. Los datos se deben generar de forma aleatoria para valores de M y N mayores que 8, como en el ejemplo de BPO.

## **CÓDIGO FIGURA 1:**

CAPTURA CÓDIGO FUENTE: figura1-original.c

```
#include <stdio.h> // biblioteca donde se encuentra la función printf()
#include <time.h> // biblioteca donde se encuentra la función clock_gettime()
#define M 40000
#define N 5000
int main(int argc, char** argv){
     s[ii].a= rand() % 10;
s[ii].b= rand() % 10;
     x1=0:
        x1+=2*s[i].a+ii;
```

**Figura 1**. Código C++ que suma dos vectores. My N deben ser parámetros de entrada al programa, usar valores mayores que 1000 en la evaluación.

```
struct {
        int a;
        int b;
} s[N];

main()
{
    ...
    for (ii=0; ii<M;ii++) {
        X1=0; X2=0;
        for(i=0; i<N;i++) X1+=2*s[i].a+ii;
        for(i=0; i<N;i++) X2+=3*s[i].b-ii;

        if (X1<X2) R[ii]=X1 else R[ii]=X2;
    }
    ...
}</pre>
```

**(b)** Modificar el código C (solo el trozo a evaluar) para reducir el tiempo de ejecución. Justificar los tiempos obtenidos (usando siempre -O2) a partir de la modificación realizada. En las ejecuciones de evaluación usar valores de N y M mayores que 1000. Incorporar los códigos modificados en el cuaderno.

## MODIFICACIONES REALIZADAS (al menos dos modificaciones):

Modificación A) –explicación-: Realizo una modificación a el struct para que sea lineal acceder a los datos, do forma que tenga un bucle para cada dato, A y B.

Modificación B) –explicación-: Realizo una sustitución de las multiplicaciones por operadores de desplazamiento, consiguiendo así que las multiplicaciones sean mas rápidas.

•••

## CÓDIGOS FUENTE MODIFICACIONES

A) Captura figura1-modificado\_A.c

```
#include <time.h>
 clock gettime(CLOCK REALTIME,&cgt2);
```

Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
[JoséTeodosioLorenteVallecillos joseteo@joseteo-X550LD:~/bp4/ejer2] 2021-06-03 jueves
$./figura1-original && ./figura1-modificado_A
Tiempo (seg.): 0.0000000125
Tiempo (seg.): 0.000000063
[JoséTeodosioLorenteVallecillos joseteo@joseteo-X550LD:~/bp4/ejer2] 2021-06-03 jueves
```

B) ...

#### **TIEMPOS:**

Modificación	Breve descripción de las modificaciones	<b>-O</b> 2
Sin modificar		0.000000125
Modificación A)	Modificación del struct	0.000000063
Modificación B)	Modificación de las operaciones * a <<	0.000000063

## COMENTARIOS SOBRE LOS RESULTADOS Y JUSTIFICACIÓN DE LAS MEJORAS EN TIEMPO:

Como se puede observar en la captura del resultado final se reuce considerablemente, ya que nos ahorramos las multiplicaciones por operadores de desplazamiento, al realizarse secuencialmente priemro todos los valores de A y lugo todos los valores de B, ahorrando ciclos de reloj.

3. El benchmark Linpack ha sido uno de los programas más ampliamente utilizados para evaluar las prestaciones de los computadores. De hecho, se utiliza como base en la lista de los 500 computadores más rápidos del mundo (el Top500 Report). El núcleo de este programa es una rutina que opera con flotantes de doble precisión denominada DAXPY (*Double precision- real Alpha X Plus Y*) que multiplica un vector por una constante y los suma a otro vector (Lección 3/Tema 1):

for 
$$(i=0;i  $y[i]=a*x[i] + y[i];$$$

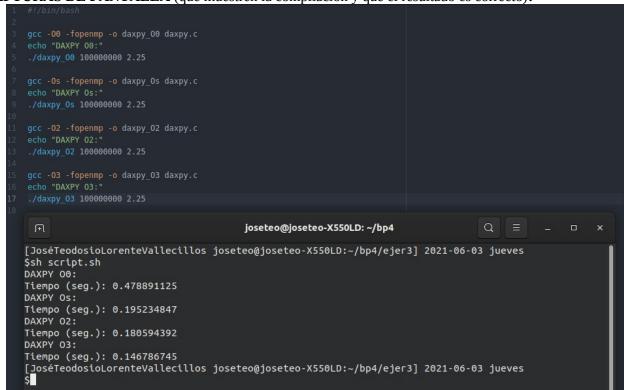
Generar los programas en ensamblador para cada una de las siguientes opciones de optimización del compilador: -O0, -Os, -O2, -O3. Explique las diferencias que se observan en el código justificando al mismo tiempo las mejoras en velocidad que acarrean. Incorporar los códigos al cuaderno de prácticas y destacar las diferencias entre ellos. Sólo se debe evaluar el tiempo del núcleo DAXPY. N deben ser parámetro de entrada al programa.

<b>CAPTURA</b>	CÓDIGO	<b>FUENTE</b> :	daxpy	. с
----------------	--------	-----------------	-------	-----

```
#include <stdio.h>
 if(argc<3){
N=(unsigned int)atoi(argv[1]);
a=atof(argv[2]);
```

Tiempos ejec.	-O0	-Os	-O2	-O3
Longitud	0.478891125	0.195234847	0.180594392	0.146786745
vectores=XXXX				

CAPTURAS DE PANTALLA (que muestren la compilación y que el resultado es correcto):



#### COMENTARIOS QUE EXPLIQUEN LAS DIFERENCIAS EN ENSAMBLADOR:

Una de las diferencias mas apreciables es la extensión de los códigos ensamblador O0, Os y O2 en comparación con O3 el cual tiene 300 lineas, y esto es debido al desenrollado de los bucles. Ademas se observa es que en el código ensamblador con la instrucción Os es que realiza primero la comprobación, si la cumple salta a L11, sin embargo si no, se realiza la operación, el incremento y un salto a L5 de nuevo para repetirlo todo, sin embargo con O0 realiza la comprobación después de hacer la operación y el incremento, lo curioso es que realiza la comprobación antes de calcular en la primera vuelta, es decir, entra en L3 y salta a L5, comprueba y luego salta a L6 y se repite L5 y L6 hasta que la condición se haya cumplido, en el caso de O2 sucede un caso similar, salvo que tiene 2 comprobaciones, una primera en L3 la cual comprueba con los valores inicializados, si se cumple salta a L5 y ejecuta el resto del código sin hacer bucle, pero si no entra en L6 calcula, y si no cumple la comprobación repite L6 hasta que se cumpla.

**CÓDIGO EN ENSAMBLADOR** (no es necesario introducir aquí el código como captura de pantalla, ajustar el tamaño de la letra para que una instrucción no ocupe más de un renglón):

 $\mathbf{00}$ 

```
clock_gettime@PLT
 movl $0, -60(%rbp)
 jmp .L5
.L6:
 movq x(%rip), %rax
 movl
       -60(%rbp), %edx
 salq $3, %rdx
 addq
       %rdx, %rax
 movsd (%rax), %xmm1
 movsd a(%rip), %xmm0
 mulsd %xmm0, %xmm1
 movq y(%rip), %rax
 movl
       -60(%rbp), %edx
 movslq %edx, %rdx
 salq $3, %rdx
 addq %rdx, %rax
 movsd (%rax), %xmmΘ
 movq y(%rip), %rax
 movl
       -60(%rbp), %edx
 movslq %edx, %rdx
 salq $3, %rdx
 addq %rdx, %rax
 addsd %xmm1, %xmm0
 movsd %xmm0, (%rax)
 addl
       $1, -60(%rbp)
.L5:
       -60(%rbp), %edx
 movl
       N(%rip), %eax
 movl
 cmpl %eax, %edx
 jb .L6
       -32(%rbp), %rax
 leaq
 movq
       %rax, %rsi
 movl
       $0, %edi
 call clock_gettime@PLT
```

Os

```
N(%rip), %ecx
 movl
       x(%rip), %rsi
 movq
 movq
       y(%rip), %rdx
.L5:
 cmpl %eax, %ecx
 jbe .L11
 movsd (%rsi,%rax,8), %xmm0
 mulsd a(%rip), %xmm0
 addsd (%rdx,%rax,8), %xmm0
 movsd %xmm0, (%rdx,%rax,8)
 jmp .L5
.L11:
 xorl
       %edi, %edi
 leaq
       clock_gettime@PLT
```

O2 O3

```
clock_gettime@PLT
        N(%rip), %eax
  movl
  testl %eax, %eax
  je .L5
 movq x(%rip), %rdi
 movq y(%rip), %rdx
        -1(%rax), %esi
  leal
  .p2align 4,,10
  .p2align 3
.L6:
  movsd (%rdi,%rax,8), %xmm0
 mulsd a(%rip), %xmm0
 movq %rax, %rcx
  addsd (%rdx,%rax,8), %xmm0
 movsd %xmm0, (%rdx,%rax,8)
  addq $1, %rax
  cmpq %rsi, %rcx
  jne .L6
  xorl
        %edi, %edi
  leaq
       16(%rsp), %rsi
        clock_gettime@PLT
```

```
cmpq
      %r8b
testb %sil, %r8b
orb %sil, %r8b
je .L8
      %edi, %esi
%eax, %eax
shrl %esi
unpcklpd %xmm1, %xmm1
salq $4, %rsi
.p2align 3
movupd (%rcx,%rax), %xmm0
mulpd %xmm1, %xmm0
addq $16, %rax
movl %edi, %eax
andl $-2, %eax
movsd (%rcx,%rax,8), %xmm0
leag (%rdx,%rax,8), %rdx
addsd (%rdx), %xmm0
call clock gettime@PLT
```

(PONER AQUÍ SÓLO LA ZONA DEL CÓDIGO ENSAMBLADOR DONDE ESTÁ EL CÓDIGO EVALUADO, USE COLORES PARA DESTACAR LAS DIFERENCIAS)

daxpy00.s	daxpy0s.s	daxpy02.s	daxpy03.s
call clock_gettime@PLT movl \$0, -60(%rbp) jmp .L5 .L6: movq x(%rip), %rax movl -60(%rbp), %edx movslq %edx, %rdx salq \$3, %rdx addq %rdx, %rax movsd (%rax), %xmm1 movsd a(%rip), %xmm0 mulsd %xmm0, %xmm1 movq y(%rip), %rax movl -60(%rbp), %edx movslq %edx, %rdx salq \$3, %rdx addq %rdx, %rax movl -60(%rbp), %edx movslq %edx, %rdx salq \$3, %rdx addq %rdx, %rax movd (%rax), %xmm0 movq y(%rip), %rax movl -60(%rbp), %edx movslq %edx, %rdx salq \$3, %rdx addq %rdx, %rax movl -60(%rbp), %edx movslq %edx, %rdx salq \$3, %rdx addq %rdx, %rax movl -60(%rbp), %edx movslq %edx, %rdx salq \$3, %rdx addq %rdx, %rax addsd %xmm1, %xmm0 movsd %xmm0, (%rax) lea	daxpyOs.s  all clock_gettime@PLT  ovl N(%rip), %eax  estl %eax, %eax  e .L5  ovq x(%rip), %rdi  ovq y(%rip), %rdx  eal -1(%rax), %esi  orl %eax, %eax  o2align 4,,10  o2align 3  6:  ovsd (%rdi,%rax,8),  xmm0  ovq %rax, %rcx  ddsd (%rdx,%rax,8),  xmm0  ovsd %xmm0, (%rdx,  rax,8)  ddq \$1, %rax  npq %rsi, %rcx  ne .L6		daxpy03.s  call clock_gettime@PLT movl N(%rip), %ecx movq x(%rip), %rsi xorl %eax, %eax movq y(%rip), %rdx .L5: cmpl %eax, %ecx jbe .L11 movsd (%rsi,%rax,8), %xmm0 mulsd a(%rip), %xmm0 addsd (%rdx,%rax,8), %xmm0 movsd %xmm0, (%rdx,%rax,8) incq %rax jmp .L5 .L11: xorl %edi, %edi leaq 24(%rsp), %rsi call clock_gettime@PLT

	<pre>je .L7 cltq movsd (%rcx,%rax,8), %xmm0 leaq (%rdx,%rax,8), %rdx mulsd a(%rip), %xmm0 addsd (%rdx), %xmm0 movsd %xmm0, (%rdx) .L7: xorl %edi, %edi leaq 16(%rsp), %rsi call clock_gettime@PLT</pre>
--	---