

José Teodosio Lorente Vallecillos

Codigo:

```
/*
 * File:   multiplicador_main1.c
 * Author: teo
 *
 * Created on 14 de abril de 2022, 14:05
 */

#include <avr/io.h>
#define F_CPU 16000000
#include <util/delay.h>
#define DDR_PUERTO_SALIDA DDRB // Regist. de direcc. puerto B (PB)
#define PUERTO_SALIDA PORTB // Registro del puerto B
#define DDR_PUERTO_ENTRADA DDRC
#define PUERTO_ENTRADA PORTC

int main(void){
    // Configura la patilla PB0 como salida mediante el bit menos
    // significativo del puerto
    DDR_PUERTO_SALIDA = 0x01;
    uint8_t valor_puerto = 0x00;
    while (1){
        while((PUERTO_ENTRADA & 0x01) == 0); // Espera un valor alto
        PUERTO_SALIDA = valor_puerto; // Establece valor de salida
        // Cambia el valor del bit menos significativo usando XOR
        valor_puerto = valor_puerto ^ 0x01;
        _delay_us(10);
    }
}
```

