nuy breure práctica. Una peux que el 1 no esté campleto.

Manuel Zafra Mota José Teodosio Lorente Vallecillos

Ejencicio 1 S/2 0 1 = 94 | 93 94 La idea es la siguiente: el adómata tiene que saber en qué miembro de Z5 está, si ha necibido un número i, y chonen viene un. O, va a tenen 2i(mod5), y si necibe 1 es 2i+1 (mod 5). los estados 90,91,92,934 94 connes ponden a las entrendres 0,1,2,3 y 4 mod 5, respectivemente Suponemos que hasta el momento tenemos un número multiplo de 5, pontante, estamos en el estado 40. Un O moltiplica el nomero actual par?, de modo que todavia es un múltiple de 5, y pon tanto estamos en el estado qu (estado final). Un 1 milliplica por 2 y a ñade 1, 1 mod 5, pontanto estamos en el estado 91.

De la misma manerapara los demos estador 91, 92, 93 y 94;

y sus nespectivos 9; i mod 5.

TAUTA GRAMMTICA

Ejencicio Z

a,b

que a,b

c

que a,b

que a,b

que a,b

que a,b

que a,b

que a,b

que a,b 8/2/abc -0 90 Ø 91 97
(91) 91 91 94 Se padua vacer con $\frac{4}{4}$ $\frac{4}{91}$ $\frac{4$ Tenemos un estado inicial, qo, del cual podemos partir con bó C, y a que el simbolo inicial no poedo ser a. En caso de empezan con b, se sube al estado 91 y el objetivo es que a pantin de ahí se poeda crean cuolquien palabra salvo las que cuyo simbolo sinal no es c, de ahí que cuando se usa la Cestándo en 91 vas a 94, en donde puedes volver a poner todas las C necesarias, pero para volver al estado find Il para finalizar es necesario una a ó b. Y en caso de empeza con C, se baja al estado 97 y el objetiro es el mismo, pero en este caso al nopoder sen C el simbolo final el estado final es 73 en

Ejencicio 3 1/1 2/1 5/0 u/1 W/O £/0 n/1 V/O n/1z/1n/0 V/0 X/oPara mean la máquina, simple mente 5/0 r/1 es ven si la suma binania sin acanneo V/0 Y/0 ó xon hasta el momento es 061, V/O 2/1 V/0 n/0 y en el caso de sen O y el bif necibido actual es O la salida es O y se empieza a contan sino había empezado ya ha contan la secuencia 000, para desactivar la salida, y se queda ala espera de recibir como entrada la Secuencia III para volver al comportamiento previo, en el otro caso en el que el bit recibido Joese 1, la salida es 1; si hasta el momento el xon es 1, y el bitnecibido es O la salida es 1 y se empieza a contabilizar la se ovencia 000, en el caso de ser 1 el bit recibido, la salida es Todo esto teniendo en cuenta que la salida no se encontra se desactivada previamente, ya que, en ese casa nada serviria, las salidas solo O y a la espera de la se cuencia III

4.) Para la implementación de este sistema atilizari um miguino de Moore, en la que hay dos sensores que detectan caando para un coche per ellos: e, y ez. Dependiendo del orden en el que las sensores senetian, podemos seber si la retirales van enhadrecarió correcta. Si se activa primo e, y acto seguido ez, enhadros que un coch se deplana el sociedo correcto.

El alfale to de entanda esta formado por les pares (i,i), i, j=0,1; dond "i" India si es altecta an vehiculo j'i lo mismo par "es. El alfobeto de entado esta formado por el estado de la carreten a retain el vehiculo, estos preda en: V(min), A(dirección correcta), R (dirección inventa).

