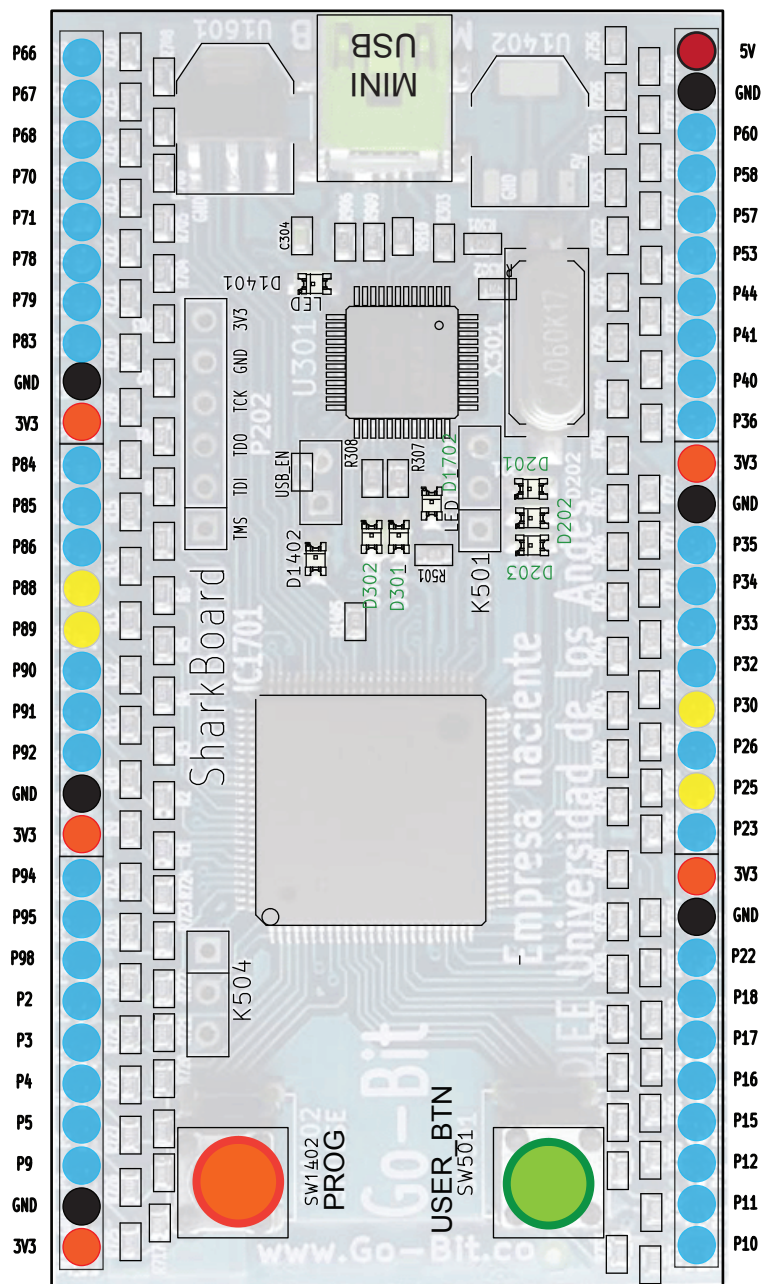




# SharkBoard

Plataforma para desarrollo  
de lógica programable  
basada en una FPGA  
Xilinx Spartan 3E.



- Pin de Alimentación +5V
- Pin de Alimentación +3V3 **Solo salida**
- Pin de tierra
- Pin de Entrada / Salida
- Pin de solo entrada

## Conexiones Internas

P38 = Fuente de reloj  
P54 = UART RX dispositivo **/dev/ttyUSB1**  
P69 = UART TX dispositivo **/dev/ttyUSB1**

## Pines de Usuario

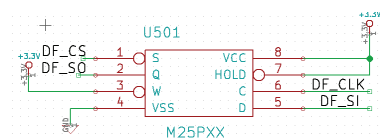
P13 = Boton Usuario = **SW501**  
P13 = Boton de reprogramación = **SW1402**  
P63 = LEDA = **D201**  
P62 = LEDB = **D202**  
P61 = LEDC = **D203**

## LEDS ESPECIALES

**D1401** Alimentación principal  
**D1402 FPGA DONE** Programación correcta  
**D301 D302** Actividad UART **/dev/ttyUSB1**

## Data Flash

P44 = **DF\_SO**  
P50 = **DF\_CLK**  
P27 = **DF\_SI**  
P25 = **DF\_CS**



Corriente máxima de salida de Alimentación

- 3V3 = 400mA
- 5V = 500mA

Conexión directa con puerto USB

Tensión máxima de entrada por pin

- 0~5.3 V

Tensión máxima de salida por pin  
3.3 V

## Advertencia

Use con precaución Alimentación de +5V  
un corto en este pin causar daños  
en su puerto USB