

# DEVELOPMENT BOARD

+5V R1 33 VREF = 4.096V

USB\_POWER

VDD VDD

OSC2/CLKOUT

RA0/AN0

RA1/AN1

RA2/AN2/VREF-/CVREF

RA3/AN3/VREF+

RA4/T0CK1/OUT

RA5/AN4/SS/HLVDIN/C2OUT

RB0/INT0/FLT0/AN12

RB1/INT1/AN10

RB2/INT2/AN8

RB3/AN9/CP2

RB4/KB0/AN11

RB5/KB1/PGM

RB6/KB2/PGC

RB7/KB3/PGD

RC0/T1OSO/T13CK1

RC1/T1OSI/CP2

RC2/CCP1/P1A

RC3/SCK/SCL

RC4/SDI/SDA

RC5/SDO

RC6/TX/CK

RC7/RX/DT

RD0/PS0

RD1/PS1

RD2/PS2

RD3/PS3

RD4/PS4

RD5/PS5/P1B

RD6/PS6/P1C

RD7/PS7/P1D

RE0/RD/AN5

RE1/WR/AN6

RE2/CS/AN7

PIC18F4321

HEADER 6

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD

VDD VDD