

**Tecnológico de Costa Rica**

**Área Académica de Ingeniería en Computadores**

(Computer Engineering Academic Area)

**Programa de Licenciatura en Ingeniería en Computadores**

(Licentiate Degree in Computer Engineering)

**Curso: Proyecto de Diseño en Ingeniería en Computadores – CE5302**



**Informe de avance 2**

(Progress report 2)

**Período de avance: 9 de marzo - 23 de marzo**

**Realizado por:**

Made by:

**Oscar Josué Ulate Alpízar, 201229559**

**Profesor:**

(Professor)

**Gustavo Adolfo Cubas Euceda**

**Fecha de entrega: 22 de marzo del 2019**

(Date: March 22, 2019)

## Actividades realizadas en el período reportado

**Documento de diseño:** Este es el documento que indica el diseño final planeado para el sistema que se planea desarrollar. Pretende brindar un detallado diseño de todas las etapas del funcionamiento. Este documento requiere de mucha investigación previa, ya que para su producto final, este debe tener bien claro todos los requerimientos con el profesor-tutor del proyecto, además de tener un plan de ejecución para el proyecto.

Realizar este documento fue un reto por la falta de especificación de las tareas en el *Plan de proyecto*. Esto no solo hizo que el diseño del proyecto fuera difícil de resolver, sino que ha retrasado las fechas de las demás tareas por resolver, descritas a continuación.

**Instalación de bibliotecas en las NVIDIA Jetson:** Esta es una tarea que no estaba prevista en el plan original. Es fue incluida en el Plan de Proyecto con el código A017. Esta actividad no estaba incluida porque se pensó al inicio que no iba a incluir un tiempo significativo dentro del marco de tiempo de la creación del estampado de tiempo para las imágenes (código tal).

Actualmente, esta actividad ha tomado más tiempo del que se tenía previsto y esto ha afectado los tiempos dedicados al proyecto. La principal dificultad de esta actividad hasta el momento es la falta de acceso al hardware en las instalaciones del Tecnológico de Costa Rica.

**Estampado de tiempo en las imágenes:** Este es la principal actividad que se ha visto atrasada por la adición de la nueva tarea. Esta tarea debió estar lista para la semana que acaba de terminar, lo que atrasa al proyecto todo el tiempo que la tarea de Instalación de paquetes y configuración de entorno dura en terminarse.

Para poder terminar este apartado, se va a hacer uso de tiempo extra para poder terminar.

Tabla de Análisis de valor ganado

ID de actividad	Actividad	Presupuesto	% Valor Planeado	PV	AC	% trabajo completado	Valor Ganado: EV	Cost performance Index: CPI	Schedule Performance Index: SPI	Fecha inicio planeada	Finalización planeada	Fecha inicio real	Finalización real
A002	Documento de Diseño	12	100%	12	10	100%	12	1,2	1,00	22/2/19	11/3/19	22/2/19	15/3/19
A017	Instalación de bibliotecas en las NVIDIA Jetson	8	100%	8	16	70%	5,6	0,35	0,70	4/3/19	8/3/19	6/3/19	-
A006	Estampado de tiempo en las imágenes	10	100%	10	0	0%	0	0	0,00	11/3/19	17/3/19	-	-