# Tecnológico de Costa Rica

# Área Académica de Ingeniería en Computadores

(Computer Engineering Academic Area)

#### Programa de Licenciatura en Ingeniería en Computadores

(Licentiate Degree in Computer Engineering)

Curso: Proyecto de Diseño en Ingeniería en Computadores - CE5302



#### **Avance final**

(Final report)

### Avance hasta el 1 de junio

## Realizado por:

Made by:

Oscar Josué Ulate Alpízar, 201229559

#### **Profesor:**

(Professor)

Gustavo Adolfo Cubas Euceda

Fecha de entrega: 1 de junio del 2019

(Date: June 1, 2019)

# Cambios en el alcance y/o actividades

- Se cambio el trigger de software a hardware. Esto permite que no la disminución del determinismo por código no sea un factor determinante a la hora de crear el mismo. El trigger por hardware es creado por cada cámara a la hora de realizar la captura, por lo que cada imagen tiene un estampado correcto con una precisión de nanosegundos. A. este le falta pruebas aún.
- 2. El trigger por hardwre, aunque funcionño, ya no lo hace de la manera correcta. Este es un detalle técnico que queda por resolver y lo seguiré trabajando puesto que es esencial para el proyecto.
- 3. La actividad A017, Instalación de bibliotecas en la NVIDIA Jetson, queda suspendida puesto que por la migración de los datos a solo una computadora de escritorio, las NVIDIA Jetson quedan en segundo plano.
- 4. Por la misma razón que el punto anterior, las actividad A010, A011, A012 y A013 quedan igual suspendidas.

5.

# Análisis de valor ganado

Tabla 1. Resumen de los requerimientos y progreso

ID	Nombre	Presupuesto	CPI	SPI	Fecha planeada	Fecha
						finalización
A000	Recopilación y análisis de requerimientos	5	1	1,00	28/2/19	1/3/19
A001	Manual de usuario	2	0	0,00		_
A002	Documento de diseño	12	1,2	1,00	11/3/19	15/3/19
A003	Documento de requerimientos	5	0,83	1,00	28/2/19	1/3/19
A004	Informes de avance	21	1	1,00	9/3/19	9/3/19
A005	Artículo final	12	0	0,00	7/6/19	_
A006	Crear estampado de	10				
	tiempo para las imágenes		0,23	0,30	17/3/19	_
A007	Diseñar módulo de hardware para	6	1,5	1,00	5/3/19	5/3/19

	trigger de las					
	cámaras					
A008	Implementar el	8				
	hardware del					
	sincronizador del		0	1.00	9/3/19	9/3/19
	trigger.		8	1,00	3/3/13	9/3/19
A009	Pruebas del	6				
	hardware de					
	sincronización del		0,75	0,50	22/3/19	_
	trigger.		0,73	0,50	22/3/13	
A010	Conectar módulo de	6				
	hardware a las					
	cámaras y a las		0	0,00	30/3/19	_
	NVIDIA Jetson TX2		0	0,00	30,0,20	
A011	Investigar el mejor	25				
	método de					
	comunicación entre					
	las NVIDIA Jetson y					
	la computadora					
	Maestra para enviar					
	las imágenes con		3,125	1,00	21/4/19	4/5/19
4.012	estampado	8	<u> </u>			
A012	Implementar la comunicación	8				
	previamente					
	investigada		0	0,00	3/5/19	_
A013	Creación de	4				
AUIS	propuestas de	7				
	tecnologías a utilizar					
	para el supervisor		1,33	1,33	24/4/19	24/4/19
A014	Unificar el sistema	12				
1101.	con el ya existente	1-				
	de iteraciones		0	0.00	14/5/19	
	previas del proyecto		0	0,00	14/5/19	_
A015	Coordinar con	10				
	Geovanny para					
	poder realizar		0	0,00	21/5/19	_
	pruebas en conjunto		U	0,00	21/3/19	
A016	Plan de pruebas y	8	0	0,00	25/5/19	_
	resultados		U	0,00	23,3,13	
A017	Instalación de	8				
	bibliotecas en las		0,35	0,70	8/3/19	29/2/19
	NVIDIA Jetson		0,55	0,70	-,-,-0	-, -, -0
A018	Migración del	20				
	ecosistema de		1,25	1,00	23/4/19	24/4/19
	trabajo		- ,	-,		

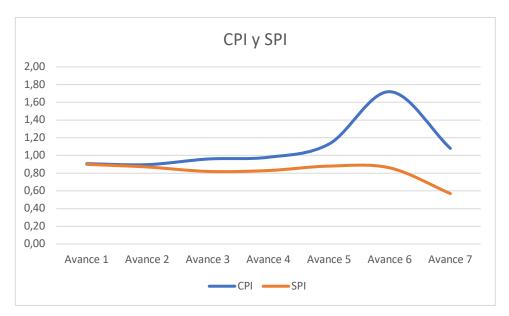


Gráfico 1. Cálculo del CPI y SPI para el proyecto.

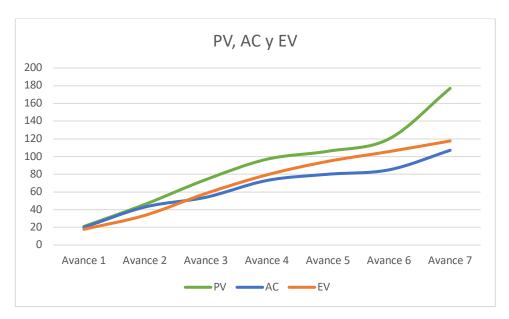


Gráfico 2. Cálculo del Valor planeado, costo real y valor ganado del proyecto.

El primer gráfico indica de manera muy explícita la realidad. La línea del CPI muestra que el trabajo se ha intensificado bastante hacia el final del semestre, donde he aportado una gran cantidad de horas para el proyecto. Por otro lado, la línea naranda, lastimosamente indica que el esfuerzo ha sido, en gran parte, en vano. Por otra parte, el gráfico 2, indica que tanto. El valor ganado y el costo real de proyecto no son suficientes para alcanzar el valor planeado del mismo.

## Dificultades encontradas

- 1. La principal gran dificultad es. La poca disponibilidad de las cámaras para ralizar las pruebas necesarias. Tener un solo día a la semana para las mismas es un lapso de tiempo bastante pequeño.
- 2. A pesar de. la gran tecnología de las cámaras, estas poseen una documentación bastante escaza y hasta ambigua. Esto resultó en tener que abrir varios tiquetes de soporte a la empresa ñfabricante, lo que en varios casos retrasó en gran medida el desarrollo.

# Habilidades técnicas aplicadas

- 1. Python 3.
- 2. FLIR Cameras API.
- 3. Linux USBFS.
- 4. Arquitectura de software y hardware.

### Habilidades blandas desarrolladas

La principal habilidad blanda desarrollada es la comunicación, sin comparación. El tener que estar enfrentando al profesor para darle las no tan buenas noticias semana a semana, sequiere ser directo y desarrollar esta área de la comunicación bastante.

Por otro lado, el manejo del tiempo para este proyecto es un factor determinante. Tener un lapso de tiempo tan corto semanalmente para poder realizar las pruebas limitaba bastante mi capacidad de acción.