

# Aplicaciones de electrónica digital

Josué Meneses Díaz

2021-07-20



# Contents

<b>1</b>	<b>Introducción</b>	<b>9</b>
<b>2</b>	<b>Lógica combinacional</b>	<b>11</b>
2.1	Medio Sumador . . . . .	11
2.2	Sumador completo . . . . .	11
2.3	Ejemplo 2 . . . . .	11
<b>3</b>	<b>Literature</b>	<b>13</b>
<b>4</b>	<b>Methods</b>	<b>15</b>
<b>5</b>	<b>Applications</b>	<b>17</b>
5.1	Example one . . . . .	17
5.2	Example two . . . . .	17
<b>6</b>	<b>Final Words</b>	<b>19</b>



## List of Tables



# List of Figures





# Chapter 1

## Introducción

Los siguientes apuntes muestran diversas aplicaciones de circuitos digitales como complemento al curso “electrónica digital y microcontroladores” para la carrera de Ingeniería en Física.



## Chapter 2

# Lógica combinacional

En esta sección se presenta una colección de circuitos lógicos combinacionales aplicando diferentes métodos de análisis.

### 2.1 Medio Sumador

scascasc sacasc

### 2.2 Sumador completo

### 2.3 Ejemplo 2

ascascalaksmcl akmcalskmc



## Chapter 3

# Literature

Here is a review of existing methods.



## Chapter 4

# Methods

We describe our methods in this chapter.





## Chapter 5

# Applications

Some *significant* applications are demonstrated in this chapter.

### 5.1 Example one

### 5.2 Example two



## Chapter 6

# Final Words

We have finished a nice book.