

Modulname	Microelectronics Assembly and Packaging
Modulverantwortlicher/ Modulverantwortliche	Prof. Dr. Matthias Fischer
Qualifikationsziele	Die Studierenden kennen und verstehen die mathematischen, physikalischen und technischen Grundlagen für die Konstruktion elektronischer Baugruppen, die technologischen Realisierungsmöglichkeiten sowie die Fertigungsverfahren. Dazu zählen die Kühlung der elektronischen Baugruppen, deren Träger in Form von Leiterplatten und Hybridschaltkreisen, die möglichen Aufbauvarianten, die Verbindungstechnologien sowie der CAEE-Prozess. Die Studierenden können die technologischen Möglichkeiten analysieren, bewerten und für die Fertigung elektronischer Baugruppen anwenden.
	 Die Studierenden sollen in der Lage sein, die Anordnungen für die Kühlung elektronischer Baugruppen und deren Gehäuse zu analysieren und zu dimensionieren, die technologischen Herstellungsverfahren der verschiedenen Leiterplattenund Hybridträger zu analysieren, zu bewerten und zu dimensionieren, die Bauteilträger zu entwerfen und zu fertigen, die Aufbauvarianten und die Montagetechnologien der Bauelemente zu analysieren, zu bewerten und anzuwenden, die Verbindungstechnologien zu analysieren, zu bewerten und anzuwenden, sowie die Gehäuse der Baugruppen zu entwerfen.
Modulinhalte	 Erwärmungserscheinungen in elektronischen Geräten Allgemeine Wärmeausbreitung Gegenüberstellung thermischer und elektrischer Größen Thermisches Ersatzschaltbild Wärmeübertragungsarten - Leitung, Strahlung, Konvektion Dimensionierung von Kühlblechen und Kühlkörpern Thermische Dimensionierung von Gehäusen Entwurf und Fertigungsverfahren von Trägern elektronischer Baugruppen Leiterplatten – starr, flexibel Hybride - Dickschicht, LTCC, Dünnschicht Aufbauvarianten elektronischer Baugruppen Surface Mount Technology Chip on Board - Chip & Wire, Flip Chip Bestückungsverfahren Verbindungstechnologien Löten - Schwalllöten, Reflowlöten Bonden (Ball-Wedge, Wedge-Wedge) Kleben
Lehrformen	In einer seminaristischen Vorlesung erfolgt eine praxisorientierte Darstellung und Vertiefung des Stoffes. Ferner dient die Vorlesung der Klärung offener Fragen und zur Prüfungsvorbereitung. Im Selbststudium werden mit Hilfe eines modulbezogenen Lehrbriefes sowie durch ergänzende Fachliteratur die theoretischen Grundlagen des Fachgebietes erworben.
Voraussetzungen für die Teilnahme	Formelle Voraussetzungen bestehen nicht.
	Kenntnisse in der digitalen und analogen Elektronik werden empfohlen.
Literatur/ multimediale Lehr-und Lernprogramme	Den Studierenden wird zu Beginn der Veranstaltung ein umfangreicher Lehrbrief mit weiterführenden Hinweisen zur Verfügung gestellt.
	Darüber hinaus ist folgende Literatur empfehlenswert (jeweils in der neuesten Auflage):

	 Wurz: Wärmeabfuhr in der Elektrotechnik, Vieweg-Verlag Hanke: Baugruppentechnologie, Leiterplatten, Verlag Technik Hanke: Baugruppentechnologie, Hybridträger, Verlag Technik Scheel: Baugruppentechnologie der Elektronik, Montage, Verlag Technik Jillek, Keller: Handbuch der Leiterplattentechnik Band 4, Leuze-Verlag Leiterplatten mit oberflächenmontierbaren Bauelementen, Vogel-Verlag Krups: SMT-Handbuch, Vogel-Verlag Bell: Reflowlöten, Leuze-Verlag Rahn: Bleifrei löten, Band 1 und 2, Leuze Fischer: Lehrbrief Realisierungstechnologien
Lehrbriefautor	Prof. Dr. Matthias Fischer
Verwendbarkeit	Das Modul ist in Masterstudiengängen "Elektrotechnik und Informationstechnik" und "Mechatronics and Robotics" ein Wahlpflichtfach.
	Ferner ist eine Verwendung in anderen elektrotechnischen Studiengängen und in Studiengängen mit technischen Inhalten nach dortiger Prüfungsordnung möglich.
Arbeitsaufwand/ Gesamtworkload	150 Stunden, davon 60 Präsenzstunden und 90 Stunden für das Selbststudium
ECTS und Gewichtung der Note in der Gesamtnote	5 ECTS-Credits
Leistungsnachweis	Schriftliche Klausur von 120 Minuten bzw. Projektarbeit
Semester	Sommersemester
Häufigkeit des Angebots	Einmal im Studienjahr im Sommersemester
Dauer	1 Semester
Art der Lehrveranstaltung (Pflicht, Wahl, etc.)	Wahlpflichtmodul
Besonderes	