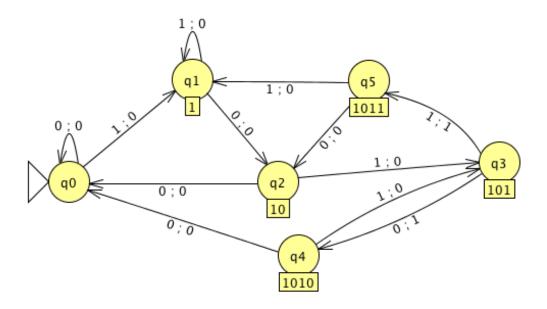


Informe Tarea 2 Arquitectura y Organización de Computadores

Circuito

Se busca realizar el circuito con las características requeridas, para ello en primer lugar realizamos el diagrama de estados correspondiente.

Se agregó en la etiqueta la parte de las secuencias que se va cumpliendo en cada estado (dígitos finales) para tener una mejor visualización.



Luego se enumeró arbitrariamente cada estado, como se muestra a continuación:

Tabla 1: Codificación de Estados

	Dígito				
Estado	A	В	С		
q_0	0	0	0		
q_1	0	0	1		
q_2	0	1	0		
q_3	0	1	1		
q_4	1	0	0		
q_5	1	0	1		

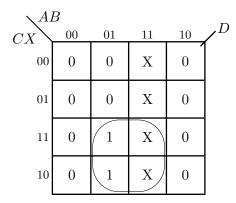


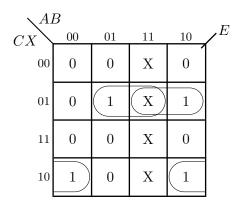
Luego, con la enumeración de estados, se generó la tabla de transición y de salida con la que se va a trabajar más adelante.

Estado Input Siguiente Estado Output $\overline{\mathrm{C}}$ F $\overline{\mathrm{Y}}$ No. Α В Χ No. D \mathbf{E} Χ Χ Χ X X X X X X X X \mathbf{X} Χ Χ Χ

Tabla 2: Tabla de Transición y Salida

A continuación se realizan los mapas de Karnaugh para cada salida correspondiente, usando la notación incluida en la tabla anterior.





0

0

0

11 X

Χ

X



$\searrow AB$			11 10 ZF			$\searrow AB$		
CX	00	01	11	10	΄ Γ	CX	00	01
00	0	0	X	0		00	0	0
01	1	1	X	1		01	0	0
11	1	1	X	1		11	0	1
10	0	0	X	0		10	0	1

Obteniendo así las siguientes funciones:

$$D = BC$$

$$E = \overline{B}C\overline{X} + A\overline{C}X + B\overline{C}X$$

$$lacksquare$$
 $F = X$

$$Y = BC$$

Finalmente se construye el circuito con las funciones obtenidas, usando flip-flop tipo D donde corresponda.

Módulo HDL

Extra

Para ello se toman ambos inputs (la palabra y la clave), de ser necesario se deben transformar a binario, y se hacen pasar por un circuito sumador para que así el resultado sea el caracter codificado, es importante tener en cuenta que el Carry Out es lo que se debe ignorar para simplemente para emular el módulo que se realiza en el cifrado. Finalmente, como el resultado está en binario, bastaría transformar a hexadecimal de vuelta si así se requiere.