Universidade de Brasília IE – Depto. De Ciência da Computação Circuitos Digitais

2^a. Lista de Exercícios

- 1. Demonstre os teoremas 2, 5, 7, 9, 10 e 11 da álgebra de Boole.
- 2. Expresse todas as funções lógicas de duas variáveis usando apenas a porta NAND.
- 3. Demonstre, usando a álgebra de Boole, as identidades abaixo:

a)
$$xy + yz + zx = (x + y).(y + z).(z + x)$$

b)
$$a\overline{x} + bx + ab = a\overline{x} + bx$$

c)
$$(xy + yz + zx) = x.y + y.z + z.x$$

d)
$$(a\overline{x} + b\overline{x}) = \overline{a}.\overline{x} + \overline{b}.x$$

e)
$$x + \bar{x} \cdot y = x + y$$

f)
$$(\overline{a}.\overline{b}(a.c+\overline{b}))+(a+b)(a.\overline{b}.\overline{c}+\overline{a}.b.c)=\overline{b}.\overline{c}+\overline{a}.c$$

g)
$$(ab + c + d)(c + d)(c + d + e) = abc + b$$

4. Determine, usando a álgebra de Boole, a expressão soma-de-produtos mínima de segunda ordem correspondente a cada uma das funções abaixo.

a)
$$f(A, B, C, D) = \sum m(0,1,2,3,4,9,10,12,13,14,15)$$

b)
$$f(A, B, C, D, E) = \sum m(0,1,4,5,6,7,9,12,13,14,15,16,17,20,21,22,23,25,29)$$

c)
$$f(A,B,C,D,E,F) = \prod M(0,1,2,3,4,5,8,9,12,13,16,17,24,25,36,37,38,39,52,53,60,61)$$

d)
$$f(W, X, Y, Z) = W.X.\overline{Y}Z + \overline{W}.\overline{Y}.Z + \overline{W}.\overline{Y}.Z + W.\overline{X}.\overline{Y} + \overline{W}.X.\overline{Y} + \overline{Y}.\overline{Z} + \overline{X}.\overline{Y}$$

e)
$$f(A, B, C, D) = AB + BC + CD + AD + AC + BD$$

f)
$$f(A,B,C,D) = (A+B+\overline{C})(\overline{B}+\overline{D})(\overline{A}+C)(B+C)$$

g)
$$f(A,B,C) = \overline{(A.B)} + ((A + (\overline{A} + BC)\overline{A})(\overline{C} + \overline{A})$$

- 5. Uma informação é transferida entre sistemas digitais utilizando-se uma palavra de 4 bits $(PA_2A_1A_0)$. Os 3 bits $A_2A_1A_0$ são os bits de informação e o bit P é um bit de paridade, cujo valor é determinado pelo sistema digital transmissor de tal forma que o número de 1's da palavra (incluindo o bit de paridade) seja par.
 - (a) Determine a tabela verdade (valores 0 e 1) da função f (P,A₂,A₁,A₀) que apresenta o valor 1 quando houver um erro na informação recebida, e o valor 0 quando não houve erro;
 - (b) Implemente a função f (P,A2,A1,A0) utilizando apenas portas lógicas XOR.

6. Para cada um dos circuitos a seguir determine a expressão mínima soma-de-produtos de segunda ordem.







