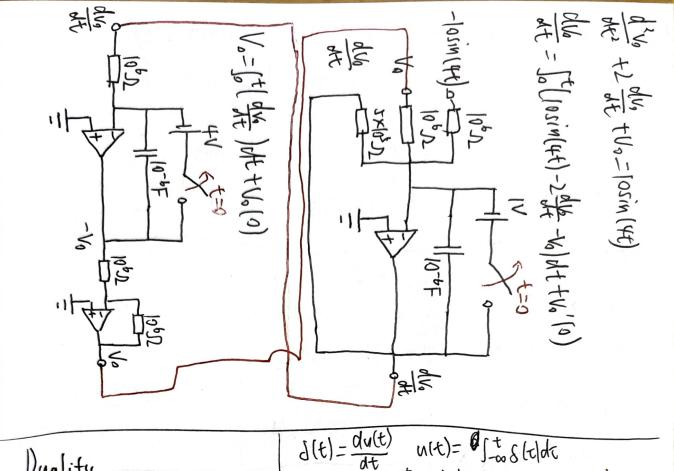
Node Therenin's Theorem Branch:一条电路(含且只会一个元器件) 鞍蜒源 Loop: closed path branches=meshes thodas 若RTA为负,则说明外部电 Mesh: 最小的 loop 路丘供电 In series / in paralle | 串联、并联 Norton's theorem Independent loops: 一组 loop 使得减少任 电压源变为电流源,并联一个电 何1个1600就会有线路没被覆盖 Operational Amplifier (Opump) Kirchhoff's laws 星角变换 RbRc R1= Ra+Rb+Rc Offset null None Negative input 2 Dutput Positive input 3 R3 = Rakh
Rathotke offset nyll Rg= R1R2+R2R3+R3R,
12, 0 Intput Rb = R1R2+R2R3+R3R,
R2 Offset null RC = K1R, + R2R3+R3R, V+、V-一般左电路图中不会画出来 当Output接回十或一时何包含其它元 Vs 器件),十、一两端电压相同这价接口 均无电流, output结可以有电流 Vs = IsR

(apacitor 电管(F) Inductor 电感(H) unit step (= Q L= + (4:磁量, Wb) u(t)= { 1, t > 0 Wc=主CV 8请见第3页 Wh===Li2 I= C. dV unit ramp V=L. di r(t) = {0, t < 0 新联与电对极 串并联与电阻相同 船方方程 9 de that the the  $0\frac{dx}{dt} + mx = 0$ 焦天成 X=A, eBit +AzeBit+Pn 设X=AeBt,代入 其它2种情况也是一 521370910139 样,加品  $Q \frac{dx}{dt} + mx = n$ VE215 然后去凌初始条件 设X=Aest + L, 代入 不同情况 图禁 +m类 + 1 X = 0  $\bigcirc \triangle > 0$ , overdamped 设X=AeBt,代入 得到关于B的一元二次介绍 会有三种情况:  $2\Delta = 9$  , critically damped i) △>0,解虫Bi、Bi X=AieBt +AzeBt, 凑初始条件 ii) Δ=0, 解纸B 3 000 Bunderdamped X=(AttA)est, 凌初短条件 iii) A <0 B1=b+9j B2=b-9j (j为虚数) X=eBt[(, ws(gt)+c2sin(gt)] 凌初始条件



Duality

[ ] Still dt = ] Stil

电流源台电压源(数值不变) 针对电压、电流源:111页时针合)从01键地点向外 逆时针合)从外向0

电容与电感(数值不变)

开关闭台台)开关路开