

Bits Module		Reg / Chip Loc for BANK 0 or Elements 0, 4, 10, 14, 70, 74	Reg / Chip Loc for BANK 1 or Elements 1, 5, 11, 15, 71, 75	Reg / chip Loc for BANK 2 or Elements 2, 6, 12, 16, 72, 76	Reg / Chip Loc for BANK 3 or Elements 3, 7, 13, 17, 73, 77	
0 - 3	VRA	}	V0 = AB	V0 = AJ	V0 = AR	V0 = A2
8 - 11	VRB		V1 = DB	V1 = DJ	V1 = DR	V1 = D2
16 - 19	VRC		V2 = GB	V2 = GJ	V2 = GR	V2 = G2
24 - 27	VRD		V3 = JB	V3 = JJ	V3 = JR	V3 = J2
32 - 35	VRE		V4 = MB	V4 = MJ	V4 = MR	V4 = m2
40 - 43	VRF		V5 = PB	V5 = PJ	V5 = PR	V5 = P2
48 - 51	VRG		V6 = SB	V6 = SJ	V6 = SR	V6 = S2
56 - 59	VRH	V7 = VB	V7 = VJ	V7 = VR	V7 = V2	
4 - 7	VRA	}	V0 = AF	V0 = AN	V0 = AV	V0 = A6
12 - 15	VRB		V1 = DF	V1 = DN	V1 = DV	V1 = D6
20 - 23	VRC		V2 = GF	V2 = GN	V2 = GV	V2 = G6
28 - 31	VRD		V3 = JF	V3 = JN	V3 = JV	V3 = J6
36 - 39	VRE		V4 = MF	V4 = MN	V4 = MV	V4 = M6
44 - 47	VRF		V5 = PF	V5 = PN	V5 = PV	V5 = P6
52 - 55	VRG		V6 = SF	V6 = SN	V6 = SV	V6 = S6
60 - 63	VRH	V7 = VF	V7 = VN	V7 = VV	V7 = V6	