

T1.introduccinalaestructuraarqui...



Anónimo



Arquitectura de Computadores



2º Grado en Ingeniería Informática



Escuela Politécnica Superior de Córdoba
Universidad de Córdoba



[Accede al documento original](#)



Escuela de
Organización
Industrial

Contigo que evoluciones.
Contigo que lideras. Contigo que transformas.

**Esto es EOI.
Mismo propósito,
nueva energía.**



Descubre más aquí



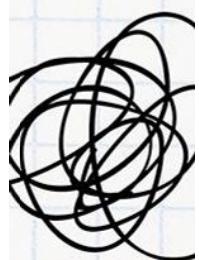
EOI Escuela de
Organización
Industrial

Importante

Puedo eliminar la publi de este documento con 1 coin

¿Cómo consigo coins? → Plan Turbo: barato
→ Planes pro: más coins

pierdo
espacio

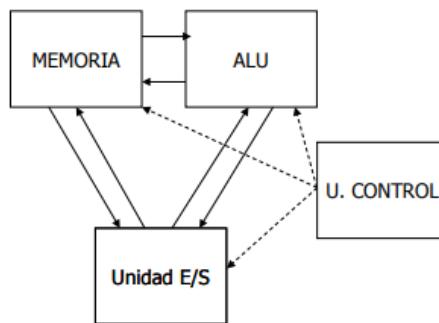


Necesito
concentración

ali ali ooooh
esto con 1 coin me
lo quito yo...

wuolah

T1. INTRODUCCIÓN A LA ESTRUCTURA/ARQUITECTURA DE COMPUTADORES



Conceptos de la arquitectura:

- Instrucciones y datos almacenados en una misma memoria unificada.
- El contenido de memoria se direcciona por localidad: La memoria se accede por la posición que ocupa y no por el tipo de dato que almacena.
- La ejecución de las instrucciones es secuencial (tras la ejecución de una instrucción se ejecuta la que se encuentra en la siguiente posición de programa). Existen instrucciones que rompen esta secuencialidad.

La **memoria principal** viene caracterizada por 2 parámetros: Tamaño de memoria (número de direcciones) y anchura de palabra (número de bits que componen cada palabra).

La **ALU** posee una serie de microoperaciones que son capaces de tomar datos y aplicarles operaciones elementales. El tamaño de los registros es uno de los factores que limita los tipos de datos con los que opera la computadora.

La **Unidad de Control** es la encargada de manejar todas las demás unidades de la computadora, de manera que trabajen coordinadamente para realizar tareas más complejas. Para poder llevar la cuenta de la instrucción del programa que se tendrá que ejecutar, necesita un registro apuntador, denominado genéricamente Contador de Programa (PC).

Las diferentes unidades se interconectan entre sí mediante buses: bus de direcciones, bus de datos y bus de control.

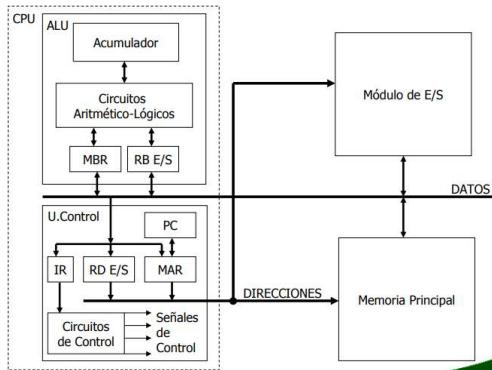
La CPU es el bloque encargado de la ejecución de las instrucciones.

Después de la aparición de los circuitos integrados, la CPU estaba formada por varios bloques, que terminaron siendo integrados en un único circuito denominado genéricamente Microprocesador.

Si un programa se implementa mediante puertas lógicas, se dice que tiene el programa cableado. No es modificable por lo que trae poca flexibilidad pero es **muy** rápido. Depende de los componentes y de cómo estén interconectados ya que es una programación hardware.

Otra manera de implementar un programa es construir un conjunto de funciones aritmético-lógicas de propósito general (repertorio de instrucciones) mediante las que conformar el programa. Esto da mucha más flexibilidad pero puede ser algo más lento.

Diagrama de la Computadora Básica según la arquitectura de Von Neumann



MB R → Memory Buffer Register (Contiene el dato de la memoria a leer o escribir) (luego será el GPR).

RB E/S → Registro Buffer para Entrada/Salida (Intercambia datos entre E/S y la CPU)

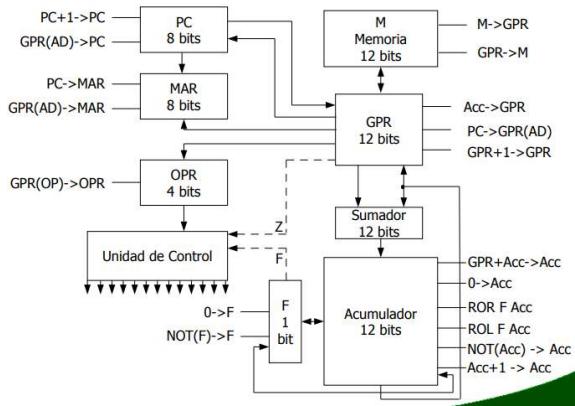
RD E/S → Registro Dirección para Entrada/Salida

La función básica de un computador es ejecutar un programa leyendo instrucciones en memoria de la siguiente manera:

Ciclo de búsqueda: PC → MAR; M → MBR PC+1 → PC; MBR → IR

El formato de instrucción se divide en dos campos: cod. de operación y cod. de operando o dirección.

Computadora Mejorada



Codificación de las instrucciones:



Esta codificación sería para **esta** computadora mejorada según sus tamaños de registros.

Ciclo de búsqueda (FETCH): $PC \rightarrow MAR$; $M \rightarrow GPR$ $PC+1 \rightarrow PC$; $GPR(OP) \rightarrow OPR$

Limitaciones:

- N° muy limitado de microoperaciones
- N° limitado de instrucciones
- No tiene pila
- Sin registros adicionales y con mayor funcionalidad
- Registros de menor tamaño
- Pocos bits de estatus
- Sin unidades de control con contadores de bucle

SiCoMe 2.1

Simulador de la Computadora Mejorada con ampliaciones:

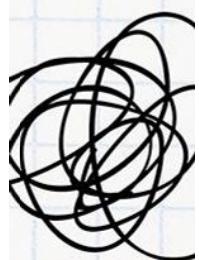
- Se ha aumentado el número de instrucciones posibles ($16 \rightarrow 32$)
- Se ha aumentado la memoria a 11 bits de dirección ($256 \rightarrow 2048$)
- Tiene un registro Puntero de Pila (SP, Stack Pointer) (LIFO)

Importante

Puedo eliminar la publi de este documento con 1 coin

¿Cómo consigo coins? → Plan Turbo: barato
→ Planes pro: más coins

pierdo
espacio



Necesito
concentración

ali ali ooooh
esto con 1 coin me
lo quito yo...

wuolah

- Se ha incluido un registro (QR) extra, capaz de acceder directamente a memoria.
- Se han incluido muchas más microoperaciones (18->56)
- Se han aumentado el conjunto de bits de estado (2->12)
- Se han incluido microoperaciones que permiten realizar operaciones con datos en complemento a 2 o en signo-magnitud
- Se ha incluido un Registro Contador dentro de la Unidad de Control para implementar bucles con repeticiones determinadas.
- Se puede definir completamente la tabla de control de bifurcación.

