



Acceso a memoria (ver sección 2.6)

- **LOAD**
 - LW – carga en rd 32 bits desde la posición de memoria [rs1 + imm]
 - LH – carga en rd 16 bits desde la posición de memoria [rs1 + imm] (bit de signo extendido)
 - LHU – carga en rd 16 bits desde la posición de memoria [rs1 + imm] (sin extender bit signo)
 - LB/LBU – ídem LH pero de 8 bits
- **STORE**
 - SW – guarda los 32 bits de rs2 en [rs1 + imm]