

Laboratorio 5b

Nombre del archivo fuente: sum3.hdl

Tiempo limite: 1

Implementar un circuito en HDL que dada dos palabras de tres (3) bits, realice la suma de las dos palabras indicando el carry. Las entradas se denominan A2, A1, A0, B2, B1, B0 y las salidas se denominan C, S2, S1, S0