

Laboratorio 5a

Nombre del archivo fuente: compare3.hdl

Tiempo limite: 1

Implementar un circuito en **HDL** que dada dos palabras de tres (bits), determine si la primera palabra (A) es menor/mayor/igual que la segunda palabra (B). Las entradas se denominan A2, A1, A0, B2, B1, B0 y las salidas se denominan S1 y S0 .

Si $A < B$ entonces $S1=0$ y $S0 =0$, si $A = B$ entonces $S1=0$ y $S0=1$ y si $A > B$ entonces $S1=1$ y $S0 = 0$